

(19) 世界知的所有権機関
国際事務局(43) 国際公開日
2004年6月17日 (17.06.2004)

PCT

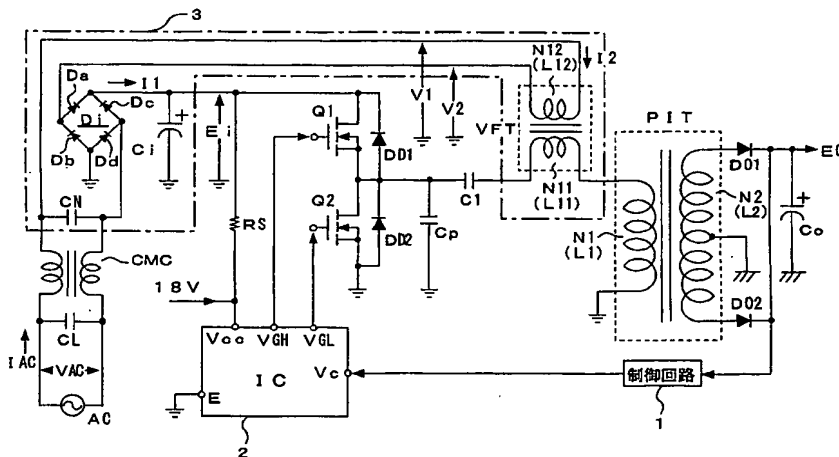
(10) 国際公開番号
WO 2004/051833 A1

- (51) 国際特許分類⁷: H02M 3/28 (71) 出願人 (米国を除く全ての指定国について): ソニー株式会社 (SONY CORPORATION) [JP/JP]; 〒141-0001 東京都品川区北品川6丁目7番35号 Tokyo (JP).
- (21) 国際出願番号: PCT/JP2003/015236 (72) 発明者; および (75) 発明者/出願人 (米国についてのみ): 安村 昌之 (YASUMURA, Masayuki) [JP/JP]; 〒141-0001 東京都品川区北品川6丁目7番35号 ソニー・ヒューマンキャピタル株式会社内 Tokyo (JP).
- (22) 国際出願日: 2003年11月28日 (28.11.2003) (74) 代理人: 中村 友之 (NAKAMURA, Tomoyuki); 〒105-0001 東京都港区虎ノ門1丁目2番3号 虎ノ門第一ビル9階 三好内外国特許事務所内 Tokyo (JP).
- (25) 国際出願の言語: 日本語 (81) 指定国 (国内): CN, KR, US.
- (26) 国際公開の言語: 日本語
- (30) 優先権データ:
特願 2002-348139 2002年11月29日 (29.11.2002) JP
特願 2003-008689 2003年1月16日 (16.01.2003) JP
特願 2003-359754 2003年10月20日 (20.10.2003) JP

[続葉有]

(54) Title: SWITCHING POWER SUPPLY CIRCUIT

(54) 発明の名称: スイッチング電源回路



1...CONTROL CIRCUIT

(57) Abstract: A switching power supply circuit having a power-factor improvement function capable of improving the power conversion efficiency and realizing compactness and light weight of the circuit. A complex resonance converter is prepared by combining, at least, a partial resonance voltage circuit with a current resonance converter using a half bridge coupling on the primary side. The power-factor improvement is realized by using a power-factor improving transformer (loosely-coupled transformer VFT) to voltage-feed back a switching output of the complex resonance converter to a rectifying current path so as to cause a rectifying diode to intermittently develop a rectified current, thereby widening the conduction angle of the AC input current. In this way, for example, a power supply circuit having a power-factor improving circuit does not need any arrangement of inserting a choke coil into a commercial AC power supply line.

(57) 要約: 電力変換効率の向上、及び回路の小型軽量化を図ることができる力率改善機能を備えるスイッチング電源回路である。複合共振形コンバータとして、少なくとも、一次側にハーフブリッジ結合方式による電流共振形コンバータに対して、部分共振電圧回路を組み合わせた構成とする。力率改善は、力率改善用トランス（疎結合トランスVFT）によって、複合共振形コンバータのスイッチング出

[続葉有]



添付公開書類:

- 国際調査報告書
- 補正書

2文字コード及び他の略語については、定期発行される各PCTガゼットの巻頭に掲載されている「コードと略語のガイダンスノート」を参照。

力を整流電流経路に電圧帰還して、整流ダイオードにより整流電流を断続させ、これにより交流入力電流の導通角を拡大させることで行う。これにより、例えば力率改善回路を備える電源回路としては、商用交流電源ラインに対してチョークコイルを挿入する構成を採る必要はなくなる。

明細書

スイッチング電源回路

5 技術分野

本発明は、力率改善のための回路を備えたスイッチング電源回路に関するものである。

背景技術

- 10 近年、高周波の比較的大きな電流及び電圧に耐えることができるスイッチング素子の開発によって、商用電源を整流して所望の直流電圧を得る電源回路としては、大部分がスイッチング方式の電源回路になっている。

- 15 スwitchング電源回路はスイッチング周波数を高くすることによりトランスその他のデバイスを小型にすると共に、大電力のDC-DCコンバータとして各種の電子機器の電源として使用される。

ところで、一般に商用電源を整流すると平滑回路に流れる電流は歪み波形になるため、電源の利用効率を示す力率が損なわれるという問題が生じる。

- 20 また、歪み電流波形となることによって発生する高調波を抑圧するための対策が必要とされている。

- そこで、力率改善のための構成を付加したスイッチング電源回路が各種提案されている。このようなスイッチング電源回路の1つとして、商用交流電源ラインに対してパワーチョークコイルを直列に挿入すること
25 で、交流入力電流の導通角を拡大して力率改善を図るように構成した、

いわゆるチョークインプット方式のものが知られている（特開平 7-263262 号公報（第 19 図）参照）。

第 27 図は、上記したようなチョークインプット方式により力率改善を図るように構成されたスイッチング電源回路の一例が示されている。

- 5 この図に示す電源回路は、先に本出願人が提案している複合共振形コンバータとしての構成に対して、チョークインプット方式としての力率改善の構成を付加している。

なお、この図に示す電源回路は、[負荷電力 $P_o = 150\text{ W}$ 以上、交流入力電圧 $V_{AC} = 100\text{ V}$ 系] の条件に対応した構成とされている。

- 10 この図に示す電源回路において、まず、商用交流電源 AC に対して、コモンモードチョークコイル CMC と 2 本のアクロスコンデンサ CL を接続して形成される、コモンモードノイズフィルタが設けられる。このコモンモードノイズフィルタにより、例えばスイッチングコンバータ側から商用交流電源 AC に伝わるノイズを抑制する。

- 15 また、商用交流電源 AC のラインに対しては、図示するようにしてブリッジ整流回路 Di 及び平滑コンデンサ Ci から成る整流平滑回路が備えられる。この整流平滑回路が商用交流電源 AC を入力して整流平滑動作を行うことで、平滑コンデンサ Ci の両端に、交流入力電圧 V_{AC} の等倍に対応するレベルの整流平滑電圧 E_i が得られる。この整流平滑電
20 圧 E_i は、後段のスイッチングコンバータに対して直流入力電圧として供給される。

- そして、力率改善のための構成として、商用交流電源 AC のラインに対してパワーチョークコイル PCH を直列に挿入する。この場合には、パワーチョークコイル PCH は、商用交流電源 AC の負極ラインに対し
25 て挿入されている。

このようにして、商用交流電源ACのラインに対してパワーチョークコイルPCHを挿入することで、周知のようにして、パワーチョークコイルPCHのインダクタンス L_{pch} の作用によって、商用交流電源ACからブリッジ整流回路Diを形成する整流ダイオードに流入する交流入力電流は、その高調波が抑制されることになる。つまり、交流入力電流IACの導通角が拡大されて力率改善が図られる。

この図に示す電源回路においては、上記した整流平滑電圧Eiを入力して動作するスイッチングコンバータとして、複合共振形コンバータが備えられる。ここでの複合共振形コンバータとは、スイッチングコンバータの動作を共振形とするために備えられる共振回路に加えて、さらに一次側又は二次側に対して共振回路を付加し、これら複数の共振回路を1スイッチングコンバータ内において複合的に動作させる構成のスイッチングコンバータをいう。

この第27図に示す電源回路において、上記複合共振形コンバータとして備えられる共振形コンバータは電流共振形とされる。そして、この場合の電流共振形コンバータとしては、図示するようにして、MOSFETによる2本のスイッチング素子Q1、Q2をハーフブリッジ結合により接続している。スイッチング素子Q1、Q2の各ドレインソース間に対しては、図示する方向により、それぞれダンパーダイオードDD1、DD2を並列に接続している。

また、スイッチング素子Q2のドレインソース間に対しては、部分共振コンデンサCpが並列に接続される。この部分共振コンデンサCpのキャパシタンスと一次巻線N1のリーケージインダクタンスL1によっては並列共振回路（部分電圧共振回路）を形成する。そして、スイッチング素子Q1、Q2のターンオフ時にのみ電圧共振する、部分電圧共振動作が得られるようになっている。

この電源回路においては、スイッチング素子Q1、Q2をスイッチング駆動するのにあたり、コントロールIC2が設けられる。このコントロールIC2は、電流共振形コンバータを他励式により駆動するための発振回路、制御回路、及び保護回路等を備えて構成されるもので、内部
5 にバイポーラトランジスタを備えた汎用のアナログIC(Integrated Circuit)とされる。

このコントロールIC2は、電源入力端子Vccに入力される直流電圧により動作する。また、電源入力端子Vccには、起動抵抗Rsを介した整流平滑電圧Eiが起動電圧として入力されている。コントロール
10 IC2は、電源起動時において、この電源入力端子Vccに入力される起動電圧によって起動される。

そして、コントロールIC2においては、スイッチング素子に対してドライブ信号(ゲート電圧)を出力するための端子として、2つのドライブ信号出力端子VGH、VGLが備えられる。

15 ドライブ信号出力端子VGHからは、ハイサイドのスイッチング素子をスイッチング駆動するためのドライブ信号が出力され、ドライブ信号出力端子VGLからは、ローサイドのスイッチング素子をスイッチング駆動するためのドライブ信号が出力される。

そして、この場合には、ドライブ信号出力端子VGHは、ハイサイド
20 のスイッチング素子Q1のゲートと接続される。また、ドライブ信号出力端子VGLは、ローサイドのスイッチング素子Q2のゲートと接続される。

これにより、ドライブ信号出力端子VGHから出力されるハイサイド用のドライブ信号は、スイッチング素子Q1のゲートに対して印加され、
25 ドライブ信号出力端子VGLから出力されるローサイド用のドライブ信号は、スイッチング素子Q2のゲートに対して印加されることになる。

また、この図では図示を省略しているが、コントロール IC 2 に対しては、外付けの回路として、1組のブートストラップ回路が接続される。このブートストラップ回路によりドライブ信号出力端子 VGH から出力されるハイサイド用のドライブ信号は、スイッチング素子 Q 1 を適正に
5 ドライブ可能なレベルとなるようにレベルシフトされる。

コントロール IC 2 では、内部の発振回路により所要の周波数の発振信号を生成する。そして、コントロール IC 2 では、上記発振回路にて生成された発振信号を利用して、ハイサイド用のドライブ信号と、ロー
10 サイド用のドライブ信号を生成する。ここで、ハイサイド用のドライブ信号と、ローサイド用のドライブ信号は、互いに 180° の位相差を有する関係となるようにして生成される。そして、ハイサイド用のドライブ信号をドライブ信号出力端子 VGH から出力し、ローサイド用のドライブ信号をドライブ信号出力端子 VGL から出力するようにされる。

このようなハイサイド用のドライブ信号と、ローサイド用のドライブ
15 信号が、スイッチング素子 Q 1, Q 2 に対してそれぞれ印加されることによって、ドライブ信号が H レベルとなる期間に応じては、スイッチング素子 Q 1, Q 2 のゲート電圧がゲート閾値以上となってオン状態となる。またドライブ信号が L レベルとなる期間では、ゲート電圧がゲート閾値以下となってオフ状態となる。これにより、スイッチング素子 Q 1,
20 Q 2 は、交互にオン／オフとなるタイミングによって所要のスイッチング周波数によりスイッチング駆動されることになる。

絶縁コンバータトランス P I T は、上記スイッチング素子 Q 1, Q 2 のスイッチング出力を一次側から二次側に伝送するために設けられる。

絶縁コンバータトランス P I T の一次巻線 N 1 の一方の端部は、一次
25 側直列共振コンデンサ C 1 を介してスイッチング素子 Q 1, Q 2 の接続点（スイッチング出力点）に対して接続され、他方の端部は一次側アー

スに接続される。ここで、直列共振コンデンサC1は、自身のキャパシタンスと一次巻線N1のリーケージインダクタンス(L1)とによって一次側直列共振回路を形成する。この一次側直列共振回路は、スイッチング素子Q1、Q2のスイッチング出力が供給されることで共振動作を生じるが、これによって、スイッチング素子Q1、Q2から成るスイッチング回路の動作を電流共振形とする。

このようにして、第27図に示す回路における一次側スイッチングコンバータとしては、一次側直列共振回路(L1-C1)による電流共振形としての動作と、前述した部分電圧共振回路(Cp//L1)とによる部分電圧共振動作とが得られることになる。

つまり、この図に示す電源回路は、一次側スイッチングコンバータを共振形とするための共振回路に対して他の共振回路が組み合わされた、複合共振形コンバータとしての形式を採っている。

絶縁コンバータトランスPITの二次側には二次巻線N2が巻装される。

この場合の二次巻線N2に対しては、図示するようにしてセンタータップを設けて二次側アースに接続した上で、整流ダイオードD01、D02、及び平滑コンデンサC0から成る両波整流回路を接続している。これにより、平滑コンデンサC0の両端電圧として二次側直流出力電圧E0が得られる。この二次側直流出力電圧E0は、図示しない負荷側に供給されるとともに、制御回路1のための検出電圧としても分岐して入力される。

制御回路1では、入力される二次側直流出力電圧E0のレベルに応じてそのレベルが可変された電圧又は電流を制御出力としてコントロールIC2の制御入力端子Vcに供給する。コントロールIC2では、制御入力端子Vcに入力された制御出力に応じて、例えば発振信号の周波数

を可変することで、ドライブ信号出力端子 V_{GH} , V_{GL} から出力すべきドライブ信号の周波数を可変する。これにより、スイッチング素子 $Q1$, $Q2$ は、スイッチング周波数が可変制御されることになるが、このようにしてスイッチング周波数が可変されることによって、二次側直流出力電圧 E_{O1} のレベルが一定となるように制御される。つまり、スイッチング周波数制御方式による安定化が行われる。

第28図は、上記第27図に示した電源回路についての、交流入力電圧 $V_{AC} = 100\text{ V}$ 時、負荷電力 $P_o = 150\text{ W} \sim 0\text{ W}$ の負荷変動範囲における力率 P_F 、電力変換効率 $\eta_{AC \rightarrow DC}$ 、及び整流平滑電圧 E_i (直流入力電圧) のレベルの各特性を実線により示している。

また、ここでは、比較として、第27図に示した電源回路において力率改善を行わない場合の構成を採った場合の特性を破線により示している。つまり、パワーチョークコイル PCH のインダクタンス L_{pch} の成分を、商用交流電源 AC のラインから省略した場合の特性である。

また、第29図には、第27図に示した電源回路について、負荷電力 $P_o = 150\text{ W}$ 時で、交流入力電圧 $V_{AC} = 80\text{ V} \sim 120\text{ V}$ の電圧レベル変動範囲における力率 P_F 、整流平滑電圧 E_i 、電力変換効率 $\eta_{AC \rightarrow DC}$ の各特性を示している。

なお、上記第28図及び第29図に示した実験結果を得るのにあたり、第27図に示す電源回路においては、各部を次のように選定している。

パワーチョークコイル PCH $L_{pch} = 10\text{ mH}$

絶縁コンバータトランス PIT : $EE R35$ フェライトコア、ギャップ長 1 mm 、

一次巻線 $N1 = 25\text{ T}$

二次巻線 $N2$: センタータップを分割位置として $23\text{ T} + 23\text{ T}$

一次側直列共振コンデンサ $C1 = 0.082\text{ }\mu\text{F}$

部分共振コンデンサ $C_p = 680 \text{ pF}$

また、第28図において破線で示される特性を示す、第27図の回路からパワーチョークコイル PCH (インダクタンス L_{pch}) を省略した構成の電源回路では、各部は次のように変更される。

- 5 絶縁コンバータトランス PIT : $EE R35$ フェライトコア、ギャップ長 1 mm 、

一次巻線 $N1 = 31 \text{ T}$

二次巻線 $N2$: センタータップを分割位置として $23 \text{ T} + 23 \text{ T}$

一次側直列共振コンデンサ $C1 = 0.068 \mu\text{F}$

- 10 部分共振コンデンサ $C_p = 680 \text{ pF}$

第28図に示すようにして、実線及び破線により示す電力変換効率 $\eta_{AC \rightarrow DC}$ としては、共に、負荷電力が重負荷の条件となるのに従って高くなっていく傾向を有している。そして、実線によるインダクタンス L_{pch} が挿入された第27図に示す回路については、負荷電力 $P_o = 15$

- 15 0 W 時において、 $\eta_{AC \rightarrow DC} = 87.5\%$ で最大となる特性が示されている。

また、実線及び破線により示す整流平滑電圧 E_i については、重負荷の条件となるのに従って緩やかに低下する特性が得られている。実線によるインダクタンス L_{pch} が挿入された場合の特性は、負荷電力 $P_o = 0 \text{ W} \rightarrow 150 \text{ W}$ の変動に対して、 $E_i = 134 \text{ V} \rightarrow 115 \text{ V}$ という変化を示す。

- 20 また、力率 P_F の特性は、負荷電力が重負荷の条件となるのに従って高くなるが、負荷電力 $P_o = 75 \text{ W}$ 以上からはほぼフラットな特性となっている。そして、負荷電力 $P_o = 150 \text{ W}$ 時には力率 $P_F = 0.75$ が得られている。
- 25

また、第 29 図によると、交流入力電圧 V_{AC} の変化に対して力率 P_F は、ほぼ 0.75 で一定となる。また、電力変換効率 $\eta_{AC \rightarrow DC}$ は、交流入力電圧 V_{AC} が上昇するのに応じて緩やかに高くなる傾向となっている。また、整流平滑電圧 E_i は、交流入力電圧 V_{AC} にほぼ比例するよう

5 するようにして上昇している。

また、チョークインプット方式により力率改善を図る構成の複合共振形コンバータとしての他の例を、第 30 図に示す。この図に示す電源回路は、[負荷電力 $P_o = 250\text{ W}$ 以上、交流入力電圧 $V_{AC} = 100\text{ V}$ 系]の条件に対応可能な構成となっている。なお、この図において、第

10 27 図と同一部分には同一符号を付して説明を省略する。

この図に示す電源回路は、第 27 図の電源回路よりも重負荷の条件に対応することとなる。このため、整流平滑電圧 E_i を生成する整流平滑回路としては、倍電圧整流回路が備えられる。この場合の倍電圧整流回路は、図示するようにして、商用交流電源 AC に対して、2 本の整流ダイオード D_{ia} 、 D_{ib} 、及び直列接続された 2 本の平滑コンデンサ C_{i1} 、 C_{i2} を接続して形成される。

15

この倍電圧整流回路が交流入力電圧 V_{AC} を入力して整流平滑動作を行うことで、平滑コンデンサ $C_{i1} - C_{i2}$ の直列接続回路の両端には、交流入力電圧 V_{AC} の 2 倍のレベルに対応する整流平滑電圧 E_i が生成

20 される。

後段の一次側スイッチングコンバータは、このようにして生成される整流平滑電圧 E_i を直流電圧として入力してスイッチング動作を行うことになる。

第 31 図は、上記第 30 図に示した電源回路についての、負荷電力 $P_o = 300\text{ W} \sim 0\text{ W}$ の負荷変動範囲における力率 P_F 、電力変換効率 η

25

AC→DC、及び整流平滑電圧 E_i （直流入力電圧）のレベルの各特性を実線により示している。

また、この図においても、比較として、第30図に示した電源回路において力率改善を行わない場合（パワーチョークコイル PCH （インダクタンス L_{pch} ）無しの場合）の構成を採った場合の特性を破線により示している。

また、第32図には、負荷電力 $P_o = 300\text{ W}$ 、交流入力電圧 $V_{AC} = 80\text{ V} \sim 120\text{ V}$ の変動範囲における力率 P_F 、整流平滑電圧 E_i 、電力変換効率 $\eta_{AC \rightarrow DC}$ の各特性を示している。

そして、上記第31図及び第32図に示した実験結果を得るのにあたり、第30図に示す電源回路においては、各部を次のように選定している。

パワーチョークコイル PCH $L_{pch} = 5\text{ mH}$

絶縁コンバータトランス PIT : $EE R 35$ フェライトコア、ギャップ長 1 mm 、

一次巻線 $N_1 = 28\text{ T}$

二次巻線 N_2 : センタータップを分割位置として $25\text{ T} + 25\text{ T}$

一次側直列共振コンデンサ $C_1 = 0.039\text{ }\mu\text{F}$

部分共振コンデンサ $C_p = 680\text{ pF}$

また、第30図の回路からパワーチョークコイル PCH （インダクタンス L_{pch} ）を省略した構成の電源回路では、次のように変更される。この構成による電源回路が、第31図において破線で示される特性を示す。

絶縁コンバータトランス PIT : $EE R 42$ フェライトコア、ギャップ長 1 mm

一次巻線 $N1 = 32T$

二次巻線 $N2 = 25T$

一次側直列共振コンデンサ $C1 = 0.033\mu F$

部分共振コンデンサ $Cp = 680pF$

5

第31図に示すようにして、実線及び破線により示す電力変換効率 $\eta_{AC \rightarrow DC}$ としては、共に、負荷電力 $P_o = 100W$ 程度以上の範囲で、ほぼ一定となる特性を有している。実線によるインダクタンス L_{pch} が挿入された第30図に示す回路については、負荷電力 $P_o = 300W$ 時において、 $\eta_{AC \rightarrow DC} = 91.1\%$ となる特性が示されている。

10

また、実線及び破線により示す整流平滑電圧 E_i については、重負荷の条件となるのに従って緩やかに低下する特性が得られている。実線によるインダクタンス L_{pch} が挿入された場合の特性は、負荷電力 $P_o = 0W \rightarrow 300W$ の変動に対して、 $E_i = 264V \rightarrow 244V$ という変化を示す。

15

また、力率 PF の特性は、負荷電力が重負荷の条件となるのに従って高くなる傾向となっている。そして、負荷電力 $P_o = 300W$ 時には力率 $PF = 0.75$ が得られている。

また、第32図によると、力率 PF は、交流入力電圧 V_{AC} が高くなるのに応じて緩やかに低下してはいるが、この程度の傾きであれば、交流入力電圧 V_{AC} の変化に対してほぼ 0.75 で一定であるといえる。また、電力変換効率 $\eta_{AC \rightarrow DC}$ は、交流入力電圧 V_{AC} が上昇するのに応じて緩やかに高くなる傾向となっている。また、整流平滑電圧 E_i は、交流入力電圧 V_{AC} にほぼ比例するようにして上昇している。

20

これまでの説明のようにして、第27図及び第30図に示した電源回路では、チョークインプット方式によって力率改善を図っている。これ

25

により、例えばカラーテレビジョン受像機についての電源高調波歪規制値をクリアするには十分な程度の力率 $P F$ の値が得られるようにしている。

しかしながら、上記第 27 図及び第 30 図に示した構成による電源回路では次のような問題を有している。

第 27 図及び第 30 図の電源回路において力率改善のために備えられるパワーチョークコイル $P C H$ は、例えば珪素鋼板のコアと、銅線による巻線とによって構成される。このため、コアの鉄損と、銅線の抵抗による銅損が生じ、その分、このパワーチョークコイル $P C H$ の部分での電力損失が増加することになる。

また、チョークコイルのインダクタンスと抵抗成分によって、交流入力電圧 $V A C$ の電圧降下も生じることになるが、これにより、交流入力電圧 $V A C$ を整流して得られる直流入力電圧（整流平滑電圧 $E i$ ）も低下することになる。

このようなことから、直流入力電圧を入力して動作する複合共振形コンバータとしての電力変換効率は低下して、交流入力電力も増加することとなる。

例えば第 27 図に示す電源回路の場合、パワーチョークコイル $P C H$ の挿入によって、力率 $P F$ は 0.55 から 0.75 に改善されるが、総合的な電力変換効率 $\eta_{AC \rightarrow DC}$ は、90.6% から 87.5% となって 3.1% 低下する。また、交流入力電力 P_{in} は、165.5 W から 171.4 W となって 5.9 W 増加する。ちなみに、整流平滑電圧 $E i$ は、134 V から 115 V となって 19 V 低下する。

また、第 30 図に示す電源回路の場合では、パワーチョークコイル $P C H$ の挿入により、力率 $P F$ は 0.60 から 0.75 に改善される。しかし、電力変換効率 $\eta_{AC \rightarrow DC}$ は、92.8% から 91.1% となって

1. 7%低下する。また、交流入力電力 P_{in} は、320Wから326.0Wとなって6.0W増加する。整流平滑電圧 E_i は、264Vから244Vとなって20V低下する。

5 また、パワーチョークコイルPCHは、電源回路を構成する部品の中でも大型で重量があることから、基板における占有面積が大きく、また、回路基板も重量化してしまうという問題を有している。

10 パワーチョークコイルPCHについて、できるだけ漏洩磁束を少ないものとする場合、コアを目字形（EE型若しくはEI型）とすることが行われる。そして、例として、このような目字形コアの場合のパワーチョークコイルPCHの重量及び基板占有面積は、第27図に示す電源回路では、153g、11平方cmであり、第30図に示す電源回路では、240g、19平方cmとなる。

15 さらに、上記もしているように、パワーチョークコイルPCHは、漏洩磁束の発生も比較的大きい部品となるが、部品の配置や、漏洩磁束量などの条件によっては、パワーチョークコイルPCHの漏洩磁束が負荷側に影響を与える場合がある。このような場合には、パワーチョークコイルPCHから輻射する漏洩磁束を抑える対策として、磁気シールドなどの部品を追加することになり、基板の大型化、重量化が助長されてしまうことがある。

20 つまり、チョークインプット方式により力率改善を図る構成の電源回路では、パワーチョークコイルの挿入に起因する電力変換効率の低下、及び電源回路の大型重量化、さらには高コスト化が避けられないという問題を有している。

25 発明の開示

そこで本発明は上記した課題を考慮してスイッチング電源回路として次のようにして構成する。

つまり、交流入力電圧を整流する整流素子、及びこの整流素子により整流された電圧を平滑する平滑コンデンサを備えて整流平滑電圧を生成する整流平滑手段と、この整流平滑手段により生成される整流平滑電圧の供給を受けてスイッチング動作を行い、ハーフブリッジ結合された2つのスイッチング素子を備えて形成されるスイッチング手段と、上記2つのスイッチング素子を交互オン／オフするようにしてスイッチング駆動するスイッチング駆動手段とを備える。

10 また、スイッチング手段のスイッチング動作により得られるスイッチング出力が供給される一次巻線と、この一次巻線に得られたスイッチング出力としての交番電圧が励起される二次巻線とを少なくとも巻装するとともに、所要の結合係数による疎結合とされる状態が得られるように、所定長のギャップを形成して形成される絶縁コンバータトランスと、
15 少なくとも、一次巻線の漏洩インダクタンス成分と一次巻線に直列接続された一次側直列共振コンデンサのキャパシタンスとによって形成され、スイッチング手段からのスイッチング出力の供給を受けてスイッチング手段の動作を電流共振形とする一次側直列共振回路とを備える。

20 また、二次巻線に得られる交番電圧を入力して、整流動作を行うことで二次側直流出力電圧を生成するように構成された直流出力電圧生成手段と、二次側直流出力電圧のレベルに応じてスイッチング駆動手段を制御して、スイッチング手段のスイッチング周波数を可変することで、二次側直流出力電圧に対する定電圧制御を行うように構成された定電圧制御手段を備える。

25 そして、このようにして構成されるスイッチング電源回路において、一次側直列共振回路に対して直列に挿入される力率改善用一次巻線と、

- 整流平滑手段として形成される整流電流経路に挿入される力率改善用二次巻線とを巻装する力率改善用トランスをさらに備えることとした。そして、整流平滑手段の整流素子は、力率改善用一次巻線によって力率改善用二次巻線に励起される交番電圧に基づいてスイッチング動作を行うように構成することとした。

また、スイッチング電源回路として次のようにも構成することとした。

- つまり、交流入力電圧が正／負の各期間においてそれぞれ整流を行う複数の低周波整流素子、及びこの低周波整流素子により整流された電圧を平滑する平滑コンデンサを有する整流平滑手段と、この整流平滑手段により生成される整流平滑電圧の供給を受けてスイッチング動作を行い、ハーフブリッジ結合された2つのスイッチング素子を備えて形成されるスイッチング手段と、上記2つのスイッチング素子を交互オン／オフするようにしてスイッチング駆動するスイッチング駆動手段とを備える。

- また、スイッチング手段のスイッチング動作により得られるスイッチング出力が供給される一次巻線と、この一次巻線に得られたスイッチング出力としての交番電圧が励起される二次巻線とを少なくとも巻装するとともに、所要の結合係数による疎結合とされる状態が得られるように、所定長のギャップを形成して形成される絶縁コンバータトランスを備える。

- また、少なくとも、一次巻線の漏洩インダクタンス成分と一次巻線に直列接続された一次側直列共振コンデンサのキャパシタンスとによって形成され、スイッチング手段からのスイッチング出力の供給を受けてスイッチング手段の動作を電流共振形とする一次側直列共振回路を備える。

- また、二次巻線に得られる交番電圧を入力して、整流動作を行うことで二次側直流出力電圧を生成するように構成された直流出力電圧生成手段と、二次側直流出力電圧のレベルに応じて上記スイッチング駆動手段

を制御して、スイッチング手段のスイッチング周波数を可変することで、二次側直流出力電圧に対する定電圧制御を行うように構成された定電圧制御手段を備える。

- そして、このようにして構成されるスイッチング電源回路において、
- 5 一次側直列共振回路に対して直列に挿入される力率改善用一次巻線と、整流平滑手段として形成される所定の整流電流経路に対して並列に接続される力率改善用二次巻線とを巻装する力率改善用トランスと、力率改善用二次巻線に対して直列に接続されるもので、交流入力電圧の周波数と比較しては高周波である、力率改善用一次巻線によって力率改善用二次巻線に励起される交番電圧が正／負の各期間において、それぞれスイッチング動作を行う複数の高周波整流素子とを、さらに備えて構成することとした。
- 10

また、スイッチング電源回路として次のようにも構成することとした。

- つまり、交流入力電圧が正／負の各期間においてそれぞれ整流を行う
- 15 複数の整流素子、及びこの整流素子により整流された電圧を平滑する平滑コンデンサを有する整流平滑手段と、この整流平滑手段により生成される整流平滑電圧の供給を受けてスイッチング動作を行い、ハーフブリッジ結合された2つのスイッチング素子を備えて形成されるスイッチング手段と、上記2つのスイッチング素子を交互オン／オフするようにしてスイッチング駆動するスイッチング駆動手段とを備える。
- 20

- また、スイッチング手段のスイッチング動作により得られるスイッチング出力が供給される一次巻線と、この一次巻線に得られたスイッチング出力としての交番電圧が励起される二次巻線とを少なくとも巻装するとともに、所要の結合係数による疎結合とされる状態が得られるように、
- 25 所定長のギャップを形成して形成される絶縁コンバータトランスを備える。

また、少なくとも、一次巻線の漏洩インダクタンス成分と一次巻線に直列接続された一次側直列共振コンデンサのキャパシタンスとによって形成され、スイッチング手段からのスイッチング出力の供給を受けてスイッチング手段の動作を電流共振形とする一次側直列共振回路を備える。

- 5 また、二次巻線に得られる交番電圧を入力して整流動作を行うことで二次側直流出力電圧を生成するように構成された直流出力電圧生成手段と、二次側直流出力電圧のレベルに応じてスイッチング駆動手段を制御して、スイッチング手段のスイッチング周波数を可変することで、二次側直流出力電圧に対する定電圧制御を行うように構成された定電圧制御手段とを備える。
- 10

- そして、上記構成によるスイッチング電源回路において、一次側直列共振回路に対して直列に挿入される力率改善用一次巻線と、整流平滑手段として形成される所定の整流電流経路に対して並列に接続される力率改善用二次巻線とを巻装する力率改善用トランスをさらに備えて、整流
- 15 平滑手段の整流素子は、力率改善用一次巻線によって力率改善用二次巻線に励起される交番電圧に基づいてスイッチング動作を行うように構成することとした。

- 上記各構成による本発明のスイッチング電源回路は、複合共振形コンバータとして、一次側にハーフブリッジ結合方式による電流共振形コン
- 20 バータを備えた構成を採っていることになる。また、力率改善は、力率改善用トランスによって、複合共振形コンバータのスイッチング出力を整流電流経路に電圧帰還して、整流ダイオードにより整流電流を断続し、これにより交流入力電流の導通角を拡大して力率改善を図る構成が採られる。

- 25 このことから本発明は、力率改善機能を有するスイッチング電源回路として、いわゆるチョークインプット方式といわれる、商用交流電源ラ

インに対してパワーチョークコイルを挿入する構成を採る必要は無いということになる。これによって、チョークインプット方式により力率改善を図る場合よりも電力変換効率が大幅に向上されるという効果を有している。

5

図面の簡単な説明

第1図は、本発明の第1の実施の形態としての電源回路の構成例を示す回路図である。

第2図は、疎結合トランスの構造例を示す断面図である。

10 第3図は、第1の実施の形態の電源回路の要部の動作を商用交流電源周期により示す波形図である。

第4図は、第1の実施の形態の電源回路についての、負荷変動に対する力率、電力変換効率、整流平滑電圧レベルの特性を示す図である。

15 第5図は、第1の実施の形態の電源回路についての、交流入力電圧の変化に対する力率、電力変換効率、整流平滑電圧レベルの特性を示す図である。

第6図は、第2の実施の形態としての電源回路の構成例を示す回路図である。

20 第7図は、第3の実施の形態としての電源回路の構成例を示す回路図である。

第8図は、第3の実施の形態の電源回路の要部の動作を商用交流電源周期により示す波形図である。

第9図は、第3の実施の形態の電源回路についての、負荷変動に対する力率、電力変換効率、整流平滑電圧レベルの特性を示す図である。

第 10 図は、第 3 の実施の形態の電源回路についての、交流入力電圧の変化に対する力率、電力変換効率、整流平滑電圧レベルの特性を示す図である。

5 第 11 図は、第 4 の実施の形態としての電源回路の構成例を示す回路図である。

第 12 図は、第 5 の実施の形態としての電源回路の構成例を示す回路図である。

第 13 図は、実施の形態の絶縁コンバータトランスの構造例を示す断面図である。

10 第 14 図は、第 12 図に示す回路の等価回路図（絶縁コンバータトランスの結合係数 0.8 以下の場合）である。

第 15 図は、第 12 図に示す回路の等価回路図（絶縁コンバータトランスの結合係数 0.90 以上の場合）である。

15 第 16 図は、第 5 の実施の形態の電源回路についての、負荷変動に対する力率、電力変換効率、整流平滑電圧レベルの特性を示す図である。

第 17 図は、第 6 の実施の形態としての電源回路の構成例を示す回路図である。

第 18 図は、第 6 の実施の形態としての電源回路の変形例を示す回路図である。

20 第 19 図は、第 6 の実施の形態としての電源回路の変形例を示す回路図である。

第 20 図は、第 17 図に示す回路の等価回路図（絶縁コンバータトランスの結合係数 0.8 以下の場合）である。

25 第 21 図は、第 17 図に示す回路の等価回路図（絶縁コンバータトランスの結合係数 0.90 以上の場合）である。

第 2 2 図は、第 6 の実施の形態の電源回路についての、負荷変動に対する力率、電力変換効率、整流平滑電圧レベルの特性を示す図である。

第 2 3 図は、第 7 の実施の形態としての電源回路の構成例を示す回路図である。

- 5 第 2 4 図は、第 7 の実施の形態の電源回路の変形例を示す回路図である。

第 2 5 図は、第 7 の実施の形態の電源回路についての、負荷変動に対する力率、電力変換効率、整流平滑電圧レベルの特性（ $V_{AC} = 100$ V 時）を示す図である。

- 10 第 2 6 図は、第 7 の実施の形態の電源回路についての、負荷変動に対する力率、電力変換効率、整流平滑電圧レベルの特性（ $V_{AC} = 230$ V 時）を示す図である。

第 2 7 図は、先行技術としての電源回路の構成例を示す回路図である。

- 15 第 2 8 図は、第 2 7 図に示す電源回路についての、負荷変動に対する力率、電力変換効率、整流平滑電圧レベルの特性を示す図である。

第 2 9 図は、第 2 7 図に示す電源回路についての、交流入力電圧の変化に対する力率、電力変換効率、整流平滑電圧レベルの特性を示す図である。

- 20 第 3 0 図は、先行技術としての電源回路の他の構成例を示す回路図である。

第 3 1 図は、第 3 0 図に示す電源回路についての、負荷変動に対する力率、電力変換効率、整流平滑電圧レベルの特性を示す図である。

- 25 第 3 2 図は、第 3 0 図に示す電源回路についての、交流入力電圧の変化に対する力率、電力変換効率、整流平滑電圧レベルの特性を示す図である。

発明を実施するための最良の形態

第1図は、本発明の第1の実施の形態としてのスイッチング電源回路の構成例を示している。この図に示す電源回路は、交流入力電圧 $V_{AC} = 100V$ 系のいわゆる単レンジで、負荷電力 $P_o = 150W$ 以上の条件に対応する。つまり、対応する負荷条件としては、先に第27図に示した電源回路と同様となる。

この図に示す電源回路においては、先ず、商用交流電源ACに対して、コモンモードチョークコイルCMCと1本のアクロスコンデンサCLを接続して形成される、コモンモードノイズフィルタが設けられる。コモンモードノイズフィルタは、例えばスイッチングコンバータ側から商用交流電源ACに伝わるノイズを抑制する。

そして、本実施の形態の電源回路では、商用交流電源ACに対して、整流回路系を含んで形成される力率改善回路3が接続される構成を採る。この力率改善回路3は、図示するようにして、ブリッジ整流回路Di、平滑コンデンサCi、フィルタコンデンサCN、及び疎結合トランスVFT（力率改善用トランス）を備えて形成される。

ブリッジ整流回路Diの正極入力端子は、疎結合トランスVFTの二次巻線N12の直列接続を介して、商用交流電源ACの正極ラインと接続される。また、ブリッジ整流回路Diの負極入力端子は、商用交流電源ACの負極ラインと接続される。

ブリッジ整流回路Diの正極出力端子は、平滑コンデンサCiの正極端子に接続される。平滑コンデンサCiの負極端子は、一次側アースに接続される。また、ブリッジ整流回路Diの正極出力端子は、一次側アースと接続される。

このようにして形成される力率改善回路3の整流回路系の動作としては、商用交流電源ACから供給される交流入力電圧 V_{AC} が正／負の各

期間において、ブリッジ整流回路 D_i により整流された整流出力によって平滑コンデンサ C_i に対して充電が行われる、いわゆる全波整流動作が得られることになる。つまり、整流回路系の基本構成としては、各 1 組のブリッジ整流回路及び平滑コンデンサから成る全波整流回路とされる。そして、この全波整流回路の整流動作により、平滑コンデンサ C_i の両端に、交流入力電圧 V_{AC} の等倍に対応するレベルの整流平滑電圧 E_i を生成する。

そのうえで、力率改善回路 3 においては、ブリッジ整流回路 D_i を形成する各整流ダイオード（整流素子） $D_a \sim D_d$ について、高速リカバリ型（高周波整流素子）が選定される。これは、後述するようにして、力率改善のための動作として、整流ダイオード $D_a \sim D_d$ が整流電流をスイッチングすることに対応している。

また、商用交流電源 AC の正極ラインに対して疎結合トランス VFT の二次巻線 $N12$ を挿入した回路構成を採っている。これは、疎結合トランス VFT の二次巻線 $N12$ が整流回路系に直列に挿入されていることを意味する。そして、これによって、結果的には、整流回路系に流れる整流電流の導通角を拡大させる動作が得られて、力率改善が図られる。なお、力率改善回路 3 による力率改善動作については後述する。

ここで、疎結合トランス VFT の構造例を第 2 図に示しておく。

この図に示すように、疎結合トランス VFT は、フェライト材による E 型コア $CR1$ 、 $CR2$ を互いの磁脚が対向するように組み合わせた EE 型コアを備える。

そして、一次側と二次側の巻装部について相互に独立するようにして分割した形状により、例えば樹脂などによって形成される、ボビン B が備えられる。このボビン B の一方の巻装部に対して一次巻線 $N11$ が巻装される。また、他方の巻装部に対して二次巻線 $N12$ が巻装される。

このようにして一次巻線及び二次巻線が巻装されたボビンBを上記EE型コア（CR1，CR2）に取り付けることで、一次側巻線及び二次側巻線とがそれぞれ異なる巻装領域により、EE型コアの中央磁脚に巻装される状態となる。これにより疎結合トランスVFT全体としての構造

5 が得られる。

また、中央磁脚の接合部分に対して所要のギャップ長のギャップGを形成するようにしており、これにより、所要の結合係数による疎結合の状態が得られるようにしている。この第1の実施の形態、及び後述する第2、第3、第4の実施の形態では、例えばギャップGのギャップ長を1.5mm程度として、結合係数について0.75以下となるようにしている。

第1図において、上記整流平滑電圧 E_i を直流入力電圧として入力して動作するスイッチングコンバータとしては、この場合、電流共振形コンバータとしての基本構成に対して少なくとも一次側に部分電圧共振回路を備えた、複合共振形コンバータとしての構成を採る。

そして、ここでは、図示するようにして、MOS-FETによる2本のスイッチング素子Q1（ハイサイド）、Q2（ローサイド）をハーフブリッジ結合により接続している。スイッチング素子Q1、Q2の各ドレインソース間に対しては、図示する方向により、それぞれダンパダイオードDD1、DD2を並列に接続している。

また、スイッチング素子 Q2 のドレイン－ソース間に対しては、部分共振コンデンサ C_p が並列に接続される。この部分共振コンデンサ C_p のキャパシタンスと一次巻線 N1 のリーケージインダクタンス L₁ によっては並列共振回路（部分電圧共振回路）を形成する。そして、スイッチング素子 Q1、Q2 のターンオフ時にのみ電圧共振する、部分電圧共振動作が得られるようになっている。なお、この場合には、実際におい

ては、部分電圧共振回路としては、絶縁コンバータトランスP I Tの一次巻線N1と直列接続された疎結合トランスV F Tの一次巻線N11のインダクタンス成分L11も含まれることになる。

5 コントロール I C 2 は、電流共振形コンバータを他励式により駆動するための発振回路、制御回路、及び保護回路等を備えて構成されるもので、内部にバイポーラトランジスタを備えた汎用のアナログ I C (Integrated Circuit)とされる。

10 このコントロール I C 2 は、電源入力端子 Vcc に入力される直流電圧 (18 V) により動作する。また、電源入力端子 Vcc は、起動抵抗 R s を介して整流平滑電圧 E i のラインとも接続されている。コントロール I C 2 は、電源起動時においては、この起動抵抗 R s を介して入力される整流平滑電圧 E i により起動する。また、このコントロール I C 2 は、アース端子 E により一次側アースに接地させるようにしている。

15 そして、コントロール I C 2 においては、スイッチング素子に対してドライブ信号 (ゲート電圧) を出力するための端子として、2つのドライブ信号出力端子 VGH, VGL が備えられる。

20 ドライブ信号出力端子 VGH からは、ハイサイドのスイッチング素子をスイッチング駆動するためのドライブ信号が出力され、ドライブ信号出力端子 VGL からは、ローサイドのスイッチング素子をスイッチング駆動するためのドライブ信号が出力される。

25 そして、ドライブ信号出力端子 VGH から出力されるハイサイド用のドライブ信号は、スイッチング素子 Q1 のゲートに対して印加され、ドライブ信号出力端子 VGL から出力されるローサイド用のドライブ信号は、スイッチング素子 Q2 のゲートに対して印加されるようになっている。

なお、ここでは図示していないが、実際には、コントロール IC 2 には、周辺の外付け部品により形成されるブートストラップ回路が接続される。このブートストラップ回路は、ハイサイドのスイッチング素子 Q 1 に対して印加されるドライブ信号について、スイッチング素子 Q 1 を適正にドライブ可能なレベルとなるように、レベルシフトするためのものである。

また、実際には、スイッチング素子 Q 1, Q 2 には、ゲート抵抗や、ゲートソース間抵抗などの部品素子も接続されるが、ここでも、これらの図示は省略している。

10 コントロール IC 2 では、内部の発振回路により所要の周波数の発振信号を生成する。なお、この発振回路は、後述するようにして制御回路 1 から端子 V_c に入力される制御出力のレベルに応じて、発振信号の周波数を可変するようにされている。

そして、コントロール IC 2 では、上記発振回路にて生成された発振信号を利用して、ハイサイド用のドライブ信号と、ローサイド用のドライブ信号を生成する。そして、ハイサイド用のドライブ信号をドライブ信号出力端子 V_{GH} から出力し、ローサイド用のドライブ信号をドライブ信号出力端子 V_{GL} から出力する。

15 上記ハイサイド用のドライブ信号と、ローサイド用のドライブ信号は、1 スwitchング周期内において、正極性による矩形波のパルスが発生するオン期間と、0 V となるオフ期間が得られる波形を有する。そして、上記した波形を共に有するものとされた上で、互いに 180° の位相差を有する出力タイミングを有する。

20 このような波形がスイッチング素子 Q 1, Q 2 に印加されることで、スイッチング素子 Q 1, Q 2 は、交互にオン／オフするようにしてスイッチング動作を行うことになる。

なお、実際のスイッチング動作としては、スイッチング素子Q1がターンオフしてスイッチング素子Q2がターンオンするまでの間と、スイッチング素子Q2がターンオフして、スイッチング素子Q1がターンオンするまでの間に、スイッチング素子Q1、Q2が共にオフとなる、短時間のデッドタイムが形成されるようになっている。

このデッドタイムは、スイッチング素子Q1、Q2が共にオフとなる期間である。このデッドタイムは、部分電圧共振動作として、スイッチング素子Q1、Q2がターンオン／ターンオフするタイミングでの短時間において、部分共振コンデンサCpにおける充放電の動作が確実に得られるようにすることを目的として形成している。そして、このようなデッドタイムとしての時間長は、例えばコントロールIC2側で設定することができるようになっており、コントロールIC2では、設定された時間長による期間tdが形成されるように、ドライブ信号出力端子VGH、VGLから出力すべきドライブ信号についてのパルス幅のデューティ比を可変する。

絶縁コンバータトランスPITはスイッチング素子Q1、Q2のスイッチング出力を二次側に伝送するものであり、この場合には、一次巻線N1と二次巻線N2が巻装される。

この場合、絶縁トランスPITの一次巻線N1の一端は、スイッチング素子Q1のソースとスイッチング素子Q2のドレインとの接続点（スイッチング出力点）に対して、疎結合トランスVFTの一次巻線N11ー直列共振コンデンサC1の直列接続を介して接続される。また、一次巻線N1の他端は、一次側アースに接続される。

上記した接続態様によると、スイッチング素子Q1、Q2のスイッチング出力点に対して、直列共振コンデンサC1ー疎結合トランスVFT

の一次巻線N11-絶縁コンバータトランスP I Tの一次巻線N1の直列回路が接続されていることになる。

従って、この場合には、上記直列共振コンデンサC1のキャパシタンスと、一次巻線N1を含む絶縁コンバータトランスP I Tのリーケージ
5 インダクタンスL1、及び疎結合トランスV F Tの一次巻線N11のインダクタンス成分L11とによって、一次側直列共振回路が形成される。
そして、上記のようにして、この一次側直列共振回路がスイッチング出力点に対して接続されていることで、スイッチング素子Q1、Q2のスイッチング出力が一次側直列共振回路に伝達されることになる。一次側
10 直列共振回路では伝達されたスイッチング出力に応じて共振動作するが、これによって、一次側スイッチングコンバータの動作を電流共振形とする。

従って、この図に示す一次側スイッチングコンバータとしては、一次側直列共振回路(C1-L11-L1)による電流共振形としての動作と、
15 前述した部分電圧共振回路(Cp//L1(-L11))とによる部分電圧共振動作とが得られることになる。

つまり、この図に示す電源回路は、一次側スイッチングコンバータを共振形とするための共振回路に対して、他の共振回路とが組み合わせられた形式を採っていることになる。つまり、複合共振形コンバータとして
20 の構成を採っている。

ここでの図示による説明は省略するが、絶縁コンバータトランスP I Tの構造としては、例えばフェライト材によるE型コアを組み合わせたE E型コアを備える。そして、一次側と二次側とで巻装部位を分割したうえで、一次巻線N1と、次に説明する二次巻線N2を、E E型コアの
25 中央磁脚に対して巻装している。

そして、この第1の実施の形態、及び後述する第2、第3、第4の実施の形態としては、EE型コアの中央磁脚に対しては1.0mm~1.5mmのギャップを形成するようにしている。これによって、0.7~0.8程度の結合係数による疎結合の状態を得るようにしている。

- 5 絶縁コンバータトランスPITの二次側には、二次巻線N2が巻装されている。この二次巻線N2には、一次巻線N1に伝達されたスイッチング出力に応じた交番電圧が励起される。

- 二次巻線N2に対しては、図示するようにしてセンタータップを設けて二次側アースに接続した上で、整流ダイオードD01、D02、及び平滑コンデンサC0から成る両波整流回路を接続している。これにより、
10 平滑コンデンサC0の両端電圧として二次側直流出力電圧E0が得られる。この二次側直流出力電圧E0は、図示しない負荷側に供給されるとともに、次に説明する制御回路1のための検出電圧としても分岐して入力される。

- 15 制御回路1は、例えば二次側の直流出力電圧E0のレベルに応じて、そのレベルが可変される電流又は電圧を制御出力として得る。この制御出力は、コントロールIC2の制御端子Vcに対して出力される。

- コントロールIC2では、制御端子Vcに入力された制御出力レベルに応じて、ドライブ信号出力端子VGH、VGLから出力すべきハイサイ
20 ド用のドライブ信号と、ローサイド用のドライブ信号とについて、互いに交互にオン/オフさせるタイミングを保たせたうえで、各ドライブ信号の周波数を同期させた状態で可変するように動作する。

- これにより、スイッチング素子Q1、Q2のスイッチング周波数は、制御端子Vcに入力された制御出力レベル（つまり二次側直流出力電圧
25 レベル）に応じて、可変制御されることになる。

- スイッチング周波数が可変されることによって、一次側直列共振回路における共振インピーダンスが変化することになる。このようにして共振インピーダンスが変化することによって、一次側直列共振回路の一次巻線N1に供給される電流量が変化して二次側に伝送される電力も
- 5 変化することになる。これにより、二次側直流出力電圧E0のレベルが変化することとなって定電圧制御が図られることになる。

続いて、先に説明した構成による力率改善回路3の動作を第3図の波形図を参照して説明する。

- 例えば第3図(a)示す周期により交流入力電圧VACが得られているとすると、商用交流電源ACから整流電流経路に流れようとする交流
- 10 入力電流IACは、第3図(b)に示すようにして、交流入力電圧VACが正／負の期間において、それぞれ正極性／負極性となるようにして流れる。

- また、商用交流電源ACのラインにおけるフィルタコンデンサCNと疎結合トランスVFTの二次巻線N12の端部との接続点と、一次側アースとの間の電位V1は、第3図(c)により示す波形が得られる。
- 15

ブリッジ整流回路Diの正極入力端子と一次側アース間の電位V2は、第3図(e)に示す波形が得られる。

- ここで、疎結合トランスVFTにおいては、一次巻線N11に対して
- 20 一次側スイッチングコンバータのスイッチング出力が伝達される。これに応じて、疎結合トランスVFTの二次巻線N12には、交番電圧が励起されることになる。疎結合トランスVFTの二次巻線N12は、前述もしたように、整流電流経路に挿入されているから、疎結合トランスVFTによっては、一次側スイッチングコンバータのスイッチング出力を
- 25 整流電流経路に電圧帰還する動作が得られることになる。

上記第3図(c)(e)に示す電位 V_1 , V_2 は、図示するようにして、交流入力電圧 I_{AC} の導通期間以外の期間において、交番波形成分が重畳されている。これは、上記のようにして、一次側スイッチングコンバータのスイッチング出力が電圧帰還されることで得られる。

- 5 そして、これに応じて、商用交流電源ACのラインから疎結合トランスVFTの二次巻線N12に流れようとする電流 I_2 は、第3図(f)に示すようにして、定常的な交番波形として流れる。この電流 I_2 は、0レベルを中心に一定の振幅とされたうえで、交流入力電流 I_{AC} の導通期間に対応して、正極性の整流電流 I_1 の成分が重畳された波形として得られる。
- 10

- そして、交流入力電圧 V_{AC} が正極性／負極性となる期間の各々において、第3図(c)に示した電位 V_1 が、それぞれ最大／最小となる近傍のタイミングでは、電位 V_1 のレベルが整流平滑電圧 E_i よりも高くなる期間が生じ、この期間において、ブリッジ整流回路 D_i から平滑コンデンサ C_i に対して、第3図(d)に示す整流電流 I_1 が流れる。
- 15

- ブリッジ整流回路 D_i を形成する高速リカバリ型の整流ダイオード($D_a \sim D_d$)に整流電流が流れるとき、これらの整流ダイオードでは、疎結合トランスVFTの二次巻線N12に励起された交番電圧に応じて、スイッチング動作を行う。これにより、整流ダイオードに流れる整流電流は断続されることになり、整流電流 I_1 としては、第3図(d)に示すようにして交番波形となる。
- 20

- 整流電流 I_1 は、交流入力電圧 V_{AC} が正の期間内では、フィルタコンデンサ C_N から商用交流電源ACの正極ラインを介して、二次巻線N12→ブリッジ整流回路 D_i の整流ダイオード D_a →平滑コンデンサ C_i →一次側アース→整流ダイオード D_d →商用交流電源ACの負極ラインによる整流電流経路で流れる。
- 25

また、交流入力電圧 V_{AC} が負の期間内では、フィルタコンデンサ C_N から商用交流電源 AC の負極ラインを介して、整流ダイオード $D_c \rightarrow$ 平滑コンデンサ $C_i \rightarrow$ 一次側アース \rightarrow 整流ダイオード $D_b \rightarrow$ 二次巻線 N_{12} による整流電流経路で流れる。

- 5 このようにして、高速リカバリ型の整流ダイオード ($D_a \sim D_d$) によって、整流電流がスイッチングされるようにして断続されることで、整流出力電圧レベルが整流平滑電圧 E_i のレベルよりも低いとされる期間にも平滑コンデンサ C_i への充電電流が流れるようにされる。

- 10 この結果、交流入力電流の平均的な波形が交流入力電圧の波形に近づくようにされることで、第3図(b)に示すようにして、交流入力電流 I_{AC} の導通角が拡大される。このようにして、交流入力電流 I_{AC} の導通角が拡大される結果、力率改善が図られることになる。

- 15 第4図には、第1図に示した構成による電源回路の特性として、交流入力電圧 $V_{AC} = 100V$ 時における、負荷電力 $P_o = 0 \sim 150W$ の変動に対する電力変換効率 ($\eta_{AC/DC}$)、力率 P_F 、及び整流平滑電圧 E_i の変化を示している。

- 20 また、第5図には、第1図に示した構成による電源回路の特性として、負荷電力 $P_o = 150W$ 時における、交流入力電圧 $V_{AC} = 85V \sim 120V$ の変動に対する電力変換効率 ($\eta_{AC/DC}$)、力率 P_F 、及び整流平滑電圧 E_i の変化を示している。

また、参考として、上記第4図及び第5図に示した実験結果を得るにあたっての、第1図に示した回路の各部の定数を示しておく。

フィルタコンデンサ $C_N = 1 \mu F$

絶縁コンバータトランス PIT の一次巻線 $N_1 = 32T$

- 25 絶縁コンバータトランス PIT の二次巻線 N_2 : センタータップを分割位置として $23T + 23T$ (ターン)

一次側直列共振コンデンサ $C_1 = 0.068 \mu F$

一次側部分共振コンデンサ $C_p = 680 pF$

疎結合トランス VFT : EE-28 のフェライトコア、ギャップ長 = 1.5 mm

5 一次巻線 N11 のインダクタンス $L_{11} = 75 \mu H$

二次巻線 N12 のインダクタンス $L_{12} = 50 \mu H$

これら第 4 図及び第 5 図に基づいて、負荷電力 $P_o = 150 W$ における、第 1 図に示す電源回路と、先に第 27 図に示した先行技術としての電源回路とを比較してみると次のようになっている。なお、先行技術
10 としては、第 27 図及び第 30 図の 2 つの電源回路を示しているが、ここでは第 1 図の電源回路と同等の負荷条件に対応すべき構成を採る第 27 図の回路を比較対象としている。

15 先ず、力率に関しては、第 1 図に示す回路では力率 $P_F = 0.78$ となっており、先に第 27 図に示した電源回路の力率 $P_F = 0.75$ よりも向上していることが分かる。

また、第 1 図に示す回路の電力変換効率 ($\eta_{AC \rightarrow DC}$)、 $\eta_{AC \rightarrow DC} = 90.6\%$ であるのに対して、第 27 図に示す回路では、 $\eta_{AC \rightarrow DC} = 87.5\%$ であったから、 3.1% 向上していることになる。従って、
20 交流入力電力 P_{in} については、第 27 図に示した回路が $171.4 W$ であるのに対して、第 1 図に示す回路では $165.5 W$ となっており、 $5.9 W$ 低下していることになる。これは、第 27 図に示す回路構成において、パワーチョークコイル PCH を挿入しない (力率改善無し) の構成と同等の電力変換効率となっている。

25 整流平滑電圧 E_i のレベルについては、第 1 図に示す回路では、 $E_i = 143 V$ となっている。第 27 図に示す回路において、パワーチョー

クコイルPCHを挿入しない（力率改善無し）の構成の場合には $E_i = 134\text{ V}$ であり、本実施の形態では、これよりも高いレベルの整流平滑電圧 E_i が得られていることになる。このような整流平滑電圧 E_i の上昇は、整流平滑電圧 E_i として、スイッチング出力の電圧帰還分が重畳
5 されることで得られるものである。

また、第1図に示す回路では、パワーチョークコイルPCHが省略され、代わりに、疎結合トランスVFTが設けられている。

第27図に示す回路のパワーチョークコイルPCHは、その重量が153gであり、基板占有面積は11平方cmであった。これに対して、
10 第1図に示す回路では、疎結合トランスVFTとフィルタコンデンサCNを総合しても、重量が48gであり、第27図に示す回路のパワーチョークコイルPCHの約31%にまで軽減されている。また、基板占有面積は9平方cmであるから、約82%程度にまで縮小が図られていることになる。

15 このようにして、第1図に示す電源回路は、力率改善機能を有する負荷電力 $P_o = 150\text{ W}$ 以上に対応可能な電源回路として、第27図に示す電源回路よりも、小型、軽量化が図られることになる。

また、パワーチョークコイルPCHが省略されることで、このパワーチョークコイルPCHにて発生する漏洩磁束による負荷側への影響も考
20 慮する必要がない。このため、例えばパワーチョークコイルPCHに磁気シールド板を施すような対策も不要となるから、この点でも、回路の小型軽量化に寄与することになる。

第6図は、本発明の第2の実施の形態としてのスイッチング電源回路の構成例を示している。この図に示す電源回路も、交流入力電圧 V_{AC}
25 $= 100\text{ V}$ 系の単レンジで、負荷電力 $P_o = 150\text{ W}$ 以上の条件に対応

する。なお、この図において、第 1 図と同一部分には同一符号を付して説明を省略する。

この図に示す電源回路においては、先ず、絶縁コンバータトランス P I T の二次巻線 N 2 に対して、並列共振コンデンサ C 2 を並列に接続し
5 ている。

この並列共振コンデンサ C 2 は、自身のキャパシタンスと二次巻線 N 2 のリーケージインダクタンス L 2 によって、二次側並列共振回路を形成するものとされる。そして、並列共振コンデンサ C 2 のキャパシタンスとしては、1 0 0 0 p F ~ 3 3 0 0 p F が選定される。そして、実際
10 に選定されるキャパシタンスの値により、この二次側並列共振回路は、二次側の整流回路の動作を電圧共振形とする電圧共振回路、又は、部分電圧共振動作を得るための部分電圧共振回路として形成されることになる。

つまり、第 2 の実施の形態の電源回路は、複合共振形コンバータとして、二次側にも共振回路を備える構成を採っている。このようにして、
15 二次側に共振回路を備えることによって、より安定したスイッチング動作を得たり、また、より重負荷の条件に対応することが可能となる。

また、この第 6 図に示す電源回路の力率改善回路 3 は、第 1 図に示した力率改善回路 3 と比較すると、構成部品として、高速リカバリ型の整流ダイオード（高周波整流素子）D 1, D 2, D 3 が追加されている。つまり、この場合には、ブリッジ整流回路 D i の整流ダイオードによっ
20 ては、整流電流をスイッチングにより断続することは行わない。そして、整流電流経路内において、整流電流をスイッチングするためのダイオードとして、上記整流ダイオード D 1, D 2, D 3 を備えるものである。また、この場合のブリッジ整流回路 D i の整流ダイオード D a ~ D d は、
25

整流電流をスイッチングしないことに対応して、低速リカバリ型（低周波整流素子）とされることになる。

そして、この場合のブリッジ整流回路 D_i の正極入力端子は、商用交流電源 AC と直接接続される。また、ブリッジ整流回路 D_i の正極入力端子は、疎結合トランス VFT の二次巻線 $N12$ の直列接続から、整流ダイオード $D1$ のアノード→カソードを介して平滑コンデンサ C_i の正極端子と接続される。また、整流ダイオード $D2$ は、カソードが整流ダイオード $D1$ のアノードと接続され、アノードが一次側アースと接続される。

また、ブリッジ整流回路 D_i の正極出力端子は、整流ダイオード $D3$ のアノード→カソードを介して、平滑コンデンサ C_i の正極端子と接続される。

また、この場合のフィルタコンデンサ C_N は、ブリッジ整流回路 D_i の正極入力端子と、平滑コンデンサ C_i の正極端子（整流ダイオード $D1$, $D3$ の各アノードの接続点）との間に挿入される。フィルタコンデンサ C_N は、次に説明するようにして流れる整流電流がスイッチングされることで得られる高周波成分の電流経路となる。

上記のようにして形成される力率改善回路 3 の動作は次のようになる。

力率改善回路 3 において、交流入力電流 I_{AC} は、商用交流電源 AC の正極ラインから、ブリッジ整流回路 D_i を形成するダイオード D_a を介して流れる第 1 整流電流 I_1 と、商用交流電源 AC の正極ラインから、疎結合トランス VFT の二次巻線 $N12$ を流れる第 2 整流電流 I_2 とに分岐して流れることになる。

先ず、交流入力電圧 V_{AC} が正の期間において、第 1 整流電流 I_1 は、商用交流電源 AC の正極ライン→整流ダイオード D_a （ブリッジ整流回路 D_i ）→整流ダイオード $D3$ →平滑コンデンサ C_i →整流ダイオード

Dd (ブリッジ整流回路 D i) → 商用交流電源 A C の負極ラインの経路で流れる。

- また、第 2 整流電流 I 2 は、商用交流電源 A C の正極ラインから分岐して、二次巻線 N12 (疎結合トランス V F T) → 整流ダイオード D1 の
- 5 経路で流れ、平滑コンデンサ C i に流入する。

- また、交流入力電圧 V A C が負の期間では、第 1 整流電流 I 1 は、商用交流電源 A C の負極ライン → 整流ダイオード D c (ブリッジ整流回路 D i) → 整流ダイオード D 3 → 平滑コンデンサ C i → 整流ダイオード D b (ブリッジ整流回路 D i) → 商用交流電源 A C の正極ラインの経路で
- 10 流れる。

- また、第 2 整流電流 I 2 は、商用交流電源 A C の負極ライン → 整流ダイオード D c (ブリッジ整流回路 D i) → 整流ダイオード D1 → 平滑コンデンサ C i に流れた後に分岐して、整流ダイオード D2 → 二次巻線 N12 (疎結合トランス V F T) → 商用交流電源 A C の正極ラインの経路
- 15 で流れる。

- そして、力率改善回路 3 内には、疎結合トランス V F T の二次巻線 N12 に励起された交番電圧によって、スイッチング出力が電圧帰還されている。このため、上記のようにして整流電流が流れる過程において、第 1 整流電流 I 1 は、高速リカバリ型の整流ダイオード D3 により、第
- 20 2 整流電流 I 2 は、高速リカバリ型の整流ダイオード D1, D2 (及び D3) により、それぞれスイッチングされることで交番波形となる。

なお、このようにしてスイッチング周期により交番波形として得られる高周波の電流成分は、フィルタコンデンサ C N にて充放電されるようにして吸収され、ノーマルモードノイズが抑制される。

このようにして、高速リカバリ型の整流ダイオードD1, D2, D3によって、整流電流がスイッチングされるようにして断続される結果、交流入力電流 I_{AC} の導通角が拡大され、力率改善が図られる。

そして、このような構成による第6図に示す電源回路においても、第1図に示した電源回路と同様に、第27図の電源回路と比較した場合には、電力変換効率の向上、回路基板の小型軽量化が図られることになる。

また、ブリッジ整流回路Diの正極出力端子と平滑コンデンサCiの正極との間に挿入される整流ダイオードD3は、例えば交流入力電圧 V_{AC} がほぼピークレベルとなる近辺においてのみ整流電流をスイッチングして流すように動作する。これにより、整流ダイオードD1, D2側に流れる整流電流についての、交流入力電圧 V_{AC} のピークに応じて生じるピークレベルが抑制されることになり、整流ダイオードD1, D2におけるスイッチング損失と、これに伴う発熱を低減することができる。

第7図は、本発明の第3の実施の形態としての電源回路の構成例を示している。先に第1図及び第6図に示した、第1及び第2の実施の形態の電源回路が、交流入力電圧 $V_{AC}=100V$ 系の単レンジで、負荷電力 $P_o=150W$ 以上の条件に対応するのに対し、この第3の実施の形態としての電源回路は、同じ交流入力電圧 $V_{AC}=100V$ 系の単レンジであっても、負荷電力 $P_o=250W$ 以上の条件に対応する。従って、対応可能な負荷条件としては、第30図に示した電源回路と同様となる。

なお、この図において、第1図又は第6図と同一部分には同一符号を付し、同様となる構成部位についての説明は省略する。

この図に示す電源回路においては、力率改善回路3内に備えられる整流回路系の基本的な構成として、倍電圧整流回路が形成される。

つまり、2本の直列接続した平滑コンデンサ C_{i1} 、 C_{i2} を備え、この平滑コンデンサ C_{i1} – C_{i2} の直列回路を、ブリッジ整流回路 D_i の正極出力端子と一次側アース間に対して並列に挿入する。

そして、商用交流電源 AC の負極ラインを、平滑コンデンサ C_{i1} –
5 C_{i2} の接続点に対して接続する。代わりに、ブリッジ整流回路 D_i の負極入力端子は、同じブリッジ整流回路 D_i の正極入力端子に接続して、整流電流経路内において、ブリッジ整流回路 D_i を形成する整流ダイオード D_a 、 D_c が並列に接続されるようにする。

また、この場合のブリッジ整流回路 D_i の各整流ダイオード D_a ～ D
10 d は、整流電流をスイッチングすることに対応して、高速リカバリ型とされている。

このようにして形成される倍電圧整流回路は、後述するような整流動作によって、交流入力電圧 V_{AC} の2倍のレベルに対応する整流平滑電圧 E_i （直流入力電圧）を生成する。倍電圧整流回路によって、整流平
15 滑電圧 E_i のレベルを上昇させることで、例えば第1図及び第6図に示した回路よりも重負荷の条件に対応可能な構成としているものである。

上記した力率改善回路3の力率改善動作について、第8図の波形図を参照して説明する。また、ここでは力率改善回路3の力率改善動作と共に、この力率改善回路3に含まれるとされる、倍電圧整流回路の整流動
20 作についても説明する。

ここで、第8図（a）示す周期により交流入力電圧 V_{AC} が入力されているとすると、第8図（c）に示す電位 V_1 は、図示するようにして、交流入力電圧 V_{AC} が正となる期間で最大値となり、交流入力電圧 V_{AC} が負となる期間で0Vの最小値となる正弦波となる。この電位 V_1 は、
25 図示するようにして、第2整流電流 I_2 が流れる経路である、商用交流電源 AC の正極ラインにおけるフィルタコンデンサ C_N と疎結合トラン

ス V F T の二次巻線 N12 の接続点と、一次側アースとの間の電位である。

そして、この第 2 整流電流 I_2 は、交流入力電圧 V_{AC} の絶対値が、
 上記第 8 図 (c) に示す電位 V_1 の絶対値よりも高いとされる正／負の
 各期間において、交流入力電流 I_{AC} を基として流れることになる。第
 2 整流電流 I_2 は、第 8 図 (e) に示すようにして、交流入力電圧 V_{AC}
 が正極性／負極性の各期間において、それぞれ正極性／負極性により、
 図示する交番波形により流れる。

10 15 先ず、商用交流電源 VAC が正極性となる期間においては、第 2 整流電流 I2 は、フィルタコンデンサ CN から商用交流電源 AC の正極ラインを介して、疎結合トランス VFT の二次巻線 N12 を流れ、さらに、ブリッジ整流回路 Di の整流ダイオード Da//Dc の並列回路を流れる。そして、整流ダイオード Da//Dc の並列回路を経由した電流は、第 1 整流電流 I1 として、平滑コンデンサ Ci1 の正極端子→負極端子に流入して、さらに、商用交流電源 AC の負極ラインからフィルタコンデンサ CN に流入する。

また、交流入力電圧 V_{AC} が負となる期間においては、第2整流電流は、フィルタコンデンサ C_N から商用交流電源 AC の負極ラインを経由して、平滑コンデンサ C_{i2} の正極端子→負極端子に流入し、さらに一次側アースを介するようにして、ブリッジ整流回路 D_i の整流ダイオード D_b に流れる。そして、整流ダイオード D_b を経由した整流電流 I_2 は、疎結合トランス VFT の二次巻線 N_{12} を介して、商用交流電源 AC の正極ラインからフィルタコンデンサ C_N に流入する。

上記したような整流電流の流れによると、先ず、整流動作としては、
25 交流入力電圧 VAC が正極性の期間において平滑コンデンサ C i 1 に対
する充電が行われることになって、この平滑コンデンサ C i 1 には、交

流入力電圧 V_{AC} に対して等倍となるレベルの整流平滑電圧が得られる。同様にして、交流入力電圧 V_{AC} が負極性の期間においては、平滑コンデンサ C_{i2} に対する充電が行われるので、この平滑コンデンサ C_{i2} にも、交流入力電圧 V_{AC} に対して等倍レベルの整流平滑電圧が得られる。

この結果、平滑コンデンサ $C_{i1} - C_{i2}$ の直列接続回路の両端電圧としては、交流入力電圧 V_{AC} の 2 倍のレベルに対応する整流平滑電圧 E_i が得られることになる。つまり、倍電圧整流動作が得られることになる。

なお、上記第 2 整流電流 I_2 は、交流入力電圧 V_{AC} が正極性となる期間のみではあるが、整流ダイオードの並列回路 ($D_a // D_c$) に流すようにしている。これは、第 7 図に示す電源回路が、第 1 図又は第 6 図に示す実施の形態の電源回路よりも重負荷の条件であることに対応している。つまり、重負荷の条件となるのに従って整流電流量は増加するのであるが、上記のように整流電流を整流ダイオードに並列に流すようにすれば、整流ダイオードに流れる電流量が低減されることになるので、それだけ、整流ダイオードにかかる負担を軽減することができるものである。

また、このような回路構成による力率改善回路 3 においても、疎結合トランス VFT の二次巻線 N_{12} に交番電圧が励起され、整流電流経路にスイッチング周期の交番電圧成分が重畳されることになる。つまり、整流電流経路に対してスイッチング出力が電圧帰還される。そして、スイッチング周期の交番電圧成分が重畳されることによって、ブリッジ整流回路 D_i の整流ダイオードは、整流電流をスイッチングする動作が得られる。

つまり、上記した整流電流経路からも分かるように、交流入力電圧 V_{AC} が正極性の期間では、整流ダイオード D_a , D_c において整流電流をスイッチングして断続する動作が得られ、結果的に、第 8 図 (d)

(e) に示すようにして、第 1 整流電流 I_1 、第 2 整流電流 I_2 は、ス
5 イッチング周期による交番波形となって整流電流経路を流れる。

また、交流入力電圧 V_{AC} が負極性の期間では、整流ダイオード D_b において整流電流をスイッチングして断続する動作が得られることになり、第 8 図 (e) に示すようにして、負極性方向により流れる交番波形となるものである。

10 そして、このようにして、ブリッジ整流回路 D_i の整流ダイオードによって整流電流がスイッチングされることによって、これまで説明してきたように、第 8 図 (b) に示すように交流入力電流 I_{AC} の導通角が拡大され、力率改善が図られることとなる。

第 9 図に、第 7 図に示した構成による電源回路の特性として、交流入
15 力電圧 $V_{AC} = 100\text{ V}$ における、負荷電力 $P_o = 0 \sim 300\text{ W}$ の変動に対する電力変換効率 ($\eta_{AC/DC}$)、力率 P_F 、及び整流平滑電圧 E_i の変化を示す。

また、第 10 図に、第 7 図に示した構成による電源回路の特性として、
20 負荷電力 $P_o = 300\text{ W}$ における、交流入力電圧 $V_{AC} = 85\text{ V} \sim 120\text{ V}$ の変動に対する電力変換効率 ($\eta_{AC/DC}$)、力率 P_F 、及び整流平滑電圧 E_i の変化を示している。

また、参考として、上記第 9 図及び第 10 図に示した実験結果を得るにあたっての、第 7 図に示した回路の各部の定数を示しておく。

フィルタコンデンサ $C_N = 1\text{ }\mu\text{ F}$

25 絶縁コンバータトランス PIT の一次巻線 $N_1 = 35\text{ T}$

絶縁コンバータトランスPITの二次巻線N2：センタータップを分割位置として25T+25T（ターン）

一次側直列共振コンデンサ $C_1 = 0.039 \mu F$

一次側部分共振コンデンサ $C_p = 680 pF$

- 5 疎結合トランスVFT：EE-28のフェライトコア、ギャップ長=1.5mm

一次巻線N11のインダクタンス $L_{11} = 130 \mu H$

二次巻線N12のインダクタンス $L_{12} = 100 \mu H$

- 10 これら第9図及び第10図に示す実験結果から、第7図に示す電源回路と、先行技術として示した第30図に示す回路とについて、負荷電力 $P_o = 300 W$ の負荷条件での比較を行うと、次のようになる。

先ず、力率に関しては、第7図に示す回路では力率 $P_F = 0.80$ となっており、第30図に示す電源回路の力率 $P_F = 0.75$ よりも向上していることが分かる。

- 15 また、第7図に示す回路の電力変換効率（ $\eta_{AC \rightarrow DC}$ ）は、 $\eta_{AC \rightarrow DC} = 93.5\%$ であるのに対して、第30図に示す回路では、 $\eta_{AC \rightarrow DC} = 91.1\%$ であったから、2.4%向上していることになる。従って、交流入力電力 P_{in} については、第30図に示した回路が326.0Wであるのに対して、第7図に示す回路では317.5Wとなっており、
- 20 8.5W低下していることになる。これは、第30図に示す回路構成において、パワーチョークコイルPCHを挿入しない（力率改善無し）の構成と比較しても、さらに電力変換効率が向上されているという結果が得られている。

- 25 整流平滑電圧 E_i のレベルについては、第7図に示す回路では、 $E_i = 269 V$ となっている。第30図に示す回路において、パワーチョークコイルPCHを挿入しない（力率改善無し）の構成の場合には $E_i =$

264 Vであり、本実施の形態では、これよりも高いレベルの整流平滑電圧 E_i が得られていることになる。

そして、この第7図に示す回路についても、実装部品の観点から第30図の回路と比較を行った場合には、パワーチョークコイル PCH が省略される代わりに、疎結合トランス VFT が設けられていることになる。

第30図に示す回路の場合には、より重負荷の条件に対応するために、パワーチョークコイル PCH の重量は 240 g であり、基板占有面積は 19 平方 cm であった。これに対して、第7図に示す回路においては、疎結合トランス VFT 及びフィルタコンデンサ CN の総重量は 48 g であり、また、疎結合トランス VFT の占有面積は 9 平方 cm であるから、重量は 20 % 程度にまで軽減され、占有面積は、47 % 程度と大幅に縮小されている。

このように、第7図に示す電源回路としても、力率改善機能を有する負荷電力 $P_o = 250$ W 以上に対応可能な電源回路として、第30図に示す電源回路と比較して大幅に小型、軽量化が図られることになる。

また、第7図の電源回路についても、パワーチョークコイル PCH にて発生する漏洩磁束による負荷側への影響を考慮した、磁気シールド板等の対策が不要となる。

第11図は、本発明の第4の実施の形態としての電源回路の構成例を示している。この第4の実施の形態としての電源回路も、第7図に示した第3の実施の形態の電源回路と同様にして、交流入力電圧 $V_{AC} = 100$ V 系の単レンジで、負荷電力 $P_o = 250$ W 以上の条件に対応した構成を採る。なお、第1図、第6図、及び第7図と同一部分には同一符号を付して説明を省略する。

25 先ず、この図に示す電源回路においても、負荷電力 $P_o = 250$ W 以上の条件に対応するために、力率改善回路3内に備えられる整流回路系

としては、倍電圧整流回路が形成され、直列接続された平滑コンデンサ $C_{i1} - C_{i2}$ の両端に得られる整流平滑電圧 E_i としては、交流入力電圧 V_{AC} の 2 倍に対応したレベルを有する。

但し、この第 11 図に示すブリッジ整流回路 D_i を形成する整流ダイオード $D_a \sim D_d$ には、低速リカバリ型が選定される。つまり、この場合には、ブリッジ整流回路 D_i の整流ダイオードによっては、整流電流をスイッチングにより断続することは行わない。そして、整流電流経路内において、整流電流をスイッチングするためのダイオードとして、高速リカバリ型の整流ダイオード D_1, D_2 が備えられる。

- 10 この場合のブリッジ整流回路 D_i の正極入力端子は、商用交流電源 AC の正極ラインとフィルタコンデンサ C_N の接続点に対して接続される。また、ブリッジ整流回路 D_i の正極入力端子は、疎結合トランス VFT の二次巻線 N_{12} - 整流ダイオード D_1 (アノード→カソード) を介して平滑コンデンサ C_{i1} の正極端子に接続される。整流ダイオード D_2 は、
15 アノードを一次側アースに接続し、カソードを整流ダイオード D_2 のカソードに接続するようにされる。

- また、この場合のブリッジ整流回路 D_i の負極入力端子も、同じブリッジ整流回路 D_i の正極入力端子と接続することで、後述するようにして形成される整流電流経路内において、整流ダイオード $D_a // D_c$ の並
20 列回路が形成されるようにしている。

- 上記のようにして形成される力率改善回路 3 において、交流入力電圧 V_{AC} が正極性となる期間の整流電流は、商用交流電源 AC のラインから、整流ダイオード $D_a \rightarrow$ 平滑コンデンサ $C_{i1} \rightarrow$ 商用交流電源 AC の負極ラインの経路により流れる第 1 整流電流 I_1 の成分と、疎結合トランス VFT の二次巻線 $N_{12} \rightarrow$ 整流ダイオード $D_1 \rightarrow$ 平滑コンデンサ C_i
25

1→商用交流電源ACの負極ライン→フィルタコンデンサCNの経路により流れる第2整流電流I2の成分とに分岐することになる。

ここで、整流ダイオードDaはスイッチングを行わないので、第1整流電流I1は交番波形とは成らないが、疎結合トランスVFTの二次巻線N12に励起された交番波形によって、整流ダイオードD1がスイッチングを行うことで、第2整流電流I2は交番波形となる。

一方、交流入力電圧VACが負極性となる期間では、整流電流は、商用交流電源ACの負極ライン側から、先ず、平滑コンデンサCi2に流れる。そして、この後において、整流ダイオードDb→商用交流電源ACの正極ラインの経路と、整流ダイオードD2→疎結合トランスVFTの二次巻線N12→商用交流電源ACの正極ライン→フィルタコンデンサCNの経路とに分岐して流れる。後者の経路により流れる整流電流が、この場合には、第2整流電流I2となる。

なお、この場合にも、整流ダイオードDbはスイッチングを行わないので、前者の経路で流れる整流電流は交番波形とは成らない。これに対して、疎結合トランスVFTの二次巻線N12に励起された交番波形によって、整流ダイオードD2がスイッチングを行うことで、後者の経路で流れる第2整流電流I2は交番波形となる。

このようにして、第11図に示す力率改善回路では、交流入力電圧VACが正極性／負極性となる各期間において、整流電流は、ブリッジ整流回路Diの所要の整流ダイオードを流れる経路と、高速リカバリ型の整流ダイオードD1又はD2を流れる経路とにより、並列的に分岐して流れる経路部分が形成される。

そして、高速リカバリ型の整流ダイオードD1又はD2側の経路で流れる整流電流が、これら整流ダイオードD1又はD2によりスイッチン

グされることになるが、これによって、これまでの説明と同様に、交流入力電流 I_{AC} の導通角は拡大されて力率改善が図られることになる。

また、上記した整流電流経路によると、整流動作としては、この第 1 1 図に示す電源回路においても、交流入力電圧 V_{AC} が正極性の期間において平滑コンデンサ C_{i1} に対する充電が行われ、交流入力電圧 V_{AC} が負極性の期間においては、平滑コンデンサ C_{i2} に対する充電が行われる。従って、この場合にも、平滑コンデンサ $C_{i1} - C_{i2}$ の直列接続回路の両端電圧として、交流入力電圧 V_{AC} の 2 倍のレベルに対応する整流平滑電圧 E_i を生成する倍電圧整流動作となっていることが分かる。

また、第 1 1 図に示す電源回路においては、第 6 図に示した第 2 の実施の形態の場合と同様に、絶縁コンバータトランス PIT の二次巻線 N_2 に対して、並列共振コンデンサ C_2 を並列に接続している。

この場合の並列共振コンデンサ C_2 も、自身のキャパシタンスと二次巻線 N_2 のリーケージインダクタンス L_2 によって、二次側の整流回路の動作を電圧共振形とする電圧共振回路、又は、部分電圧共振動作を得るための部分電圧共振回路を形成する。

なお、このような二次側並列共振回路は、第 1 図及び第 7 図に示した第 1 及び第 3 の実施の形態の電源回路に備えても構わない。また、例えば二次巻線 N_2 に対して共振コンデンサを直列的に接続して形成される二次側直列共振回路（電流共振回路）を備えることも考えられる。

第 1 2 図は、本発明の第 5 の実施の形態としての電源回路の構成を示している。

この第 5 の実施の形態としての電源回路は、例えば商用交流電源 $AC = 200V$ 系の単レンジで、負荷電力 $P_o = 250W$ 以上の条件に対応

した構成を採る。なお、第 1 図、第 6 図、第 7 図、及び第 11 図と同一部分には同一符号を付して説明を省略する。

5 先ず、この図に示す電源回路においては、ドライブ制御回路 4 が示されているが、これは、例えば先に説明した各実施の形態の電源回路の回路図において備えられていた制御回路 1 とコントロール IC 2 とを一括し、1つの回路部として示しているものである。

また、この図に示す力率改善回路 3 としては、ブリッジ整流回路 D_i と 1 本の平滑コンデンサ C_i から成る全波整流回路が形成されており、この全波整流回路に対して、高速リカバリ型の整流ダイオード D_1 、 D_2 と疎結合トランス VFT を備えた力率改善のための回路構成が付加される。

この場合、ブリッジ整流回路D i を形成する各整流ダイオードD a ~ D d には低速リカバリ型が選定される。そして、この場合には、ブリッジ整流回路D i の正極入力端子（D a - D b の接続点）を商用交流電源A C の正極ライン側におけるコモンモードチョークコイルC M C とフィルタコンデンサC N の接続点に対して接続している。

このブリッジ整流回路D i の正極入力端子は、力率改善用の疎結合トランスV F Tの二次巻線N12－整流ダイオードD1（アノード→カソード）の直列接続を介して、平滑コンデンサC i の正極端子（整流平滑電圧E i の正極ライン）とも接続される。これは、疎結合トランスV F Tの二次巻線N12－整流ダイオードD1の直列接続が、ブリッジ整流回路D i の整流ダイオードD a に対して並列に接続されているものとみることができる。

また、ブリッジ整流回路 D i の正極出力端子 (D a-D c の接続点) は、
25 平滑コンデンサ C i の正極端子と接続される。

また、ブリッジ整流回路 D_i の負極入力端子 (D_c - D_d の接続点) は、商用交流電源 AC の負極ライン側におけるコモンモードチョークコイル CMC とフィルタコンデンサ C_N の接続点に対して接続される。ブリッジ整流回路 D_i の負極出力端子は一次側アースに接続される。

- 5 また、疎結合トランス VFT の二次巻線 N_{12} と整流ダイオード D_1 のアノードとの接続点に対しては、整流ダイオード D_2 のカソードが接続される。整流ダイオード D_2 のアノードは、一次側アースに対して接続される。

- 上記のようにして形成される力率改善回路 3 において、交流入力電圧
- 10 V_{AC} が正極性となる期間では、整流電流は、商用交流電源 AC の正極ライン→整流ダイオード D_a →平滑コンデンサ C_i →整流ダイオード D_d →商用交流電源 AC の負極ラインの整流電流経路により流れる第 1 整流電流の成分と、商用交流電源 AC の正極ライン→疎結合トランス VFT の二次巻線 N_{12} →整流ダイオード D_1 →平滑コンデンサ C_i →整流ダイオード D_d →商用交流電源 AC の負極ライン→フィルタコンデンサ C_N の整流電流経路により流れる第 2 整流電流の成分とに分岐する。
- 15

- ここで、第 1 整流電流が流れる整流電流経路において整流を行う整流ダイオード D_a , D_d は低速リカバリ型であり、スイッチング周期によるスイッチング動作は行わない。従って、第 1 整流電流は交番波形とは
- 20 ならない。

- 一方、第 2 整流電流が流れる経路においては、疎結合トランス VFT の二次巻線 N_{12} に励起される交番電圧によって、整流ダイオード D_1 において整流電流をスイッチングする動作が得られることになる。これにより、第 2 整流電流は、交番波形となって平滑コンデンサ C_i に流入
- 25 する。

また、交流入力電圧 V_{AC} が負極性となる期間では、整流電流は、商用交流電源 AC の負極ライン→整流ダイオード D_c →平滑コンデンサ C_i →整流ダイオード D_b →商用交流電源 AC の正極ラインによる整流電流経路により流れる第 1 整流電流と、商用交流電源 AC の負極ライン→
5 整流ダイオード D_c →平滑コンデンサ C_i →整流ダイオード D_2 →疎結合トランス VFT の二次巻線 N_{12} →商用交流電源 AC の負極ライン→フィルタコンデンサの C_N の経路で流れる第 2 整流電流とに分岐する。

ここで、交流入力電圧 V_{AC} が負極性となる期間における第 1 整流電流を整流する整流ダイオード D_c 、 D_b は低速リカバリ型であり、スイッチング動作は行わないので、第 1 整流電流は交番波形とはならない。
10

これに対して、第 2 整流電流は、疎結合トランス VFT の二次巻線 N_{12} に励起される交番電圧によってスイッチング動作を行う高速リカバリ型の整流ダイオード D_2 によってスイッチングされることになり、交番波形となるものである。

15 このようにして、第 1 2 図に示す電源回路の力率改善回路 3 としても、交流入力電圧 V_{AC} が正極性／負極性となる各期間において、疎結合トランス VFT により電圧帰還されたスイッチング出力に応じて整流電流がスイッチングされて交番波形となる。これによって、これまでの説明と同様に、交流入力電流 I_{AC} の導通角は拡大されて力率改善が図られることになる。
20

ここで、第 1 2 図に示す第 5 の実施の形態の電源回路において備えられる疎結合トランス VFT としても、先に第 2 図に示した構造をとればよいものとされる。ただし、この第 1 2 図に示す電源回路の場合には、疎結合トランス VFT の EE 型コアの中央磁脚に形成するギャップ長として
25 しては 1mm 程度として、一次巻線 N_{11} と二次巻線 N_{12} の結合係数を 0.8 程度となるように設定することとしている。例えば先の各第 1～第 4

の各実施の形態においては、その結合係数は、0.75以下となるように、ギャップ長は1.5mm程度に設定されていた。

このような本実施の形態における疎結合トランスVFTの結合係数の変更は、絶縁コンバータトランスPITにおいて設定する結合係数と関

5 連している。この点について説明する。

ここで、第12図に示す電源回路として、絶縁コンバータトランスPITの一次巻線N1と二次巻線N2側との結合係数について、先の各実施の形態の場合と同様に、0.7～0.8程度の結合係数による疎結合の状態を設定しているとした場合の、等価回路を第14図に示す。

10 第12図に示した回路の場合、疎結合トランスVFTの一次巻線N11のインダクタンス(LN11)は、一次巻線N11における励磁インダクタンスLe11と、リーケージインダクタンスLk11の直列接続として示すことができる。

また、絶縁コンバータトランスPITの一次巻線N1のインダクタンス(LN1)は、この一次巻線N1における励磁インダクタンスLe1と、リーケージインダクタンスLk1の直列接続として示すことができる。

そして、第12図からも分かるように、絶縁コンバータトランスPITの一次巻線N1と、疎結合トランスVFTの一次巻線N11とは、一次側直列共振回路内において直列接続されている関係にある。

20 従って、第14図に示す等価回路によると、絶縁コンバータトランスPITを一次側からみた、インダクタンスは、一次巻線N11における励磁インダクタンスLe11と、一次巻線N11におけるリーケージインダクタンスLk11と、一次巻線N1におけるリーケージインダクタンスLk1の直列接続として表されることになる。したがって第15図に示すように、絶縁コンバータトランスPITを一次側からみた等価的なリーケージインダクタンスは、

25

$$L_{k11} + L_{k1}$$

- として表されることになる。これは、絶縁コンバータトランスPITの一次巻線N1に対して疎結合トランスVFTの一次巻線N11が直列接続されていることで、実際には、絶縁コンバータトランスPIT単体で得られるリーケージインダクタンスよりも大きな値のリーケージインダクタンスが、絶縁コンバータトランスPITの一次側で生じることを意味する。

これにより、電源回路全体として見た場合の一次側と二次側の結合係数は、0.8以下となることが分かっている。

- 例えば電源回路における結合係数が0.8以下となるような状態では、負荷電力が大幅に変動する場合において、軽負荷の条件となるのに従って直流入力電圧が上昇して電圧変動特性が大きくなる。

- そこで、例えば交流入力電圧の定格電圧の±20%から負荷オープンまでの定電圧制御範囲を保証するのにあたり、整流平滑電圧 E_i （直流入力電圧）を生成するための平滑コンデンサ（ C_i ）、スイッチング素子（ Q_1 , Q_2 ）、及び一次側直列共振コンデンサ C_1 等について相応の高耐圧品を選定する必要が生じる。これは、例えば部品素子の大型化に伴う回路基板の大型重量化やコストアップを招くことになる。

- また、軽負荷となるのに応じて直流入力電圧が上昇することによって、特に軽負荷の条件となっていくのに従って、MOS-FETとしてのスイッチング素子におけるオン抵抗が増加して、スイッチング損失も増加する。これにより、AC/DC電力変換効率が低下していくということにもなる。

- また、軽負荷となるのに応じて直流入力電圧が上昇するということは、直流入力電圧の変動幅が大きいということになるが、これにより、定電圧化のためのスイッチング周波数制御範囲が拡大し制御範囲が縮小する。

また、これと同時に安定化制御される二次側直流出力電圧については、最大負荷と軽負荷の間での過渡応答特性が低下する場合がある。

そこで本実施の形態としては、絶縁コンバータトランスPIT単体で、0.90以上の結合係数が得られるように構成することとする。

- 5 絶縁コンバータトランスPITの構造としては、例えば第13図に示すように、フェライト材によるE型コアCR11、CR12を互いの磁脚が対向するように組み合わせたEE型コアを備える。

- そして、一次側と二次側の巻装部について相互に独立するようにして分割した形状により、例えば樹脂などによって形成される、ボビンBを
10 備える。このボビンBの一方の巻装部に対して一次巻線N1を巻装し、他方の巻装部に対して二次巻線N2を巻装する。このようにして一次巻線及び二次巻線が巻装されたボビンBを上記EE型コア（CR11、CR12）に取り付けることで、一次側巻線及び二次側巻線とがそれぞれ異なる巻装領域により、EE型コアの中央磁脚に巻装される状態となる。
15 これにより、絶縁コンバータトランスPIT全体としての構造が得られる。

- そして、この場合においては、中央磁脚の接合部分に形成されるギャップGのギャップ長を設定することにより、0.90以上の結合係数を
20 得るようにされる。ここで、結合係数を0.90以上とするためには、例えばギャップ長を約0.5mm以下（ギャップ長=0mmの場合も含む）の範囲で適宜設定すればよい。

このようにして、絶縁コンバータトランスPITの結合係数を0.90以上に設定した場合における、第12図の電源回路の等価回路を第15図に示す。

- 25 この図に示すようにして、絶縁コンバータトランスPITの一次巻線N1と疎結合トランスVFTの一次巻線N11との直列接続回路の部位

については、絶縁コンバータトランス P I T の一次巻線 N1 の励磁インダクタンス L_{e1} と、疎結合トランス V F T の一次巻線 N11 の励磁インダクタンス L_{e11} との間に、1つのリーケージインダクタンス成分 ($L_{k11} + L_{K1}$) が直列に接続されるものとしてみることができる。

- 5 そして、上記第 15 図に示す等価回路により示されることを前提として、絶縁コンバータトランス P I T については、

EE R - 40 コア

ギャップ長 = 0.4mm

一次巻線 N1 = 22 T

- 10 二次巻線 N2 : センタータップを分割位置として 14 T + 14 T とすることで、0.93 の結合係数とした。これにより、

絶縁コンバータトランス P I T の一次巻線 N1 のインダクタンス $L_{N1} = 319 \mu H$

- 15 絶縁コンバータトランス P I T の一次巻線 N1 のリーケージインダクタンス $L_{K1} = 49 \mu H$

絶縁コンバータトランス P I T の二次巻線 N2 のインダクタンス $L_{N2} = 111 \mu H$

絶縁コンバータトランス P I T の一次巻線 N1 のリーケージインダクタンス $L_{K2} = 17 \mu H$

- 20 という各インダクタンス値が得られた。また、疎結合トランス V F T としては前述もしたように 0.8 程度の結合係数とするのであるが、実際には、EE - 28 のフェライトコアとしたうえで、ギャップ長を 1mm に設定して結合係数は 0.79 としたところ、

- 25 疎結合トランス V F T の一次巻線 N11 のインダクタンス $L_{N11} = 70 \mu H$

疎結合トランス V F T の二次巻線 N12 のインダクタンス $L_{N12} = 17 \mu H$

という各インダクタンス値が得られた。

そしてこの結果、第 12 図に示す構成の電源回路として、第 15 図の
5 等価回路として示される回路全体の結合係数は、0.84 となり、0.80 よりも大きな結合係数が得られることとなっている。

第 16 図は、上記のようにして、第 15 図の等価回路として 0.84
の結合係数を有する、第 12 図の電源回路についての実験結果として、
交流入力電圧 $V_{AC} = 230 V$ 時で、負荷電力 $P_o = 0 W \sim 250 W$ の
10 変動に対する、AC/DC 電力変換効率 ($\eta_{AC/DC}$)、力率 P_F 、及び整流
平滑電圧 E_i の変化を示している。なお、この図に示す実験結果を得る
のにあたっては、一次側直列共振コンデンサ C_1 については、 $0.039 \mu F$
を選定した。

第 16 図によると、整流平滑電圧 E_i のレベルは、負荷電力 $P_o = 0$
15 $W \sim 250 W$ の変動に対して $336 V \sim 327 V$ で $9 V$ の変動範囲とな
っており、その変動幅が十分に抑制されている。つまり、回路全体とし
ての結合係数について所要以上（例えば 0.8 以上）を維持しているこ
とで、軽負荷の条件となるのに従って整流平滑電圧 E_i （直流入力電
圧）が大幅に上昇する現象が生じなくなっているものである。

そして、AC/DC 電力変換効率は、負荷電力 $P_o = 0 W$ から重負荷の条
20 件となるのに従って高くなっていく傾向となっている。ここで、負荷変
動範囲は異なるが、例えば先の第 1 の実施の形態の電源回路の特性とし
て示した第 4 図と比較してみると、軽負荷とされる負荷変動範囲（例
えば第 16 図では、負荷電力 P_o が約 $100 W$ 以下の範囲）における曲線
25 の変化が、より緩やかなものとなっていることが確認できる。つまり、
軽負荷とされる負荷条件での電力変換効率の低下が抑制されている。

また、力率としては、負荷電力 $P_o = 100\text{ W} \sim 250\text{ W}$ の範囲で $P_F > 0.75$ を維持しており、電源高調波歪み規制をクリアする。

上記第 16 図に示した実験結果に示すようにして、整流平滑電圧 E_i のレベル変動幅が抑制されることで、第 12 図に示す電源回路としては、
5 例えば交流入力電圧の定格電圧の $\pm 20\%$ から負荷オープンまでの定電圧制御範囲を保証するのにあたり、平滑コンデンサ C_i 、スイッチング素子 (Q_1 , Q_2)、及び一次側直列共振コンデンサ C_1 等についての耐圧を高いものとする必要がないこととなる。これにより、回路基板の小型軽量化及び低コスト化を図ることが可能となる。

10 また、上記第 16 図に示しているように、軽負荷の条件における AC/DC 電力変換効率の低下も抑制されている。また、軽負荷の条件での直流入力電圧の変動幅が抑制されることで、相対的に、スイッチング周波数制御範囲に対する定電圧制御レベル幅が小さなものとなる。つまり、スイッチング周波数制御範囲は、相対的に拡大することとなって、これ
15 により、レギュレーション範囲も拡大するようにして改善される。また、これに伴って、二次側直流出力電圧を安定化する際における、最大負荷と軽負荷の間での過渡応答特性も改善されることになる。

また、先に記述したように、絶縁コンバートランス P I T の実際の構成としては、一次巻線 $N_1 = 22\text{ T}$ と設定されているが、これは、ギ
20 ャップ長を短くして結合係数を高めたことによって、例えば結合係数が 0.8 以下の場合と比較して、そのターン数が少なくなっていることを示している。

例えば、結合係数を 0.8 以下として構成する場合には、一次巻線 N_1 のターン数については 33 T 程度が必要となる。

25 このようにしてターン数が削減されることで、1つあたりの絶縁コンバートランス P I T についての、巻線としての線材のコストが削減さ

れることになる。線材としては例えば $60\mu\phi/150$ 束のリッツ線が選定される。また、ターン数が少なくなる分、巻線工程の時間も短縮され、製造能率の向上にもつながることになる。

第12図に示した第5の実施の形態の電源回路についての変形例について説明しておく。

5 先ず第1例としては、第12図の回路の二次側において破線で括弧で示すようにして、この第5の実施の形態の電源回路としても、先に第6図に示した第2の実施の形態のようにして、絶縁コンバータトランスPITの二次巻線N2に対して、並列共振コンデンサC2を並列に接続して構成する。

10 この場合の並列共振コンデンサC2も、自身のキャパシタンスと二次巻線N2のリーケージインダクタンスL2によって、二次側並列共振回路を形成するものとされる。そして、実際に選定される並列共振コンデンサC2のキャパシタンスの値により、この二次側並列共振回路は、二次側の整流回路の動作を電圧共振形とする電圧共振回路、又は、部分電圧共振動作を得るための部分電圧共振回路として形成される。

20 また、変形例の第2例としては、力率改善回路3として、第12図に示す構成に代えて、第1図に示した回路構成とするものである。この場合、回路構成的には、第1図と同様となるが、絶縁コンバータトランスPIT及び疎結合トランスVFTの結合係数について、先に説明したようにして設定することで、第5の実施の形態としての構成の電源回路が得られることになる。

25 何れの例を採用するにせよ、第5の実施の形態としては、回路全体として所要の結合係数が得られるようにして、力率改善用トランスと絶縁コンバータトランスの結合係数を設定することとし、特に絶縁コンバータトランスについては、疎結合ではないとされる所要の結合係数となる

ように設定することで、負荷変動に応じた直流入力電圧（整流平滑電圧）の変化幅を抑制することとしている。これにより、スイッチング素子、及び直流入力電圧生成用の平滑コンデンサなどについて高耐圧品を選定する必要が無くなり、それだけ、コストダウンや回路基板の小型軽量化を図ることを可能としている。また、これによっても電力変換効率についての低下の抑制、若しくは向上が促進され、さらには、定電圧制御範囲の拡大も図られる。

続いては、第6の実施の形態としての電源回路について説明する。この第6の実施の形態の電源回路は、上記第5の実施の形態としての電源回路の構成を基本としている。

ただし、第5の実施の形態の電源回路が電源回路が、例えば商用交流電源 $AC = 200V$ 系の単レンジで、負荷電力 $P_o = 250W$ 以上の条件に対応しているのに対して、第6の実施の形態としての電源回路は、商用交流電源 $AC = 100V$ 系の単レンジで、負荷電力 $P_o = 250W$ 以上の条件に対応する。

第6の実施の形態の電源回路は、商用交流電源 $AC = 100V$ 系が入力されるのに対応して、整流回路系を含む力率改善回路3としての構成が変更されている。

第17図は、第6の実施の形態としての電源回路の構成例を示している。なお、この図において、第1～第5の実施の形態の電源回路としての構成を示した各図（第1図、第6図、第7図、第11図、第12図等）と同一部分には同一符号を付して説明を省略する。

この図に示す電源回路の力率改善回路3においては、商用交流電源 AC が $100V$ 系であるのに対応して、倍電圧整流回路が備えられる。

25 先ず、整流回路 Di としては低速リカバリ型の整流ダイオード Da 、 D_b から成る。整流ダイオード Da のアノードは商用交流電源 AC の正

極ライン側のコモンモードチョークコイルCMCとフィルタコンデンサCNの接続点に対して接続され、カソードは、平滑コンデンサCi1の正極端子（整流平滑電圧Eiの正極ライン）に対して接続される。

また、整流ダイオードDbのアノードは一次側アースに接続され、カ
5 ソードは、整流ダイオードDaのアノードと接続される。

また、平滑コンデンサは、2本の直列接続した平滑コンデンサCi1
ーCi2を備える。平滑コンデンサCi1の正極端子は、上記したよう
に、整流ダイオードDaのカソードと接続される。平滑コンデンサCi
2の負極端子は一次側アースに接続される。また、平滑コンデンサCi
10 1の負極端子と平滑コンデンサCi2の正極端子の接続点は、商用交流
電源ACの負極ライン側のコモンモードチョークコイルCMCとフィル
タコンデンサCNの接続点に対して接続される。

また、力率改善回路3において、商用交流電源ACの正極ライン側の
コモンモードチョークコイルCMCとフィルタコンデンサCNの接続点
15 と、平滑コンデンサCi1の正極端子（整流平滑電圧Eiの正極ライ
ン）との間には、疎結合トランスVFTの二次巻線N12と高速リカバ
リ型の整流ダイオードD1の直列回路が接続される。この場合、整流ダ
イオードD1は、アノードが二次巻線N12と接続され、カソードが平
滑コンデンサCi1の正極端子と接続される。

20 また、整流ダイオードD1のアノードと、疎結合トランスVFTの二
次巻線N12の接続点に対しては、高速リカバリ型の整流ダイオードD2
のカソードが接続され、アノードは一次側アースと接続される。

このようにして構成される力率改善回路3において、交流入力電圧V
ACが正極性となる期間の整流電流としては、先ず、商用交流電源AC
25 の正極ラインから、整流ダイオードDa→平滑コンデンサCi1→商用
交流電源ACの負極ラインの経路により流れる第1整流電流が得られる。

また、商用交流電源ACの正極ラインから、疎結合トランスVFTの二次巻線N12→整流ダイオードD1→平滑コンデンサCi1→商用交流電源ACの負極ライン→フィルタコンデンサCNの経路により流れる第2整流電流が得られる。

- 5 この場合においても、低速リカバリ型の整流ダイオードDaはスイッチング動作を行わないので、上記第1整流電流は交番波形とは成らない。これに対して、第2整流電流は、疎結合トランスVFTの二次巻線N12に得られる交番電圧によってスイッチング動作する高速リカバリ型の整流ダイオードD1によって断続され、交番波形となって平滑コンデンサCi1に流入する。
- 10

- また、交流入力電圧VACが負極性となる期間では、整流電流は、商用交流電源ACの負極ラインから、平滑コンデンサCi2→整流ダイオードDb→商用交流電源ACの正極ラインの経路により流れる第1整流電流と、商用交流電源ACの負極ライン側から平滑コンデンサCi2→
- 15 整流ダイオードD2→疎結合トランスVFTの二次巻線N12→商用交流電源ACの正極ライン→フィルタコンデンサCNの経路で流れる第2整流電流とに分岐する。

- そして、この場合においても、低速リカバリ型の整流ダイオードDbはスイッチング動作を行わないことで、第1整流電流は交番波形とは成らないのに対して、第2整流電流は、疎結合トランスVFTの二次巻線N12に得られる交番電圧の印加によりスイッチング動作する整流ダイオードD2によって断続され、交番波形となって平滑コンデンサCi2に流入することになる。
- 20

- 従って、この場合においても、交流入力電圧VACが正極性／負極性となる各期間において、整流電流は、整流回路Diの所要の整流ダイオ
- 25

ードを流れる経路と、高速リカバリ型の整流ダイオードD1又はD2を流れる経路とにより、並列的に分岐して流れる経路部分が形成される。

そして、整流ダイオードD1又はD2側の経路で流れる整流電流が、これら整流ダイオードD1又はD2によりスイッチングされることになる。
5 これにより、これまでの説明と同様に、交流入力電流 I_{AC} の導通角は拡大されて力率改善が図られることになる。

また、上記した整流電流経路によると、整流動作としては、交流入力電圧 V_{AC} が正極性の期間において平滑コンデンサ C_{i1} に対する充電が行われ、交流入力電圧 V_{AC} が負極性の期間においては、平滑コンデンサ C_{i2} に対する充電が行われる。従って、この場合にも、平滑コンデンサ $C_{i1}-C_{i2}$ の直列接続回路の両端電圧として、交流入力電圧 V_{AC} の2倍のレベルに対応する整流平滑電圧 E_i を生成する倍電圧整流動作が得られている。
10

ここで、第17図に示す第6の実施の形態の電源回路として、絶縁コンバータトランスPITの一次巻線N1と二次巻線N2側との結合係数について、0.7～0.8程度の結合係数による疎結合の状態を設定した場合の等価回路としては、第20図に示すものとなる。
15

この第20図に示す回路においても、疎結合トランスVFTの一次巻線N11のインダクタンス(L_{N11})は、一次巻線N11における励磁インダクタンス L_{e11} と、リーケージインダクタンス L_{k11} の直列接続として示される。
20

また、絶縁コンバータトランスPITの一次巻線N1のインダクタンス(L_{N1})は、この一次巻線N1における励磁インダクタンス L_{e1} と、リーケージインダクタンス L_{k1} の直列接続として示される。

そして、この場合においても、第17図に示すようにして、絶縁コンバータトランスPITの一次巻線N1と、疎結合トランスVFTの一次
25

巻線N11とは、一次側直列共振回路内において直列接続されている関係にある。

従って、第21図に示す等価回路のように、絶縁コンバータトランスPIT側からみた、一次巻線N1のリーケージインダクタンスは、一次
5 巻線N11におけるリーケージインダクタンス L_{k11} と、一次巻線N1
におけるリーケージインダクタンス L_{k1} の直列接続として表されることになる。つまり、この場合の絶縁コンバータトランスPITの一次巻線N1のリーケージインダクタンスの実際としても、第15図の場合と同様に、

10 $L_{k11} + L_{k1}$

として表され、結果として、電源回路全体として見た場合の一次側と二次側の結合係数も、0.8以下となる。

そこで、この第6の実施の形態の電源回路としても、絶縁コンバータトランスPIT単体で、0.90以上の結合係数が得られるように構成
15 することとする。このための絶縁コンバータトランスPITの構造は、例えば第13図に示したものとなることから、ここでの説明は省略する。

このようにして、絶縁コンバータトランスPITの結合係数を0.90以上に設定した場合における、第17図の電源回路の等価回路は、第21図に示すものとなる。

20 この図に示すようにして、絶縁コンバータトランスPITの一次巻線N1と疎結合トランスVFTの一次巻線N11との直列接続回路の部位については、絶縁コンバータトランスPITの一次巻線N1の励磁インダクタンス L_{e1} と、疎結合トランスVFTの一次巻線N11の励磁インダクタンス L_{e11} との間に、1つのリーケージインダクタンス成分（ $L_{k11} + L_{k1}$ ）が直列に接続されるものとしてみることができる。
25

そして、上記第 2 1 図に示す等価回路により示されることを前提として、絶縁コンバータトランス P I T の実際としては、例えば

EE R - 4 0 コア

ギャップ長 = 0.4mm

5 一次巻線 N1 = 2 2 T

二次巻線 N2 : センタータップを分割位置として 1 4 T + 1 4 T とすることで、0.93 の結合係数とした。これにより、

絶縁コンバータトランス P I T の一次巻線 N1 のインダクタンス $L_{N1} = 319 \mu H$

10 絶縁コンバータトランス P I T の一次巻線 N1 のリーケージインダクタンス $L_{K1} = 49 \mu H$

絶縁コンバータトランス P I T の二次巻線 N2 のインダクタンス $L_{N2} = 111 \mu H$

15 絶縁コンバータトランス P I T の二次巻線 N2 のリーケージインダクタンス $L_{K2} = 17 \mu H$

という各インダクタンス値が得られた。また、疎結合トランス V F T は、結合係として約 0.8 とするのにあたり、実際には、EE - 2 8 フェライトコア、1.5mm のギャップ長として、結合係数は 0.75 を得た。これにより、

20 疎結合トランス V F T の一次巻線 N11 のインダクタンス $L_{N11} = 95 \mu H$

疎結合トランス V F T の二次巻線 N12 のインダクタンス $L_{N12} = 43 \mu H$

という各インダクタンス値が得られた。

そしてこの結果、第 17 図に示す構成の電源回路として、第 21 図の等価回路として示される回路全体の結合係数は、0.84 となり、0.80 よりも大きな結合係数が得られることとなっている。

第 22 図は、上記のようにして、第 21 図の等価回路として 0.84
5 の結合係数を有する、第 17 図の電源回路についての実験結果として、交流入力電圧 $V_{AC} = 100\text{ V}$ 時で、負荷電力 $P_o = 0\text{ W} \sim 250\text{ W}$ の変動に対する、AC/DC 電力変換効率 ($\eta_{AC/DC}$)、力率 P_F 、及び整流平滑電圧 E_i の変化を示している。なお、この図に示す実験結果を得るのにあたっては、一次側直列共振コンデンサ C_1 については、0.02
10 μF を選定している。

第 22 図によると、この場合にも、整流平滑電圧 E_i のレベルは、負荷電力 $P_o = 0\text{ W} \sim 250\text{ W}$ の変動に対して $270\text{ V} \sim 312\text{ V}$ で 42
V の変動範囲となっている。この実験結果は、商用交流電源 $AC = 100\text{ V}$ 系で、負荷電力 $P_o = 250\text{ W}$ 以上に対応する倍電圧整流回路を備
15 える複合共振形コンバータとして、直流入力電圧レベルの変動幅が充分に抑制されていることを示している。

また、この図に示される AC/DC 電力変換効率の特性としても、軽負荷とされる負荷変動範囲における曲線の変化は緩やかなものとなっており、軽負荷とされる負荷条件での電力変換効率の低下が抑制されている
20 ことを示す。

また、力率としては、負荷電力 $P_o = 15\text{ W} \sim 250\text{ W}$ の範囲で $P_F > 0.75$ を維持しており、電源高調波歪み規制をクリアする。

このような特性からも分かるように、第 6 の実施の形態の電源回路としても、平滑コンデンサ C_i 、スイッチング素子 (Q_1 , Q_2)、及び
25 一次側直列共振コンデンサ C_1 等についての耐圧を高いものとする必要がなくなり、回路基板の小型軽量化及び低コスト化が図られる。

また、軽負荷の条件における AC/DC 電力変換効率の低下も抑制されている。また、軽負荷の条件での直流入力電圧の上昇が抑制されることで、スイッチング周波数制御による定電圧化のための制御範囲が拡大して、二次側直流出力電圧の安定化制御に際しての最大負荷と軽負荷の間
5 での過渡応答特性も改善される。

続いては、第 6 の実施の形態としての電源回路についての変形例として 2 例を挙げておくこととする。

第 18 図に第 1 例としての変形例の構成を示す。

この第 1 例の変形例としては、まず、絶縁コンバータトランス P I T
10 の二次巻線 N2 に対して、並列共振コンデンサ C2 を並列に接続することで、二次側の整流回路の動作を電圧共振形とする電圧共振回路、又は、部分電圧共振動作を得るための部分電圧共振回路としての二次側並列共振回路を形成することとしている。

また、力率改善回路 3 内においては、先の第 17 図において、低速リ
15 カバリ型の整流ダイオード D a, D b を備えて形成されていた整流回路 D i を省略している。この回路構成の場合、交流入力電圧 V A C が正の期間の整流電流の全ての成分は、高速リカバリ型の整流ダイオード D 1 によりスイッチングされ、交流入力電圧 V A C が負の期間の整流電流の全ての成分は、高速リカバリ型の整流ダイオード D 2 によりスイッチ
20 グされて交番波形となる。

また、第 19 図に、第 2 例としての変形例の構成を示す。

この図に示す力率改善回路 3 としても、第 18 図と同様にして、2 本の高速リカバリ型の整流ダイオード D 1, D 2 と、2 本の平滑コンデンサ C i 1, C i 2 を備えるが、その接続形態が異なっている。

25 この場合には、商用交流電源 A C の正極ライン側のコモンモードチョークコイル C M C とフィルタコンデンサ C N の接続点に対して、平滑コ

ンデンサ C_{i2} の負極端子が接続される。平滑コンデンサ C_{i2} の正極端子は、疎結合トランス VFT の二次巻線 $N12$ の直列接続を介して、整流ダイオード $D1$ のアノードと、整流ダイオード $D2$ のカソードとの接続点に対して接続される。

- 5 整流ダイオード $D1$ のカソードは平滑コンデンサ C_{i1} の正極端子と接続され、整流ダイオード $D2$ のアノードは、商用交流電源 AC の負極ライン側のコモンモードチョークコイル CMC とフィルタコンデンサ C_N の接続点に対して接続される。

- また、この場合には、商用交流電源 AC の負極ライン側のコモンモードチョークコイル CMC とフィルタコンデンサ C_N の接続点は、一次側アースと接続されることでアース電位となっており、平滑コンデンサ C_{i2} の負極端子は一次側アースと接続されるようになっている。
- 10 ドチョークコイル CMC とフィルタコンデンサ C_N の接続点は、一次側アースと接続されることでアース電位となっており、平滑コンデンサ C_{i2} の負極端子は一次側アースと接続されるようになっている。

- そして、後段のスイッチング素子 $Q1$ 、 $Q2$ の直列接続回路は、平滑コンデンサ C_{i1} に対して並列に接続される。つまり、この場合の直流
- 15 入力電圧（整流平滑電圧 E_i ）は、平滑コンデンサ C_{i1} の両端電圧として得られる。

このような構成における力率改善回路 3 の動作は次のようになる。

- 先ず、交流入力電圧 V_{AC} が負極性となる期間においては、整流電流は、商用交流電源 AC の負極ラインから、整流ダイオード $D2$ → 疎結合
- 20 トランス VFT の二次巻線 $N12$ → 平滑コンデンサ C_{i2} → 商用交流電源 AC の負極ラインの経路で流れる。

- 上記した整流電流経路によって整流電流が流れることによって、平滑コンデンサ C_{i2} に対して充電が行われることになるが、これにより、平滑コンデンサ C_{i2} の両端電圧としては、交流入力電圧 V_{AC} の等倍
- 25 に対応するレベルの電位が得られることになる。

また、この際、整流ダイオードD2では、疎結合トランスVFTの二次巻線N12に励起された交番電圧が印加されることで、整流電流をスイッチングして断続する動作を行い、これにより、整流電流はスイッチング周期の交番波形となる。なお、このスイッチング周期の高周波成分は、上記した整流電流経路内において、フィルタコンデンサCNを流れるようにして吸収される。

そして、次の交流入力電圧VACが負極性となる期間においては、整流電流は、商用交流電源ACの正極ラインから、平滑コンデンサCi2→疎結合トランスVFTの二次巻線N12→整流ダイオードD1→平滑コンデンサCi1→商用交流電源ACの負極ライン（一次側アース）の経路で流れることになる。

上記した整流電流経路によって整流電流が流れることによって、交流入力電圧VACのレベルに対して、平滑コンデンサCi2の両端に得られている電位が重畳されるようにして、平滑コンデンサCi1への充電が行われることになる。これによって、平滑コンデンサCi1の両端電圧としては、交流入力電圧VACの2倍に対応するレベルの整流平滑電圧Eiが得られることになる。つまり、倍電圧整流動作が得られているものである。

また、上記した整流電流経路においては、疎結合トランスVFTの二次巻線N12に励起された交番電圧が整流ダイオードD1に印加されることになり、整流ダイオードD1では、整流電流をスイッチングする動作が得られることになる。

従って、この場合にも、交流入力電圧VACが正／負の各期間において、疎結合トランスVFTにより電圧帰還されるスイッチング出力によって、整流電流がスイッチングされることになる。つまり、力率改善動作が得られているものである。

なお、変形例として第 18 図に示した二次側並列共振回路は、例えば、第 17 図又は第 19 図に示した力率改善回路 3 としての構成を採る、第 6 の実施の形態としての各電源回路に対して設けられてよいものである。つまり、二次側並列共振回路は、力率改善回路 3 の構成に限定されること
5 となく付加することができる。

続いては、第 7 の実施の形態としての電源回路について説明する。この第 7 の実施の形態の電源回路は、商用交流電源 $AC = 100V$ 系と $AC = 200V$ 系とに対応する、いわゆるワイドレンジ対応の電源回路とされる。また、負荷電力 $P_o = 250W$ 以上に対応する点では、第 5 及び第 6 の実施の形態の電源回路と同様となる。
10

第 23 図は、第 7 の実施の形態としての電源回路の構成例を示している。なお、この図において、第 1 ～ 第 5 の実施の形態の電源回路としての構成を示した各図と同一部分には同一符号を付して説明を省略する。

この図に示す力率改善回路 3 においては、先ず、先に第 12 図に示した第 5 の実施の形態の電源回路の力率改善 3 と同様の接続態様によって、1 本のフィルタコンデンサ C_N と、低速リカバリ型の整流ダイオード $D_a \sim D_d$ より成るブリッジ整流回路 D_i 、及び 2 本の高速リカバリ型の整流ダイオード D_1 , D_2 が接続される。
15

そしてこの場合においては、整流平滑電圧 E_i (直流入力電圧) を生成する平滑コンデンサとしては 2 本の平滑コンデンサ C_{i1} , C_{i2} が備えられる。これら平滑コンデンサ C_{i1} , C_{i2} は、図示するように直列接続したうえで、平滑コンデンサ C_{i1} の正極端子を整流平滑電圧 E_i のブリッジ整流回路 D_i の正極出力端子と高速リカバリ型の整流ダイオード D_1 の接続点に対して接続し、平滑コンデンサ C_{i2} の負極端子を一次側アースに対して接続するようにされる。
20
25

また、直列接続される平滑コンデンサ C_{i1} の負極端子と平滑コンデンサ C_{i2} の正極端子の接続点は、スイッチ S を介して、商用交流電源 AC の負極ライン側におけるコモンモードチョークコイル CMC とフィルタコンデンサ C_N の接続点に対して接続される。

- 5 スイッチ S は、 $AC\ 100\text{V}$ 系に対応する交流入力電圧 $V_{AC} = 150\text{V}$ 未満が入力されているときにオンとなり、 $AC\ 200\text{V}$ 系に対応する交流入力電圧 $V_{AC} = 150\text{V}$ 以上が入力されているときにオフとなるように切り換えが行われる。このようなスイッチ S の切り換え制御のための回路部は、第 23 図においては図示していないが、例えばスイッチ
- 10 スイッチ S についてはリレースイッチを用いることとする。そして、交流入力電圧 V_{AC} のレベルを検出して、その検出結果に応じて電磁リレーを駆動することで、上記スイッチ S を切り換えるように構成された回路部を設けるようにすればよい。

- 上記のようにして構成される整流回路系を備える力率改善回路 3 の動作は次のようになる。
- 15

まず、商用交流電源 $AC = 100\text{V}$ 系に対応して 150V 未満の交流入力電圧 V_{AC} が入力されてスイッチ S がオンとなっている場合には、次のようにして倍電圧整流回路が形成される。

- つまり、交流入力電圧 V_{AC} が正極性のときには、商用交流電源 AC の正極ライン→整流ダイオード D_a →平滑コンデンサ C_{i1} →スイッチ S →商用交流電源 AC の負極ラインの経路第 1 整流電流が流れ、商用交流電源 AC の正極ラインから疎結合トランス VFT の二次巻線 $N12$ →整流ダイオード $D1$ →平滑コンデンサ C_{i1} →スイッチ S →商用交流電源 AC の負極ライン→フィルタコンデンサ C_N の経路で第 2 整流電流が
- 20
- 25 流れる。

そして、上記第 1 整流電流及び第 2 整流電流によって平滑コンデンサ C_{i1} に対する充電が行われることで、平滑コンデンサ C_{i1} の両端電圧としては、交流入力電圧 V_{AC} の等倍に対応するレベルの直流電圧が得られることになる。

- 5 また、第 2 整流電流が流れる整流電流経路においては、高速リカバリ型の整流ダイオード $D1$ が、疎結合トランス VFT の二次巻線 $N12$ に励起された交番電圧によって、第 2 整流電流をスイッチングする動作が得られる。つまり、第 2 整流電流としては交番波形となる。

- 10 また、交流入力電圧 V_{AC} が負極性のときには、整流電流は、商用交流電源 AC の負極ライン→→スイッチ S →平滑コンデンサ C_{i2} →整流ダイオード D_b →商用交流電源 AC の正極ラインの経路で第 1 整流電流が流れ、商用交流電源 AC の負極ラインからスイッチ S を介して、平滑コンデンサ C_{i2} →整流ダイオード $D2$ →疎結合トランス VFT の二次巻線 $N12$ →商用交流電源 AC の正極ライン→フィルタコンデンサ C_N の
15 経路で第 2 整流電流が流れる。

そして、上記第 1 整流電流及び第 2 整流電流によって平滑コンデンサ C_{i2} に対する充電が行われることで、平滑コンデンサ C_{i2} の両端電圧としても、交流入力電圧 V_{AC} の等倍に対応するレベルの直流電圧が得られる。

- 20 この結果、平滑コンデンサ $C_{i1} - C_{i2}$ の直列接続回路の両端電圧としては、交流入力電圧 V_{AC} の 2 倍に対応するレベルの直流電圧である、整流平滑電圧 E_i が得られることになる。つまり、倍電圧整流動作が得られている。

- 25 また、交流入力電圧 V_{AC} が負極性となる期間においても、第 2 整流電流が流れる整流電流経路においては、高速リカバリ型の整流ダイオード $D2$ が、疎結合トランス VFT の二次巻線 $N12$ に励起された交番電

圧によって、第2整流電流をスイッチングするので、第2整流電流としては交番波形となる。

従って、交流入力電圧 V_{AC} が正／負の両期間において、第2整流電流は、高速リカバリ型の整流ダイオード $D1$ 又は $D2$ によってスイッチングされて交番波形となって流れるようにされる。このようにして整流電流成分が交番波形とされる結果、これまで説明したように、交流入力電流 I_{AC} の導通角が拡大されて力率改善が図られることになる。

また、商用交流電源 $AC = 200V$ 系に対応して $150V$ 以上の交流入力電圧 V_{AC} が入力された場合、スイッチ S はオフとなる。スイッチ S がオフとなる場合の力率改善回路3の回路構成としては、先に第12図に示した第5の実施の形態の電源回路の力率改善回路3と同様となる。つまり、この場合においては、平滑コンデンサ $C_{i1} - C_{i2}$ の直列接続回路に対して、全波整流動作による整流電流の充電が行われる。これにより、平滑コンデンサ $C_{i1} - C_{i2}$ の直列接続回路の両端電圧として、交流入力電圧 V_{AC} の等倍に対応するレベルの整流平滑電圧 E_i （直流入力電圧）が得られる。

また、この場合においても、先に第12図により説明したようにして、交流入力電圧 V_{AC} が正／負の両期間において第2整流電流を、高速リカバリ型の整流ダイオード $D1$ 、 $D2$ によりスイッチングする動作が得られ、これにより、力率改善が図られる。

この第23図に示す第7の実施の形態の電源回路として、絶縁コンバータトランス PIT の一次巻線 $N1$ と二次巻線 $N2$ 側との結合係数について、 $0.7 \sim 0.8$ 程度の結合係数による疎結合の状態を設定した場合の等価回路としては、先に説明した第20図に示すものとなる。従って、この場合の絶縁コンバータトランス PIT の一次巻線 $N1$ のリーケージインダクタンスの実際としても、

$$L_{k11} + L_{k1}$$

として表され、結果として、電源回路全体として見た場合の一次側と二次側の結合係数も、0.8以下となる。

このため、第7の実施の形態の電源回路としても、例えば先に第13図により説明したようにして、絶縁コンバータトランスPIT単体で、0.90以上の結合係数が得られるように構成するようにされる。

そして、絶縁コンバータトランスPITの結合係数を0.90以上に設定した場合における、第23図の電源回路の等価回路は、第21図に示すものとなる。

従って、第23図に示す電源回路についても、絶縁コンバータトランスPITの一次巻線N1と疎結合トランスVFTの一次巻線N11との直列接続回路の部位については、絶縁コンバータトランスPITの一次巻線N1の励磁インダクタンス L_{e1} と、疎結合トランスVFTの一次巻線N11の励磁インダクタンス L_{e11} との間に、1つのリーケージインダクタンス成分($L_{k11} + L_{K1}$)が直列に接続されるものとしてみることができる。

そして、上記第21図に示す等価回路により示されることを前提として、この第7の実施の形態の電源回路における絶縁コンバータトランスPITの実際としては、先の第6の実施の形態と同様に構成することで、0.93の結合係数とした。これにより、絶縁コンバータトランスPITの一次巻線N1のインダクタンス L_{N1} 、リーケージインダクタンス L_{K1} 、二次巻線N2のインダクタンス L_{N2} 、リーケージインダクタンス L_{K2} についても、第6の実施の形態において記述したのと同じ値が得られる。

また、疎結合トランスVFTとしても、第6の実施の形態の場合と同様の実際の構成とすることで、0.75の結合係数を得た。また、疎結

合トランスVFTの一次巻線N11のインダクタンスLN11、二次巻線N12のインダクタンスLN12についても、第6の実施の形態と同じ値を得た。

そしてこの結果、第23図に示す構成の電源回路として、第21図の等価回路として示される回路全体の結合係数は、0.84となり、0.80よりも大きな結合係数が得られることとなっている。

第25図及び第26図は、第21図の等価回路として0.84の結合係数を有する、第17図の電源回路についての実験結果として、負荷電力 $P_o = 0\text{ W} \sim 250\text{ W}$ の変動に対する、AC/DC電力変換効率(η AC/DC)、力率PF、及び整流平滑電圧 E_i の変化を示している。第25図は、交流入力電圧 $V_{AC} = 100\text{ V}$ 時(AC100V系時)の特性を示し、第26図は、交流入力電圧 $V_{AC} = 230\text{ V}$ 時(AC200V系時)の特性を示している。また、この図に示す実験結果を得るのにあたっては、一次側直列共振コンデンサC1については、 $0.022\text{ }\mu\text{ F}$ を選定している。

第25図及び第26図によると、整流平滑電圧 E_i のレベルは、負荷電力 $P_o = 0\text{ W} \sim 250\text{ W}$ の変動に対して、交流入力電圧 $V_{AC} = 100\text{ V}$ 時では46V、交流入力電圧 $V_{AC} = 230\text{ V}$ 時では19Vの変動範囲となっている。この実験結果としても、AC100V系時、AC200V系時とで共に、負荷電力 $P_o = 250\text{ W}$ 以上に対応する複合共振形コンバータとして、直流入力電圧レベルの変動幅が十分に抑制されていることを示している。

また、これらの図に示されるAC/DC電力変換効率の特性としても、軽負荷とされる負荷変動範囲における曲線の変化は緩やかなものとなっており、軽負荷とされる負荷条件での電力変換効率の低下の抑制、或いは電力変換効率の向上が図られていることを示す。

また、力率としては、交流入力電圧 $V_{AC} = 100\text{ V}$ 時では、負荷電力 $P_o = 15\text{ W} \sim 250\text{ W}$ の範囲で $P_F > 0.80$ を維持しており、交流入力電圧 $V_{AC} = 230\text{ V}$ 時では、負荷電力 $P_o = 100\text{ W} \sim 250\text{ W}$ の範囲で $P_F > 0.75$ を維持しており、何れの交流入力電圧 V_{AC} の入力条件の場合にも電源高調波歪み規制をクリアする。

このような特性が得られることで、第7の実施の形態の電源回路についても、先に説明した第5、第6の各実施の形態と同様の効果が得られることになる。

第24図は、第7の実施の形態としての電源回路の変形例について示している。なお、この図において、第23図と同一部分には同一符号を付して説明を省略する。

まず、この図に示す回路の力率改善回路3においては、第23図に示されていた高速リカバリ型の整流ダイオード D_1 、 D_2 が削除されている。かわりに、この場合にはブリッジ整流回路 D_i を形成する整流ダイオード $D_a \sim D_d$ について高速リカバリ型が選定される。

また、この場合の平滑コンデンサ $C_{i1} - C_{i2}$ の接続点は、リレースイッチ S_1 の端子 t_2 と接続される。

リレースイッチ S_1 は、いわゆる2接点のスイッチであり、後述する電磁リレー RL により、端子 t_1 が端子 t_2 、 t_3 の何れかに対して択一的に接続されるようにして切り換えが行われる。

この場合、疎結合トランス VFT の二次巻線 N_{12} の一端は、整流平滑電圧 E_i (直流入力電圧) の正極ラインに対して接続される。他端は、商用交流電源 AC の正極ラインと、ブリッジ整流回路 D_i の正極入力端子に対して接続される。

また、この場合の疎結合トランス VFT の一次巻線 N_{11} は、タップを介して巻線部 N_{11A} 、 N_{11B} に分割されるようにして形成される。巻

線部N11Aの端部は、直列共振コンデンサC1を介してスイッチング出力点に対して接続される。また、巻線部N11A、N11Bの接続点はリレースイッチS2の端子t2と接続される。巻線部N11Bの端部は、リレースイッチS2の端子t3と接続される。

- 5 リレースイッチS2も2接点のスイッチであり、電磁リレーRLによって、端子t1が端子t2、t3の何れかに対して択一的に接続されるようにして切り換えられる。

- この図では、リレーRLを駆動するための回路部として、整流回路切換モジュール5が備えられる。この場合の整流回路切換モジュール5の
10 端子T14に対しては、ダイオードD10及びコンデンサC10から成る半波整流回路により得られる直流電圧が検出電圧として入力される。この半波整流回路(D10、C10)は、商用交流電源ACを入力して整流動作を行うようにされているので、整流回路切換モジュール5では交流入力電圧VACのレベルを検出することになる。

- 15 また、整流回路切換モジュール5の端子T12、T13間に対して、電磁リレーが接続されている。整流回路切換モジュール5では、端子T12、T13間に流すべき電流のオン／オフをコントロールすることで、電磁リレーRLを駆動し、リレースイッチS1、S2の切り換えを行うようにされる。

- 20 ここで、整流回路切換モジュール5では、交流入力電圧VACの検出レベルが150V未満(AC100V系時)である場合には、リレースイッチS1、S2について、端子t1-t2が接続されるように電磁リレーRLを駆動する。

- 25 先ず、リレースイッチS1において端子t1-t2が接続されることによつては、力率改善回路3において、倍電圧整流回路が形成されることになる。

- つまり、交流入力電圧 V_{AC} が正極性となる期間では、商用交流電源 AC の正極ライン→整流ダイオード D_a →平滑コンデンサ C_{i1} →（リレースイッチ S_1 ）→商用交流電源 AC の負極ライン（フィルタコンデンサ C_N ）の経路による整流電流が流れる。また、このときには、商用
- 5 交流電源 AC の正極ライン→疎結合トランス VFT の二次巻線 N_{12} →平滑コンデンサ C_{i1} →（リレースイッチ S_1 ）→商用交流電源 AC の負極ライン（フィルタコンデンサ C_N ）の経路によっても電流が流れる。

- このようにして、上記整流電流によって平滑コンデンサ C_{i1} への充電が行われることで、平滑コンデンサ C_{i1} の両端電圧としては、交流
- 10 入力電圧 V_{AC} の等倍レベルの直流電圧が得られる。

また、上記のようにして疎結合トランス VFT の二次巻線 N_{12} が挿入されていることで、この整流電流経路にはスイッチング周期の交番電圧が重畳され、第1整流電流は、高速リカバリ型の整流ダイオード D_a によりスイッチングされて交番波形となる。

- 15 また、交流入力電圧 V_{AC} が負極性となる期間では、商用交流電源 AC の負極ライン→（リレースイッチ S_1 ）→平滑コンデンサ C_{i2} →整流ダイオード D_c →商用交流電源 AC の正極ライン（フィルタコンデンサ C_N ）の経路による整流電流が流れる。

- このときには、整流電流によって平滑コンデンサ C_{i2} への充電が行
- 20 われることで、平滑コンデンサ C_{i2} の両端電圧としても、交流入力電圧 V_{AC} の等倍レベルの直流電圧が得られる。これにより、直列接続された平滑コンデンサ $C_{i1}-C_{i2}$ の両端電圧としては、交流入力電圧 V_{AC} の2倍に対応するレベルの直流電圧である整流平滑電圧 E_i （直流入力電圧）が得られることになる。つまり、倍電圧整流動作が得られ
- 25 ているものである。

また、疎結合トランスVFTの二次巻線N12は、整流ダイオードDcのカソード側と接続されており、従って、上記の経路で流れる整流電流は、高速リカバリ型の整流ダイオードDcによりスイッチングされて交番波形となる。

- 5 また、リレースイッチS2側において、端子t1-t2が接続されることによって、疎結合トランスVFTの一次巻線N11として、巻線部N11Aのみが有効とされることになる。

- 続いて、交流入力電圧VACの検出レベルが150V以上(AC200V系時)である場合には、整流回路切換モジュール5では、リレー
10 スwitchS1, S2について、端子t1-t3が接続されるように電磁リレーRLを駆動する。

- リレースイッチS1にて端子t1-t3が接続される場合、端子t2はオープンとなっているから、平滑コンデンサCi1-Ci2の接続点と、商用交流電源ACの負極ラインは接続されないことになって、整流
15 回路としては全波整流回路が形成される。

- つまり、交流入力電圧VACが正極性の場合には、商用交流電源ACの正極ライン→平滑コンデンサCi1-Ci2→整流ダイオードDd→商用交流電源ACの負極ライン(フィルタコンデンサCN)の経路により整流電流が流れる。また、この際には、分岐して、商用交流電源ACの
20 正極ラインから疎結合トランスVFTの二次巻線N12を介しても、平滑コンデンサCi1-Ci2への充電電流が流れる。

- また、交流入力電圧VACが負極性の場合には、商用交流電源ACの負極ライン→整流ダイオードDb→平滑コンデンサCi1-Ci2→整流ダイオードDc→商用交流電源ACの正極ライン(フィルタコンデンサ
25 CN)の経路で整流電流が流れる。

このようにして、交流入力電圧 V_{AC} が正／負の各期間において、直列接続された平滑コンデンサ $C_{i1} - C_{i2}$ に対して整流電流が充電されることとなるので、平滑コンデンサ $C_{i1} - C_{i2}$ の両端電圧としては、交流入力電圧 V_{AC} の等倍に対応するレベルの整流平滑電圧 E_i

- 5 (直流入力電圧) が得られることになる。つまり、全波整流動作が得られているものである。

またリレースイッチ S_2 側において、端子 $t_1 - t_3$ が接続されることによっては、疎結合トランス VFT の一次巻線 N_{11} として、巻線部 $N_{11A} - N_{11B}$ の直列接続が有効とされることになる。

- 10 これまでの説明から、第 24 図に示す電源回路としても、第 23 図に示した電源回路と同様にして、整流平滑電圧 E_i を生成する整流回路系としては、 $AC\ 100\ V$ 系時では倍電圧整流動作となり、 $AC\ 200\ V$ 系時では全波整流動作となるようにして切り換えが行われる構成を採ることで、ワイドレンジ対応としていることが分かる。

- 15 また、 $AC\ 100\ V$ 系時と $AC\ 200\ V$ 系時のいずれにおいても、交流入力電圧 V_{AC} が正／負となる各期間において、ブリッジ整流回路 D_i を形成する整流ダイオード $D_a \sim D_d$ の何れかによって整流電流をスイッチングしていることから、力率改善動作も得られていることになる。

- また、第 24 図に示す回路においては、疎結合トランス VFT の一次
20 巻線 N_{11} について、交流入力電圧 V_{AC} が $150\ V$ 未満 ($AC\ 100\ V$ 系時) とされる場合には、巻線部 N_{11A} のみが有効となり、交流入力電圧 V_{AC} が $150\ V$ 以上 ($AC\ 200\ V$ 系時) となる場合には、巻線部 $N_{11A} - N_{11B}$ の直列接続が有効となるように切り換えが行われることになる。つまり、 $AC\ 200\ V$ 系時には、 $AC\ 100\ V$ 系時よりも、疎
25 結合トランス VFT の一次巻線 N_{11} の巻線数が増加するようにして切り換えが行われるようにされる。

疎結合トランスVFTの一次巻線N11の巻線数が増えれば、二次巻線N12との巻線比が増えることになって、二次巻線N12に励起されて整流電流経路に帰還されるべき交番電圧レベルも増えることになる。

- 5 この結果、本実施の形態では、例えばAC100V系時において、負荷電力 $P_o = 250\text{W}$ 程度の条件のもとで、力率について、0.75程度となるようにされ、電力変換効率が向上されることになる。

- また、例えばこれまで説明してきた各実施の形態としての電源回路のようにして、疎結合トランスVFTによりスイッチング出力を整流電流
10 経路に電圧帰還して力率改善を図る構成では、直流入力電圧（整流平滑電圧） E_i に高周波成分のリプル電圧が重畳することがわかっている。

- そこで、第24図に示す回路では、一次巻線N1の一端を、疎結合トランスVFTの一次巻線N11から一次側直列共振コンデンサC1を介して、スイッチング出力点に対して接続する一方で、他方の一次巻線N
15 1の端部を平滑コンデンサC_{i1}の正極端子に接続することとしている。つまり、一次側直列共振回路の一端を、一次側アースに接地させるのではなく、整流平滑電圧 E_i の正極ラインに接続する構成としている。

- このような構成とした場合には、例えば、疎結合トランスVFTの一次巻線N11に流れる一次側共振電流と、疎結合トランスVFTの二次
20 巻線N12に流れる交番波形の整流電流とについて逆位相となるように設定することができる。

- このようにして、一次巻線N1の一方の端部が平滑コンデンサC_{i1}の正極端子に対して接続された上で、一次側共振電流と力率改善回路3内に流れる電流とが逆位相とされることで、スイッチング出力としての
25 一次側共振電流の高周波成分は、力率改善回路3において電圧帰還される逆位相のスイッチング出力成分により打ち消し合うようになる。

そして、この結果、直流入力電圧 E_i のリップル電圧成分が抑制されることになる。

なお、上記のように一次側共振電流と力率改善回路 3 内に流れる電流とを逆位相とする設定は、例えば疎結合トランス VFT の各巻線 (N11、N12) の巻き方向により行うことが可能である。

また、この他にも、例えば疎結合トランス VFT の各巻線 (N11、N12) と、絶縁コンバータトランス PIT の各巻線 (N1、N2) の巻き方向との相対関係により設定することも可能である。

また、第 24 図に示す電源回路においても、絶縁コンバータトランス PIT の二次巻線 N2 に対して、並列共振コンデンサ C2 を並列に接続することで、二次側の整流回路の動作を電圧共振形とする電圧共振回路、又は、部分電圧共振動作を得るための部分電圧共振回路としての二次側並列共振回路を形成している。

なお、この第 7 の実施の形態としても、二次側並列共振回路は、例えば、第 23 図に示した回路構成に対して付加されてもよいものである。

また、本発明としては、これまでに説明した電源回路の構成に限定されるものではない。

例えばスイッチング素子としては、例えば IGBT (Insulated Gate Bipolar Transistor) など、他励式に使用可能な素子であれば、MOS-FET 以外の素子が採用されて構わない。また、先に説明した各部品素子の定数なども、実際の条件等に応じて変更されて構わない。

また、本発明としては、自励式でハーフブリッジ結合方式による電流共振形コンバータを備えて構成することも可能とされる。この場合には、スイッチング素子として例えばバイポーラトランジスタを選定することができる。

さらには、例えば絶縁コンバータトランス P I T の二次側において二次側直流出力電圧を生成するための回路構成としても、適宜変更されて構わない。

- また、力率改善回路 3 の構成としても、上記各実施の形態として示したものの以外に限定されるものではなく、これまでに本出願人が提案してきた各種の電圧帰還方式による回路構成のうちから、適用可能なものを採用してよい。
- 5

請求の範囲

1. 交流入力電圧を整流する整流素子、及び該整流素子により整流された電圧を平滑する平滑コンデンサを備えて整流平滑電圧を生成する整流平滑手段と、

上記整流平滑手段により生成される整流平滑電圧の供給を受けてスイッチング動作を行い、ハーフブリッジ結合された2つのスイッチング素子を備えて形成されるスイッチング手段と、

- 上記2つのスイッチング素子を交互オン／オフするようにしてスイッチング駆動するスイッチング駆動手段と、

- 上記スイッチング手段のスイッチング動作により得られるスイッチング出力が供給される一次巻線と、該一次巻線に得られたスイッチング出力としての交番電圧が励起される二次巻線とを少なくとも巻装するとともに、所要の結合係数による疎結合とされる状態が得られるように、所定長のギャップを形成して形成される絶縁コンバータトランスと、

- 少なくとも、上記一次巻線の漏洩インダクタンス成分と上記一次巻線に直列接続された一次側直列共振コンデンサのキャパシタンスとによって形成され、上記スイッチング手段からのスイッチング出力の供給を受けて上記スイッチング手段の動作を電流共振形とする一次側直列共振回路と、

上記二次巻線に得られる交番電圧を入力して、整流動作を行うことで二次側直流出力電圧を生成するように構成された直流出力電圧生成手段と、

- 上記二次側直流出力電圧のレベルに応じて上記スイッチング駆動手段を制御して、上記スイッチング手段のスイッチング周波数を可変するこ

とで、上記二次側直流出力電圧に対する定電圧制御を行うように構成された定電圧制御手段を備えるスイッチング電源回路において、

- 上記一次側直列共振回路に対して直列に挿入される力率改善用一次巻線と、上記整流平滑手段として形成される整流電流経路に挿入される力率改善用二次巻線とを巻装する力率改善用トランスをさらに備え、
- 5

上記整流平滑手段の整流素子は、上記力率改善用一次巻線によって上記力率改善用二次巻線に励起される交番電圧に基づいてスイッチング動作を行う、

ことを特徴とするスイッチング電源回路。

- 10 2. 上記整流平滑手段は、

上記交流入力電圧が正の期間において整流素子により交流入力電圧を整流した電圧を平滑化する平滑コンデンサと、上記交流入力電圧が負の期間において整流素子により交流入力電圧を整流した電圧を平滑化する平滑コンデンサとの2つの平滑コンデンサを備え、

- 15 上記2つの平滑コンデンサの両端電圧を積み上げるようにして得られる電圧が上記整流平滑電圧となるようにして形成される倍電圧整流平滑手段である、

ことを特徴とする請求の範囲第1項に記載のスイッチング電源回路。

3. 交流入力電圧が正／負の各期間においてそれぞれ整流を行う複数の低周波整流素子、及び該低周波整流素子により整流された電圧を平滑する平滑コンデンサを有する整流平滑手段と、
- 20

上記整流平滑手段により生成される整流平滑電圧の供給を受けてスイッチング動作を行い、ハーフブリッジ結合された2つのスイッチング素子を備えて形成されるスイッチング手段と、

- 25 上記2つのスイッチング素子を交互オン／オフするようにしてスイッチング駆動するスイッチング駆動手段と、

上記スイッチング手段のスイッチング動作により得られるスイッチング出力が供給される一次巻線と、該一次巻線に得られたスイッチング出力としての交番電圧が励起される二次巻線とを少なくとも巻装するとともに、所要の結合係数による疎結合とされる状態が得られるように、所
5 定長のギャップを形成して形成される絶縁コンバータトランスと、

少なくとも、上記一次巻線の漏洩インダクタンス成分と上記一次巻線に直列接続された一次側直列共振コンデンサのキャパシタンスとによって形成され、上記スイッチング手段からのスイッチング出力の供給を受けて上記スイッチング手段の動作を電流共振形とする一次側直列共振回路と、
10 路と、

上記二次巻線に得られる交番電圧を入力して、整流動作を行うことで二次側直流出力電圧を生成するように構成された直流出力電圧生成手段と、

上記二次側直流出力電圧のレベルに応じて上記スイッチング駆動手段を制御して、上記スイッチング手段のスイッチング周波数を可変することで、上記二次側直流出力電圧に対する定電圧制御を行うように構成された定電圧制御手段を備えるスイッチング電源回路において、
15

上記一次側直列共振回路に対して直列に挿入される力率改善用一次巻線と、上記整流平滑手段として形成される所定の整流電流経路に対して並列に接続される力率改善用二次巻線とを巻装する力率改善用トランスと、
20

上記力率改善用二次巻線に対して直列に接続されるもので、上記交流入力電圧の周波数と比較しては高周波である、上記力率改善用一次巻線によって力率改善用二次巻線に励起される交番電圧が正／負の各期間において、それぞれスイッチング動作を行う複数の高周波整流素子とを、
25 さらに備える、

ことを特徴とするスイッチング電源回路。

4. 上記整流平滑手段は、

上記交流入力電圧が正の期間において整流素子により交流入力電圧を整流した電圧を平滑化する平滑コンデンサと、上記交流入力電圧が負の

5 期間において整流素子により交流入力電圧を整流した電圧を平滑化する平滑コンデンサとの2つの平滑コンデンサを備え、

上記2つの平滑コンデンサの両端電圧を積み上げるようにして得られる電圧が上記整流平滑電圧となるようにして形成される倍電圧整流平滑手段である、

10 ことを特徴とする請求の範囲第3項に記載のスイッチング電源回路。

5. 交流入力電圧が正／負の各期間においてそれぞれ整流を行う複数の整流素子、及び該整流素子により整流された電圧を平滑する平滑コンデンサを有する整流平滑手段と、

上記整流平滑手段により生成される整流平滑電圧の供給を受けてスイッチング動作を行い、ハーフブリッジ結合された2つのスイッチング素子を備えて形成されるスイッチング手段と、

上記2つのスイッチング素子を交互オン／オフするようにしてスイッチング駆動するスイッチング駆動手段と、

上記スイッチング手段のスイッチング動作により得られるスイッチング出力が供給される一次巻線と、該一次巻線に得られたスイッチング出力としての交番電圧が励起される二次巻線とを少なくとも巻装するとともに、所要の結合係数による疎結合とされる状態が得られるように、所定長のギャップを形成して形成される絶縁コンバータトランスと、

20 少なくとも、上記一次巻線の漏洩インダクタンス成分と上記一次巻線に直列接続された一次側直列共振コンデンサのキャパシタンスとによって形成され、上記スイッチング手段からのスイッチング出力の供給を受

けて上記スイッチング手段の動作を電流共振形とする一次側直列共振回路と、

- 上記二次巻線に得られる交番電圧を入力して、整流動作を行うことで二次側直流出力電圧を生成するように構成された直流出力電圧生成手段と、
- 5

上記二次側直流出力電圧のレベルに応じて上記スイッチング駆動手段を制御して、上記スイッチング手段のスイッチング周波数を可変することで、上記二次側直流出力電圧に対する定電圧制御を行うように構成された定電圧制御手段を備えるスイッチング電源回路において、

- 10 上記一次側直列共振回路に対して直列に挿入される力率改善用一次巻線と、上記整流平滑手段として形成される所定の整流電流経路に対して並列に接続される力率改善用二次巻線とを巻装する力率改善用トランスをさらに備え、

- 上記整流平滑手段の整流素子は、上記力率改善用一次巻線によって上記力率改善用二次巻線に励起される交番電圧に基づいてスイッチング動作を行う、
- 15

ことを特徴とするスイッチング電源回路。

6. 上記力率改善用一次巻線と上記力率改善用二次巻線とについて、所要の結合係数による疎結合としての状態が得られるようにされているとともに、
- 20

上記スイッチング電源回路全体としての結合係数について所要の結合係数を得ることに対応して、上記絶縁コンバータトランスについては所要以上の結合係数を得るために、上記絶縁コンバータトランスのギャップを所定以内の長さに設定している、

- 25 ことを特徴とする請求の範囲第1項、3項、及び5項のいずれかに記載のスイッチング電源回路。

7. 上記2つのスイッチング素子のうち、少なくとも一方のスイッチング素子に対して並列接続された部分電圧共振コンデンサのキャパシタンスと、上記一次巻線の漏洩インダクタンス成分と、を少なくとも含むことによって形成され、上記各スイッチング素子がターンオン又はターンオフするタイミングに応じてのみ電圧共振動作が得られる一次側部分電圧共振回路ををさらに備える、
- 5

ことを特徴とする請求の範囲第1項、3項、及び5項のいずれかに記載のスイッチング電源回路。

8. 上記整流平滑手段は、ブリッジ接続された4本の整流素子と、直列接続される2つの平滑コンデンサを備えて、上記ブリッジ接続された4本の整流素子により、上記2つの平滑コンデンサの直列接続に対して全波整流による整流電流の充電が行われるようにして回路が形成されていると共に、
- 10

- 上記2つの平滑コンデンサと交流ラインとの間をオン／オフするようにして挿入されるスイッチ手段と、
- 15

上記交流のレベルが基準値以上のときに上記スイッチ手段をオフとし、上記交流のレベルが基準値未満のときに上記スイッチ手段をオンとするようにして制御するスイッチ制御手段と、をさらに備える、

ことを特徴とする請求の範囲第5項に記載のスイッチング電源回路。

9. 上記力率改善用一次巻線は、タップを介して2つに分割したうえで、分割した一方の力率改善用一次巻線の端部を上記一次側直列共振コンデンサと接続すると共に、
- 20

- 絶縁コンバータトランスの一次巻線の端部に接続すべき部位として、分割した他方の力率改善用一次巻線の端部と、上記タップの端子とを選択して切り換える切換手段と、
- 25

上記交流のレベルが基準値以上のときに上記切換手段により上記他方の力率改善用一次巻線の端部を選択させ、上記交流のレベルが基準値未満のときに上記切換手段により上記タップの端子を選択させるように制御する切換制御手段と、をさらに備える、

- 5 ことを特徴とする請求の範囲第5項に記載のスイッチング電源回路。

補正書の請求の範囲

[2004年4月2日 (02. 04. 04) 国際事務局受理：出願当初の請求の範囲
1,3,5及び6は補正された；他の請求の範囲は変更なし。(7頁)]

1. (補正後) 交流入力電圧を整流する整流素子、及び該整流素子により整流された電圧を平滑する平滑コンデンサを備えて整流平滑電圧を生成する整流平滑手段と、

上記整流平滑手段により生成される整流平滑電圧の供給を受けてスイッチング動作を行い、ハーフブリッジ結合された2つのスイッチング素子を備えて形成されるスイッチング手段と、

上記2つのスイッチング素子を交互オン／オフするようにしてスイッチング駆動するスイッチング駆動手段と、

所定長のギャップが形成されるコア、該コアに巻装される一次巻線および二次巻線を有し、上記スイッチング手段のスイッチング動作により得られるスイッチング出力が供給される一次巻線と該一次巻線に得られたスイッチング出力に応じた交番電圧が励起される二次巻線とが疎結合の状態にされる絶縁コンバータトランスと、

少なくとも、上記一次巻線の漏洩インダクタンス成分と上記一次巻線に直列接続された一次側直列共振コンデンサのキャパシタンスとによって形成され、上記スイッチング手段からのスイッチング出力の供給を受けて上記スイッチング手段の動作を電流共振形とする一次側直列共振回路と、

上記二次巻線に得られる交番電圧を入力して、整流動作を行うことで二次側直流出力電圧を生成するように構成された直流出力電圧生成手段と、

上記二次側直流出力電圧のレベルに応じて上記スイッチング駆動手段を制御して、上記スイッチング手段のスイッチング周波数を可変するこ

とで、上記二次側直流出力電圧に対する定電圧制御を行うように構成された定電圧制御手段を備えるスイッチング電源回路において、

5 所定長のギャップが形成されるコア、該コアに巻装される力率改善用一次巻線および力率改善用二次巻線を有し、上記一次側直列共振回路に対して直列に挿入される力率改善用一次巻線と上記整流平滑手段として形成される整流電流経路に挿入される力率改善用二次巻線とについて疎結合の状態にされる力率改善用トランスをさらに備え、

上記整流平滑手段の整流素子は、上記力率改善用一次巻線によって上記力率改善用二次巻線に励起される交番電圧に基づいてスイッチング動作を行う、

10 ことを特徴とするスイッチング電源回路。

2. 上記整流平滑手段は、

上記交流入力電圧が正の期間において整流素子により交流入力電圧を整流した電圧を平滑化する平滑コンデンサと、上記交流入力電圧が負の期間において整流素子により交流入力電圧を整流した電圧を平滑化する平滑コンデンサとの2つの平滑コンデンサを備え、

上記2つの平滑コンデンサの両端電圧を積み上げるようにして得られる電圧が上記整流平滑電圧となるようにして形成される倍電圧整流平滑手段である、

20 ことを特徴とする請求の範囲第1項に記載のスイッチング電源回路。

3. (補正後) 交流入力電圧が正/負の各期間においてそれぞれ整流を行う複数の低周波整流素子、及び該低周波整流素子により整流された電圧を平滑する平滑コンデンサを有する整流平滑手段と、

25 上記整流平滑手段により生成される整流平滑電圧の供給を受けてスイッチング動作を行い、ハーフブリッジ結合された2つのスイッチング素子を備えて形成されるスイッチング手段と、

上記 2 つのスイッチング素子を交互オン／オフするようにしてスイッチング駆動するスイッチング駆動手段と、

5 所定長のギャップが形成されるコア、該コアに巻装される一次巻線および二次巻線を有し、上記スイッチング手段のスイッチング動作により得られるスイッチング出力が供給される一次巻線と該一次巻線に得られたスイッチング出力に応じた交番電圧が励起される二次巻線とが疎結合の状態にされる絶縁コンバータトランスと、

10 少なくとも、上記一次巻線の漏洩インダクタンス成分と上記一次巻線に直列接続された一次側直列共振コンデンサのキャパシタンスとによって形成され、上記スイッチング手段からのスイッチング出力の供給を受けて上記スイッチング手段の動作を電流共振形とする一次側直列共振回路と、

上記二次巻線に得られる交番電圧を入力して、整流動作を行うことで二次側直流出力電圧を生成するように構成された直流出力電圧生成手段と、

15 上記二次側直流出力電圧のレベルに応じて上記スイッチング駆動手段を制御して、上記スイッチング手段のスイッチング周波数を可変することで、上記二次側直流出力電圧に対する定電圧制御を行うように構成された定電圧制御手段を備えるスイッチング電源回路において、

20 所定長のギャップが形成されるコア、該コアに巻装される力率改善用一次巻線および力率改善用二次巻線を有し、上記一次側直列共振回路に対して直列に挿入される力率改善用一次巻線と上記整流平滑手段として形成される整流電流経路に対して並列に接続される力率改善用二次巻線とについて疎結合の状態にされる力率改善用トランスと、

25 上記力率改善用二次巻線に対して直列に接続されるもので、上記交流入力電圧の周波数と比較しては高周波である、上記力率改善用一次巻線によって力率改善用二次巻線に励起される交番電圧が正／負の各期間に

において、それぞれスイッチング動作を行う複数の高周波整流素子とを、
さらに備える、

ことを特徴とするスイッチング電源回路。

4. 上記整流平滑手段は、

上記交流入力電圧が正の期間において整流素子により交流入力電圧を整流した電圧を平滑化する平滑コンデンサと、上記交流入力電圧が負の

5 期間において整流素子により交流入力電圧を整流した電圧を平滑化する平滑コンデンサとの2つの平滑コンデンサを備え、

上記2つの平滑コンデンサの両端電圧を積み上げるようにして得られる電圧が上記整流平滑電圧となるようにして形成される倍電圧整流平滑手段である、

10 ことを特徴とする請求の範囲第3項に記載のスイッチング電源回路。

5. (補正後) 交流入力電圧が正/負の各期間においてそれぞれ整流を行う複数の整流素子、及び該整流素子により整流された電圧を平滑する平滑コンデンサを有する整流平滑手段と、

上記整流平滑手段により生成される整流平滑電圧の供給を受けてスイッチング動作を行い、ハーフブリッジ結合された2つのスイッチング素子を備えて形成されるスイッチング手段と、

上記2つのスイッチング素子を交互オン/オフするようにしてスイッチング駆動するスイッチング駆動手段と、

20 所定長のギャップが形成されるコア、該コアに巻装される一次巻線および二次巻線を有し、上記スイッチング手段のスイッチング動作により得られるスイッチング出力が供給される一次巻線と該一次巻線に得られたスイッチング出力に応じた交番電圧が励起される二次巻線とが疎結合の状態にされる絶縁コンバータトランスと、

25 少なくとも、上記一次巻線の漏洩インダクタンス成分と上記一次巻線に直列接続された一次側直列共振コンデンサのキャパシタンスとによって形成され、上記スイッチング手段からのスイッチング出力の供給を受

けて上記スイッチング手段の動作を電流共振形とする一次側直列共振回路と、

上記二次巻線に得られる交番電圧を入力して、整流動作を行うことで二次側直流出力電圧を生成するように構成された直流出力電圧生成手段と、

上記二次側直流出力電圧のレベルに応じて上記スイッチング駆動手段を制御して、上記スイッチング手段のスイッチング周波数を可変することで、上記二次側直流出力電圧に対する定電圧制御を行うように構成された定電圧制御手段を備えるスイッチング電源回路において、

10 所定長のギャップが形成されるコア、該コアに巻装される力率改善用一次巻線および力率改善用二次巻線を有し、上記一次側直列共振回路に対して直列に挿入される力率改善用一次巻線と上記整流平滑手段として形成される整流電流経路に対して並列に接続される力率改善用二次巻線とについて疎結合の状態にされる力率改善用トランスと、

15 上記整流平滑手段の整流素子は、上記力率改善用一次巻線によって上記力率改善用二次巻線に励起される交番電圧に基づいてスイッチング動作を行う、

ことを特徴とするスイッチング電源回路。

6. (補正後) 上記力率改善用一次巻線と上記力率改善用二次巻線とについて、疎結合の状態にすることによって上記絶縁コンバータトランスを一次側からみた等価的な漏洩インダクタンス成分が増加することに対応して、上記絶縁コンバータトランスのコアのギャップを少なくして上記絶縁コンバータトランスの等価的な結合係数を少なくとも維持するようにしたことを特徴とする請求の範囲第1項、3項、及び5項のいずれ

20

25 かに記載のスイッチング電源回路。

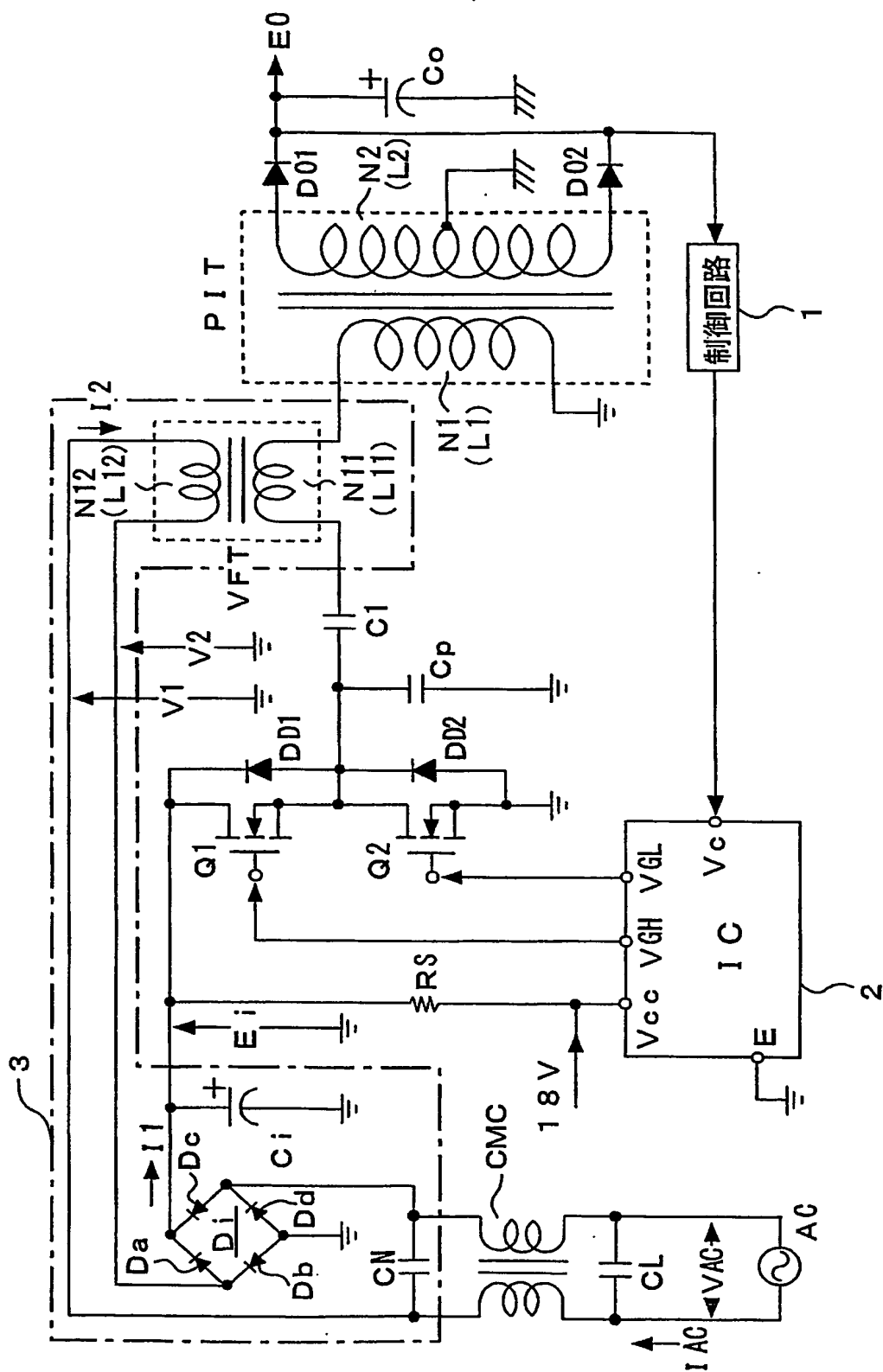


Fig.1

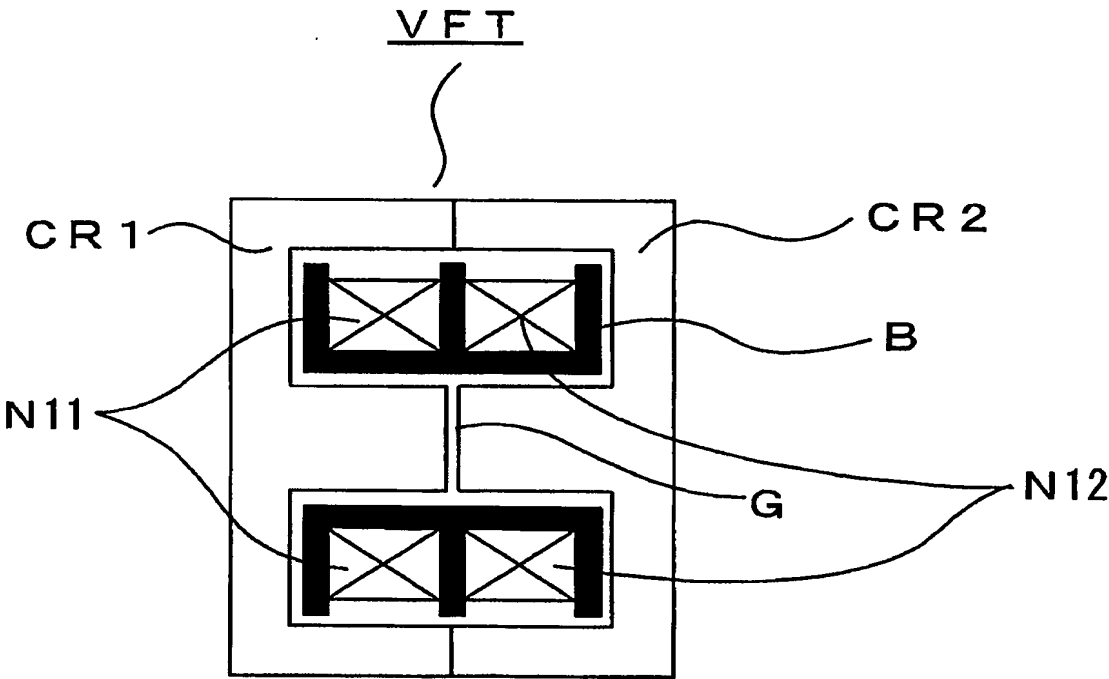


Fig.2

3/28

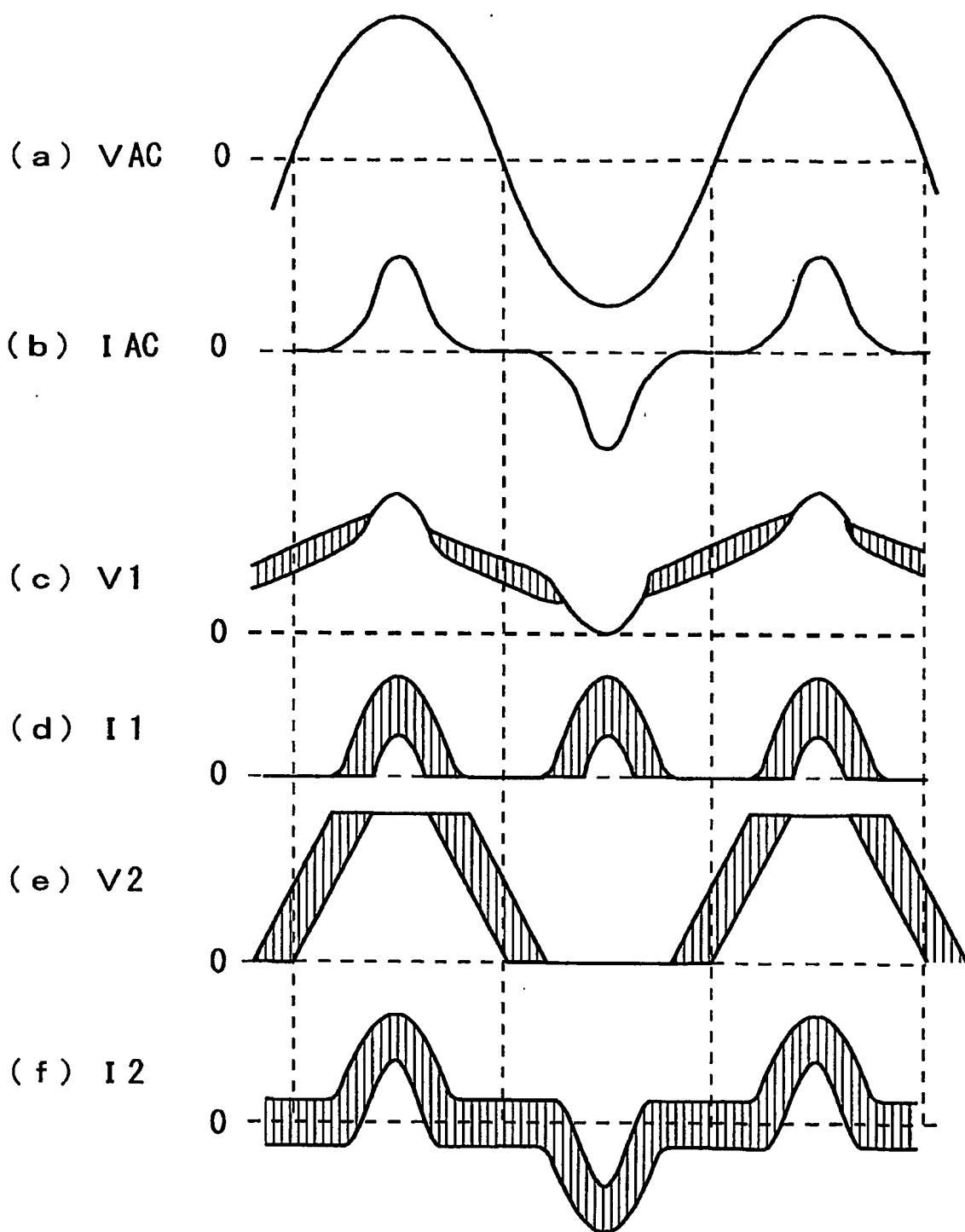


Fig.3

4/28

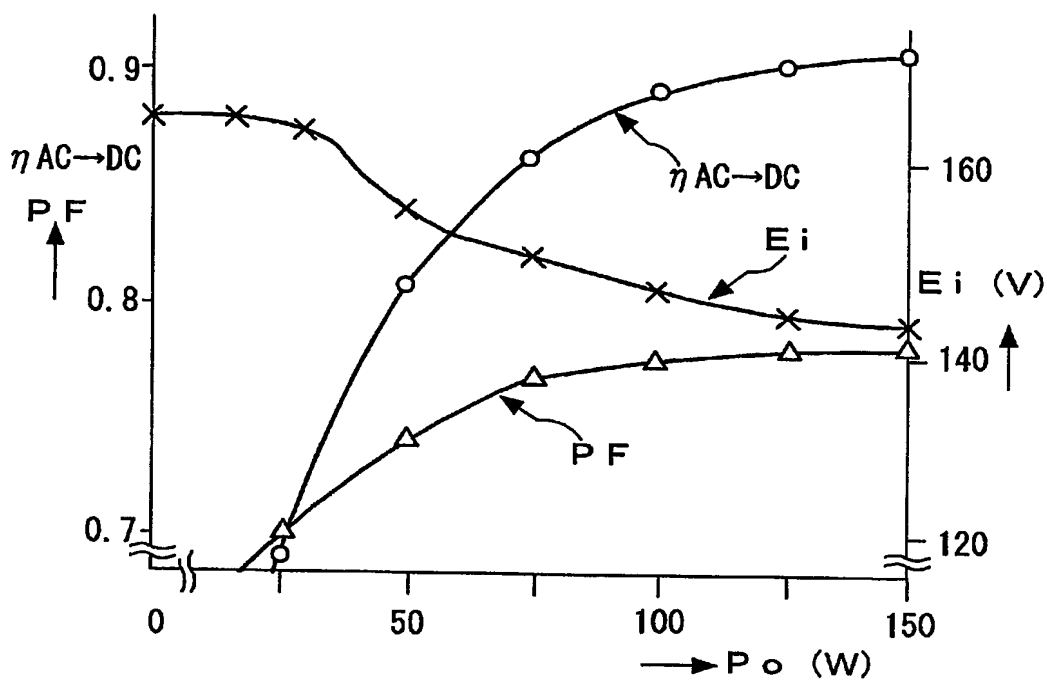


Fig.4

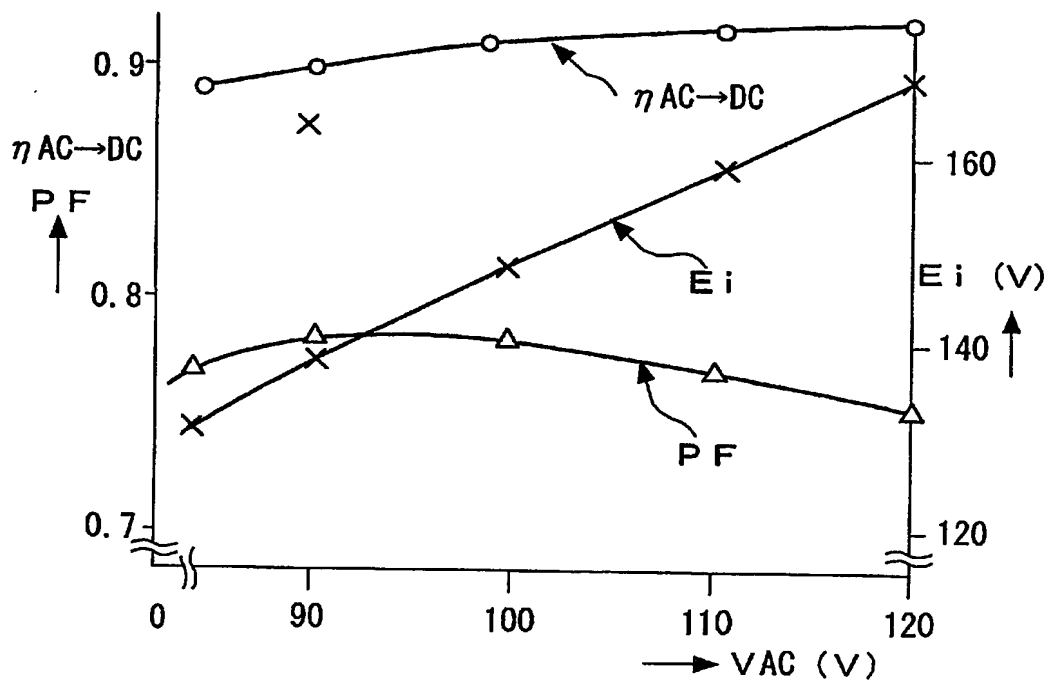


Fig.5

5/28

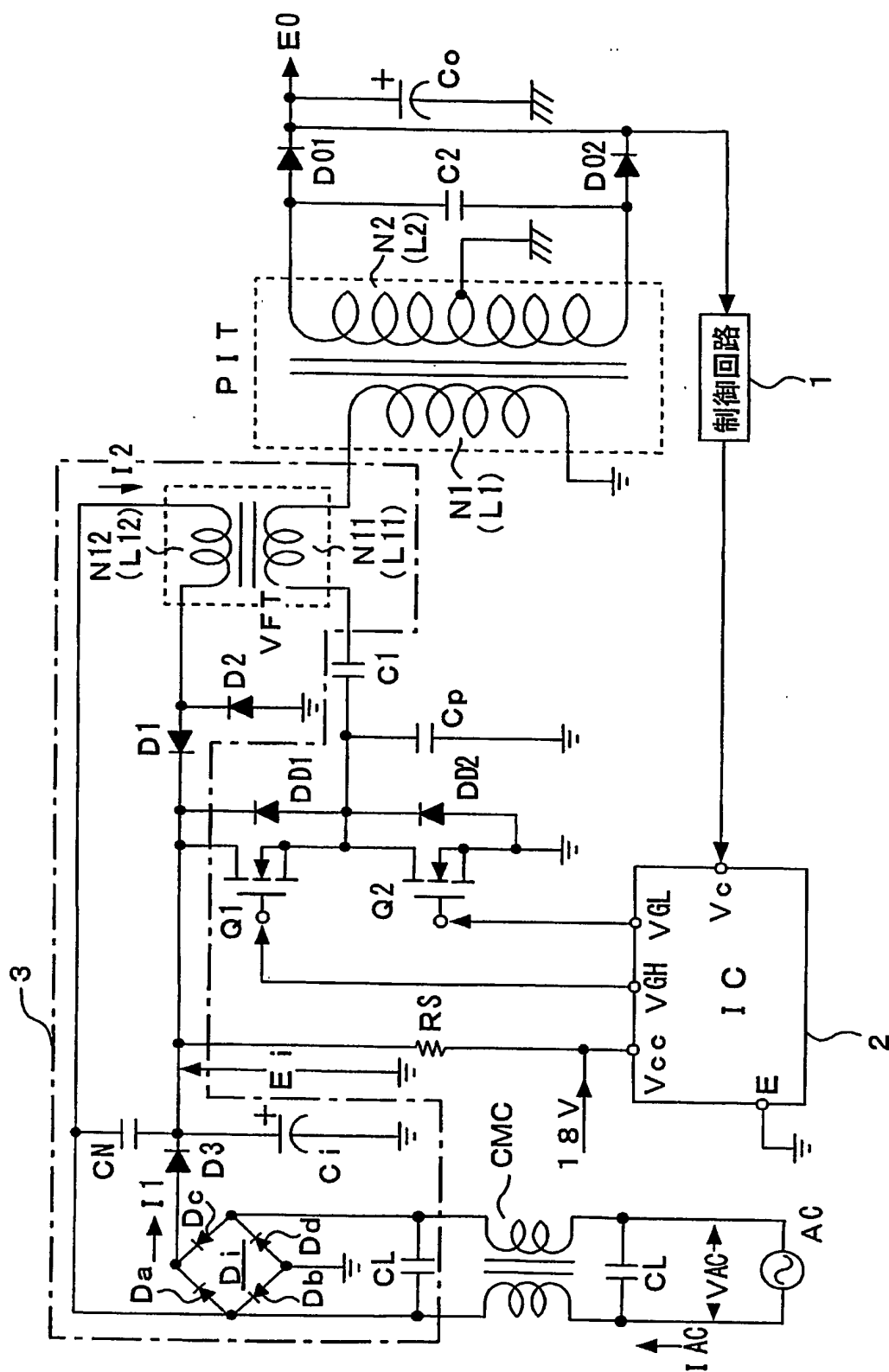


Fig. 6

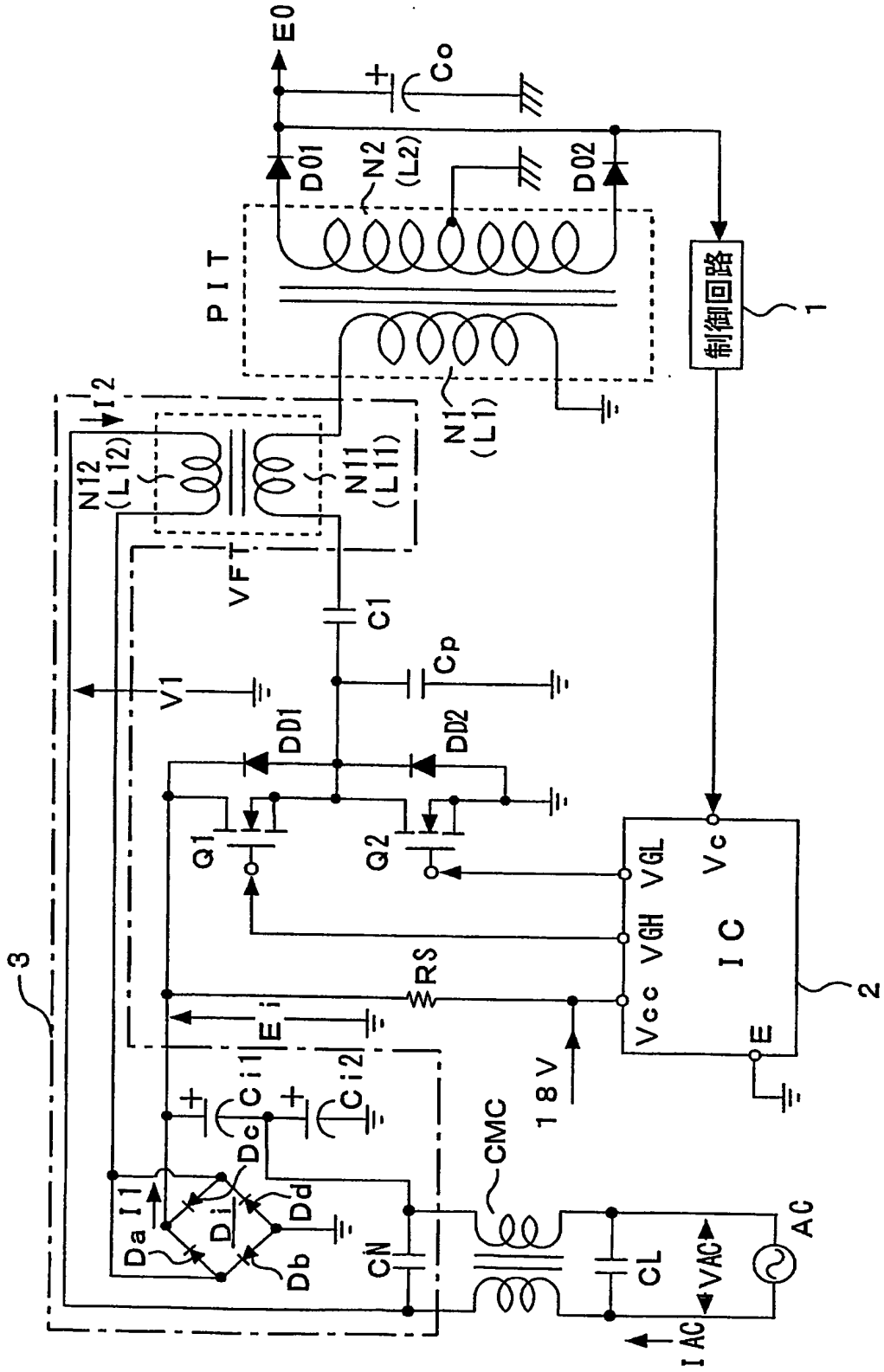


Fig.7

7/28

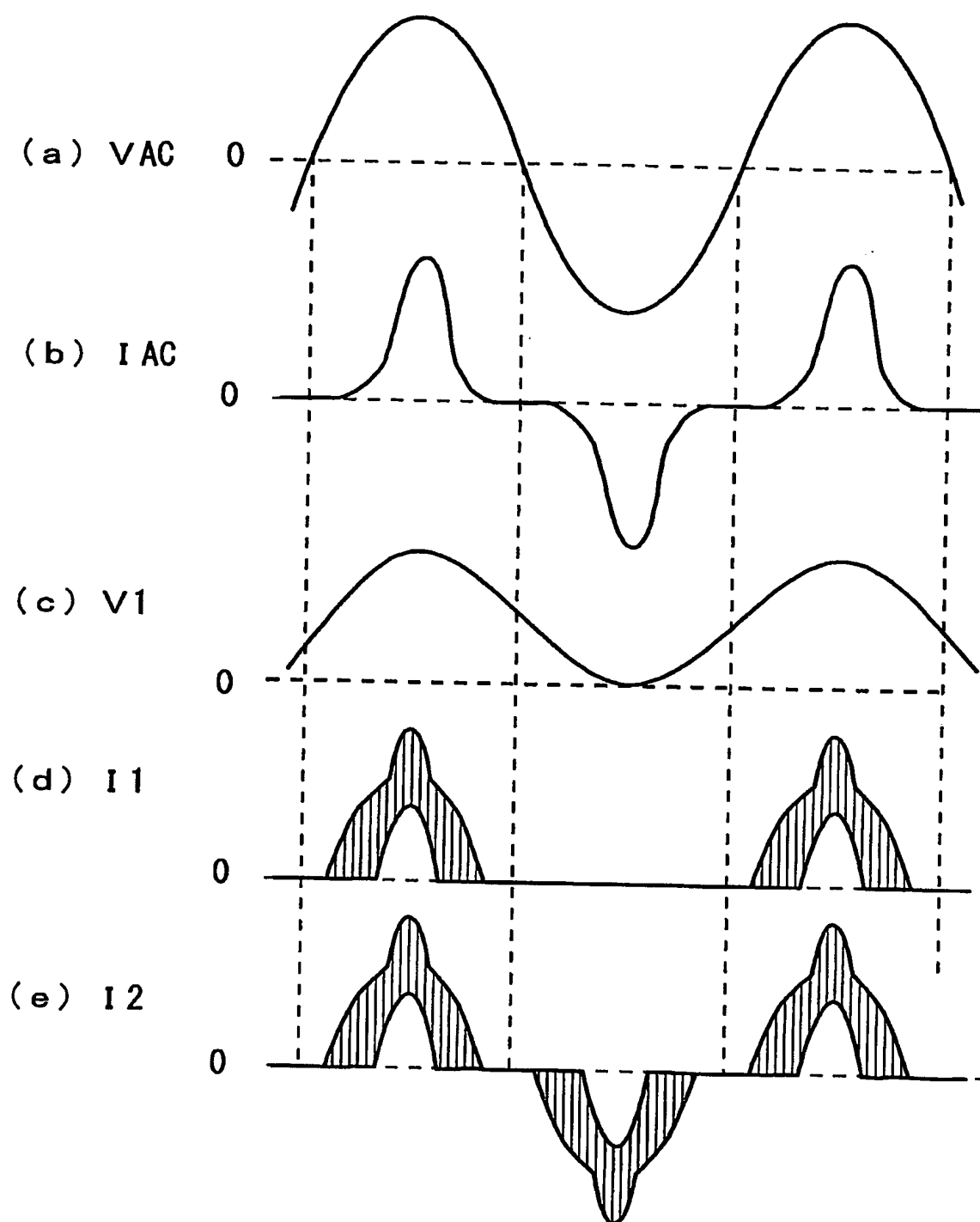


Fig.8

8/28

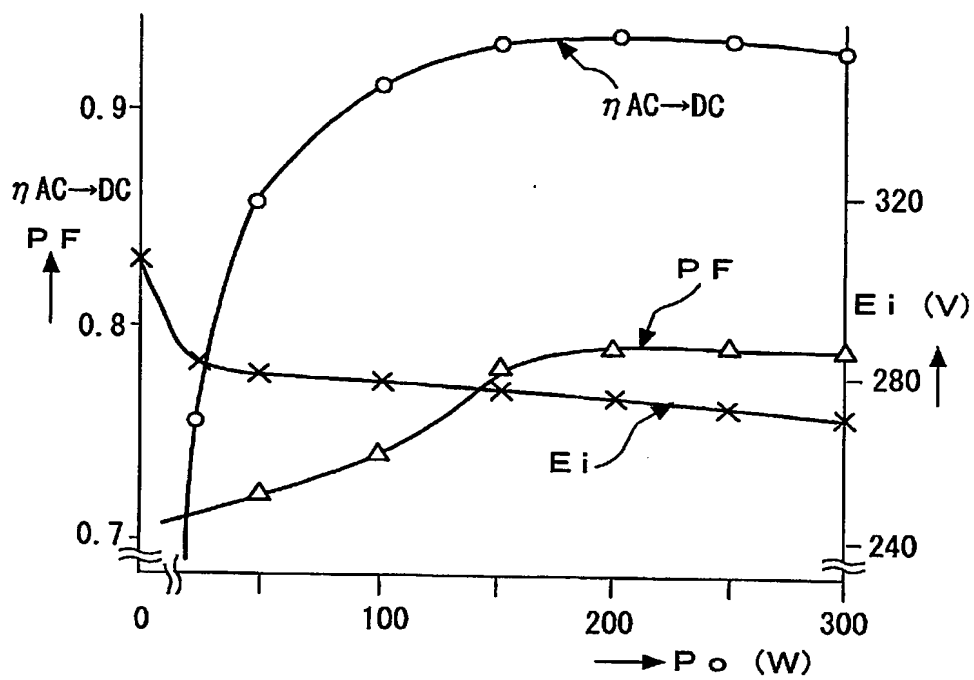


Fig.9

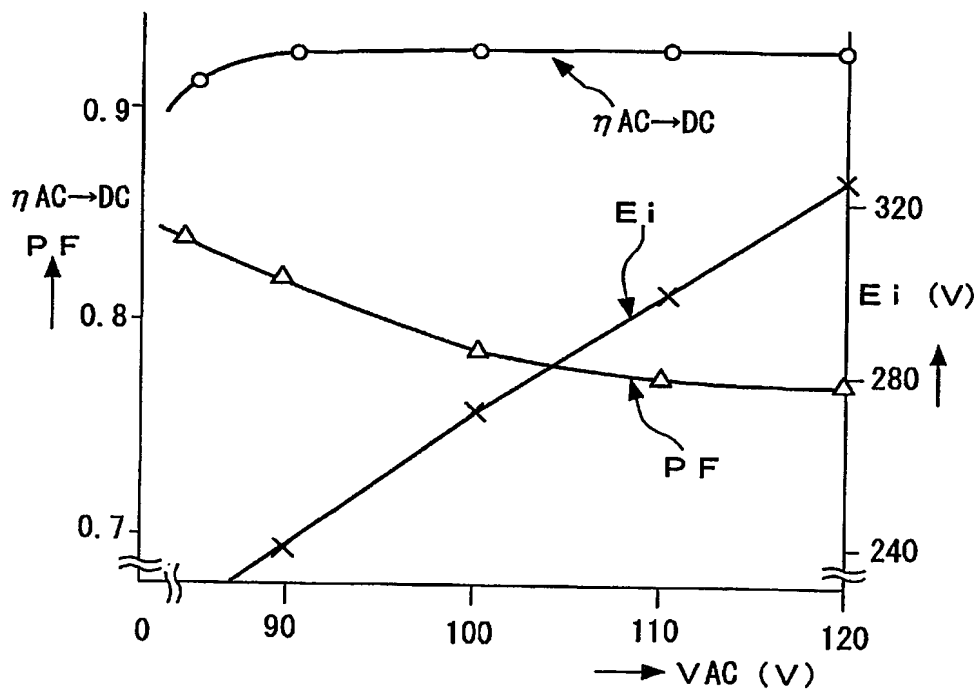


Fig.10

9/28

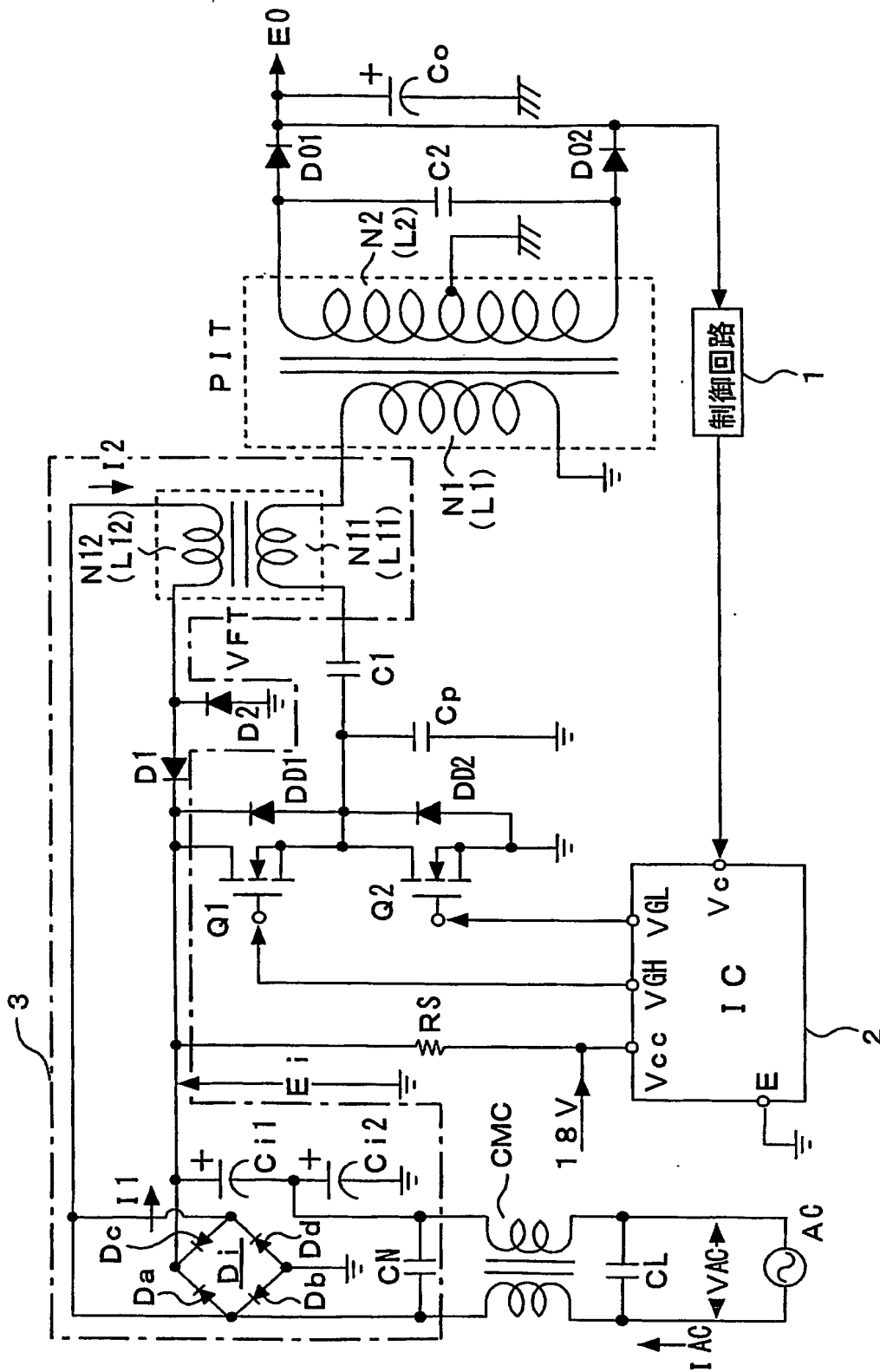


Fig.11

10/28

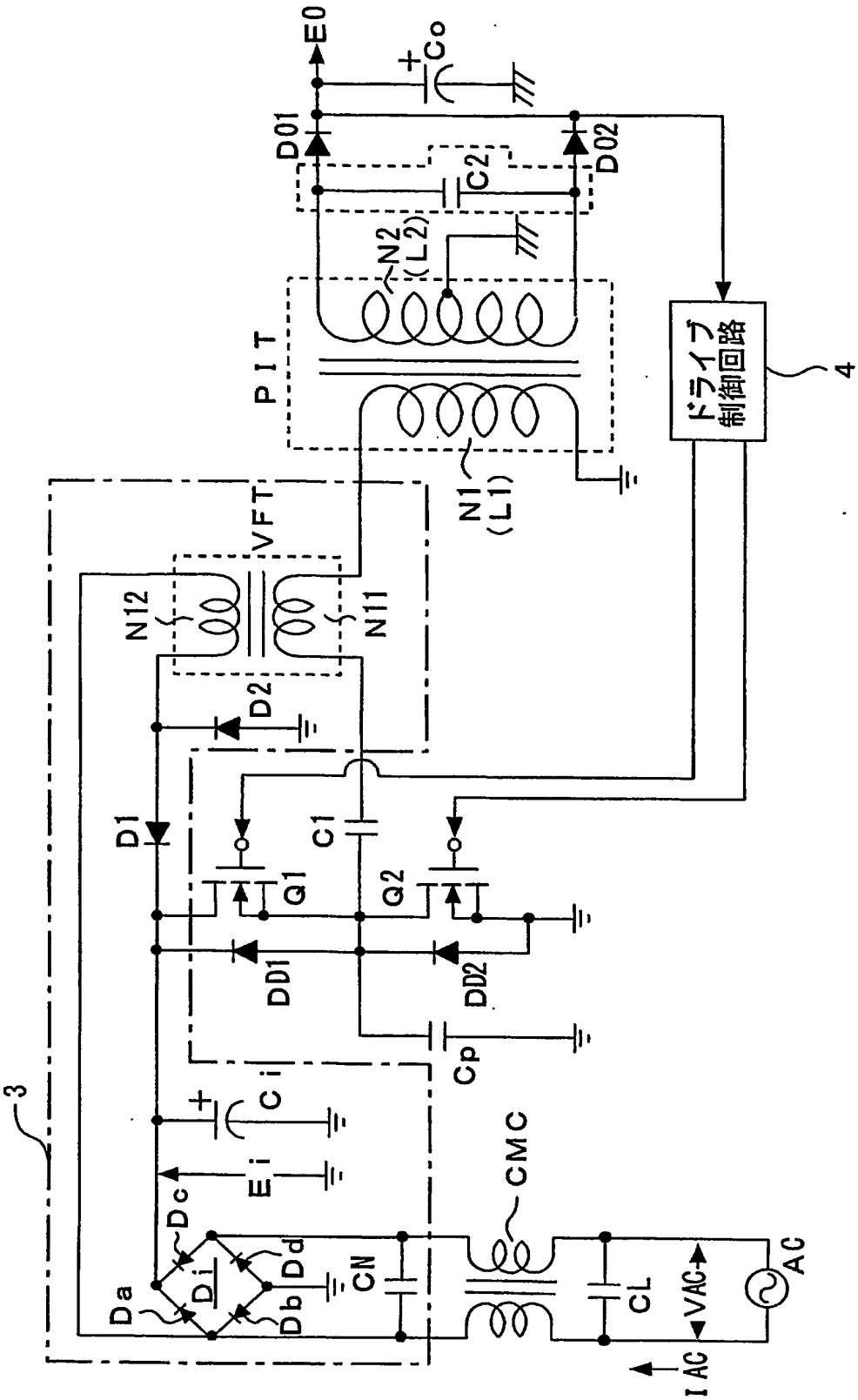


Fig.12

11/28

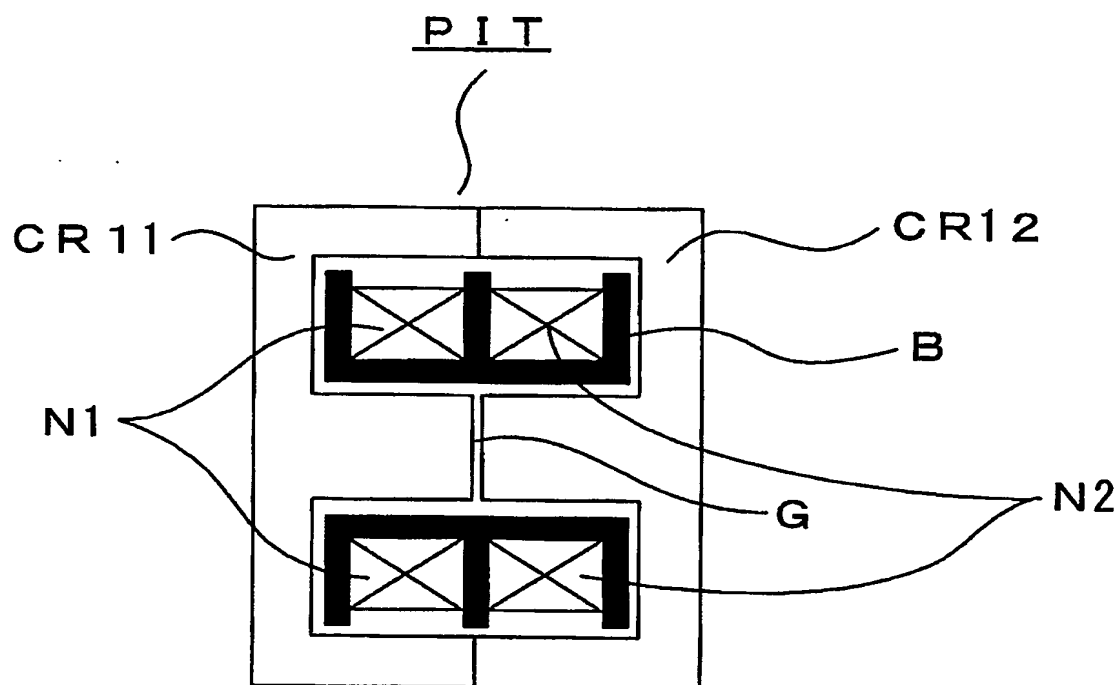


Fig.13

12/28

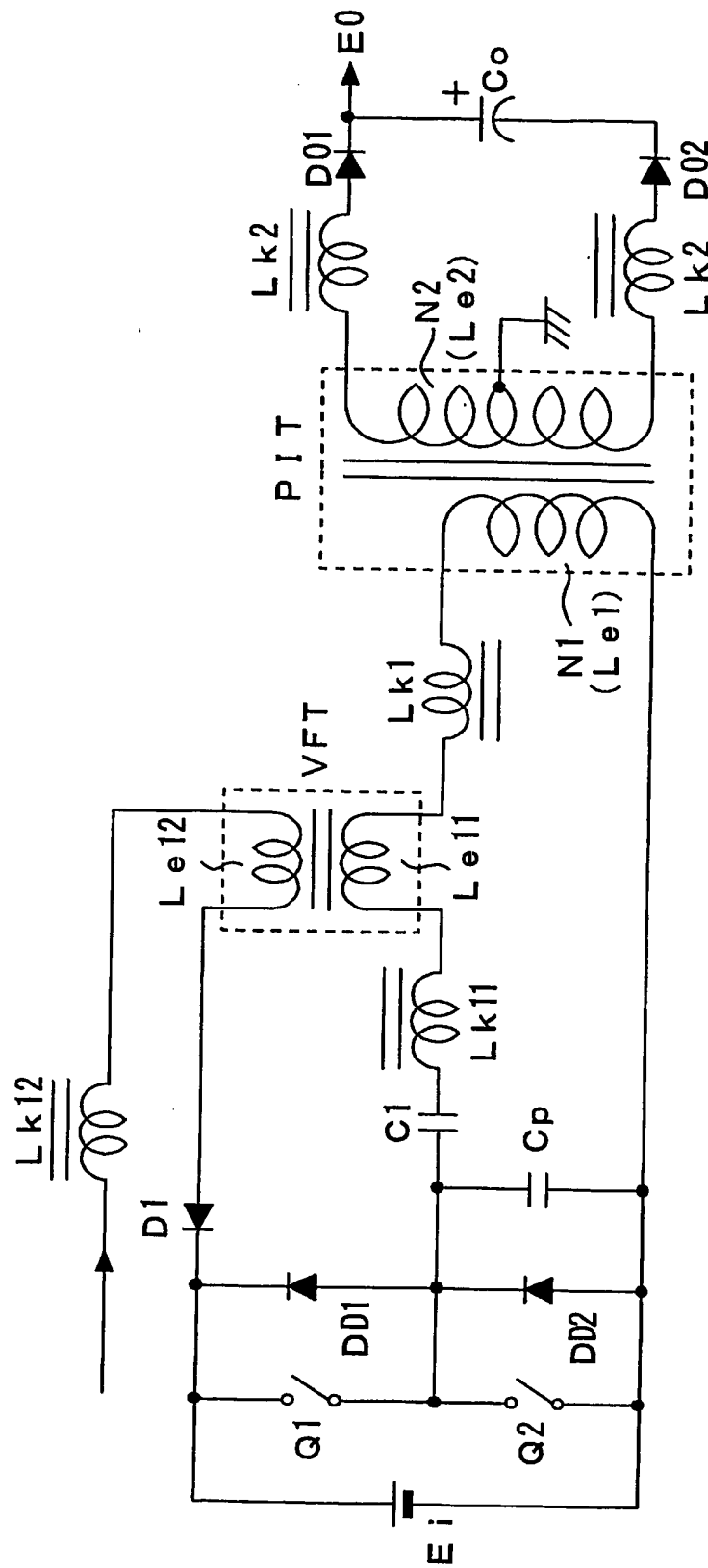


Fig.14

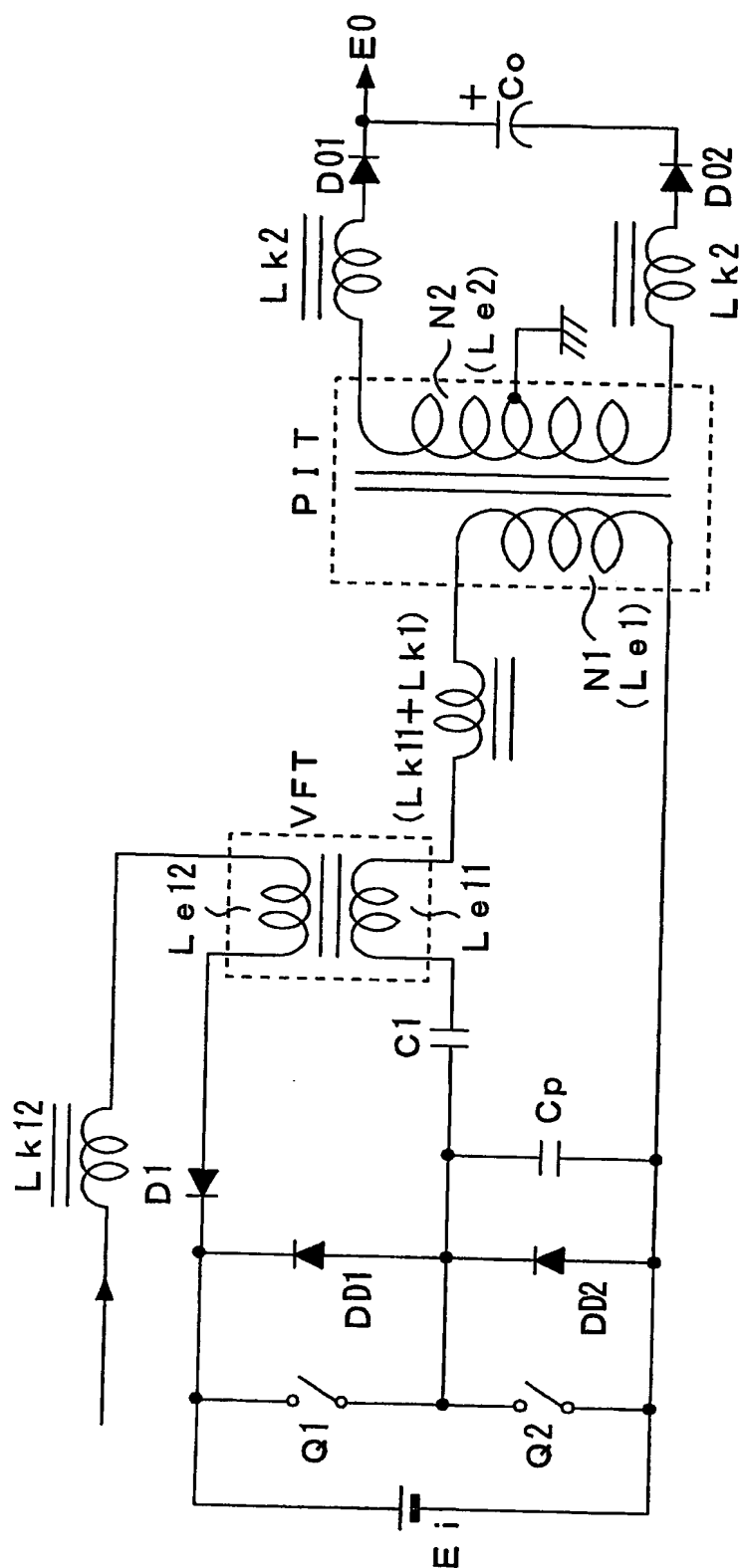


Fig. 15

14/28

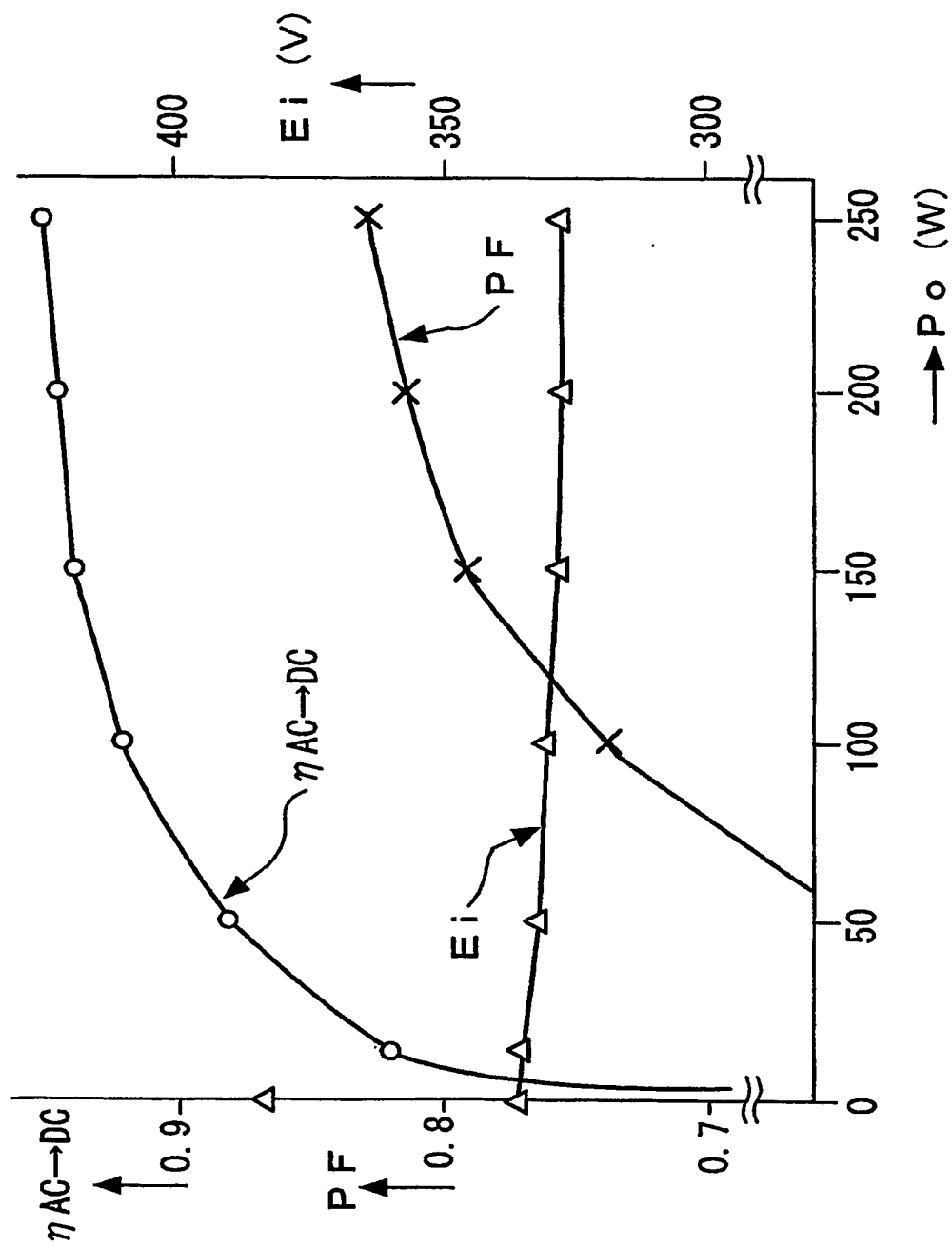


Fig.16

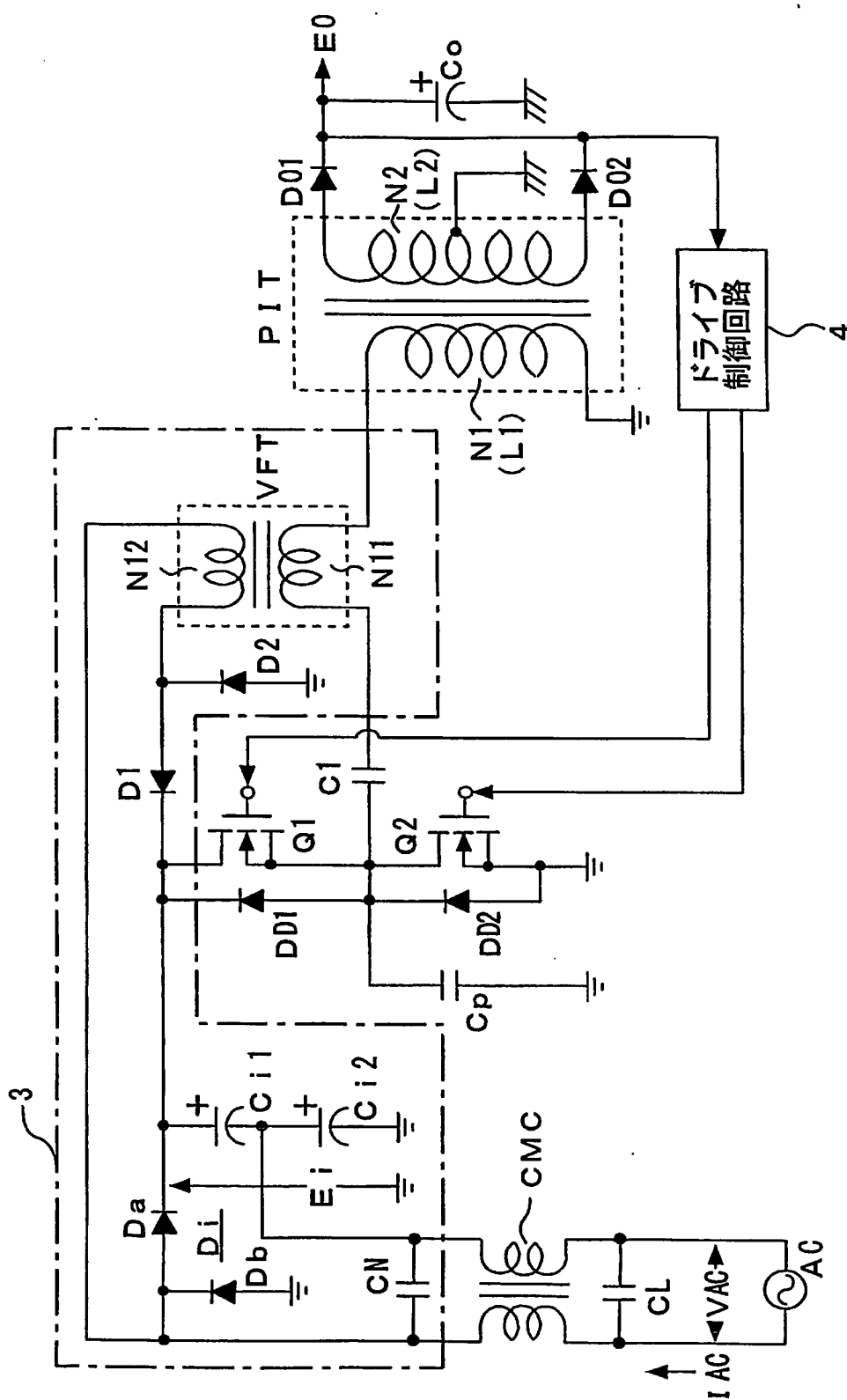


Fig.17

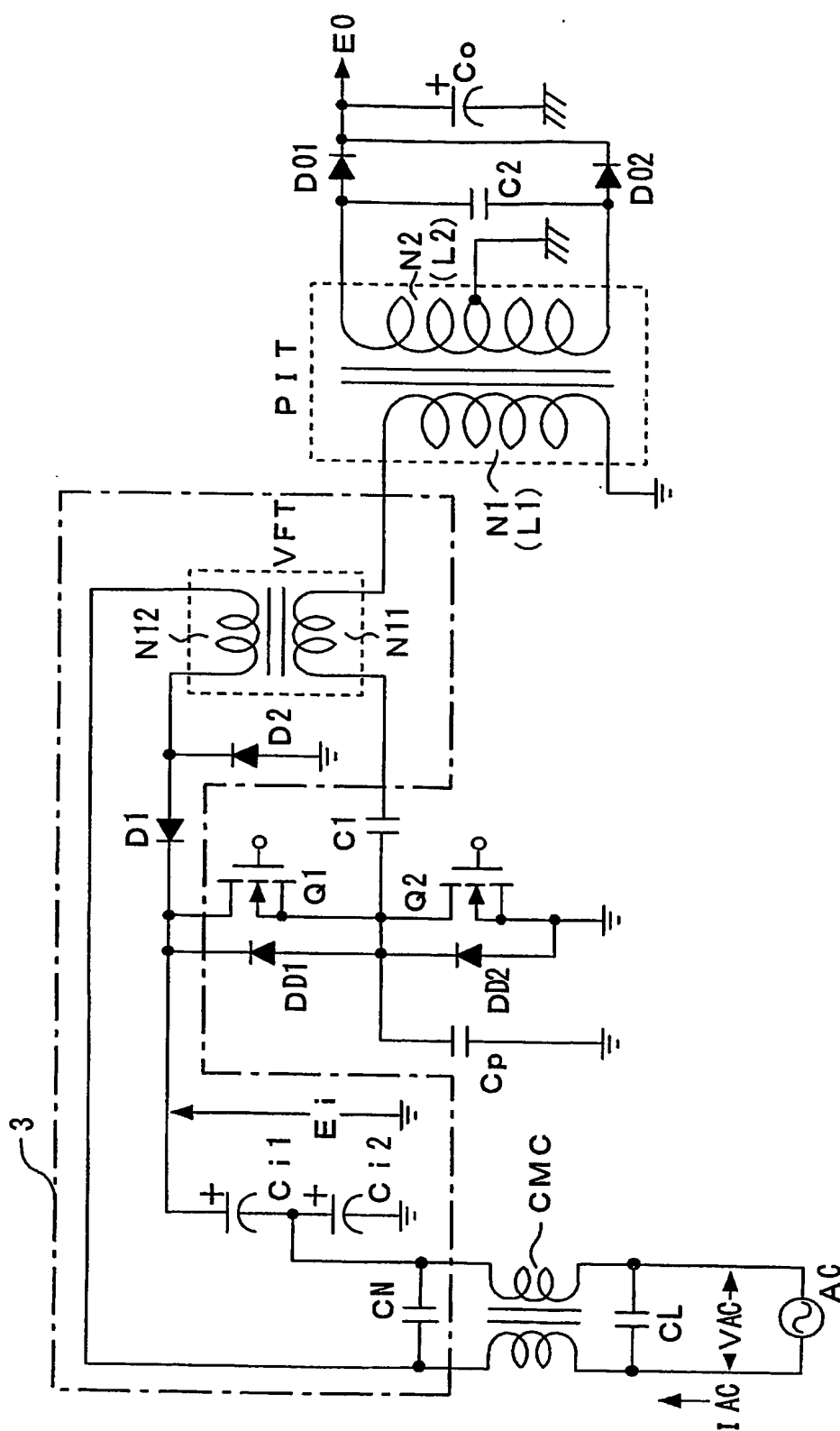


Fig. 18

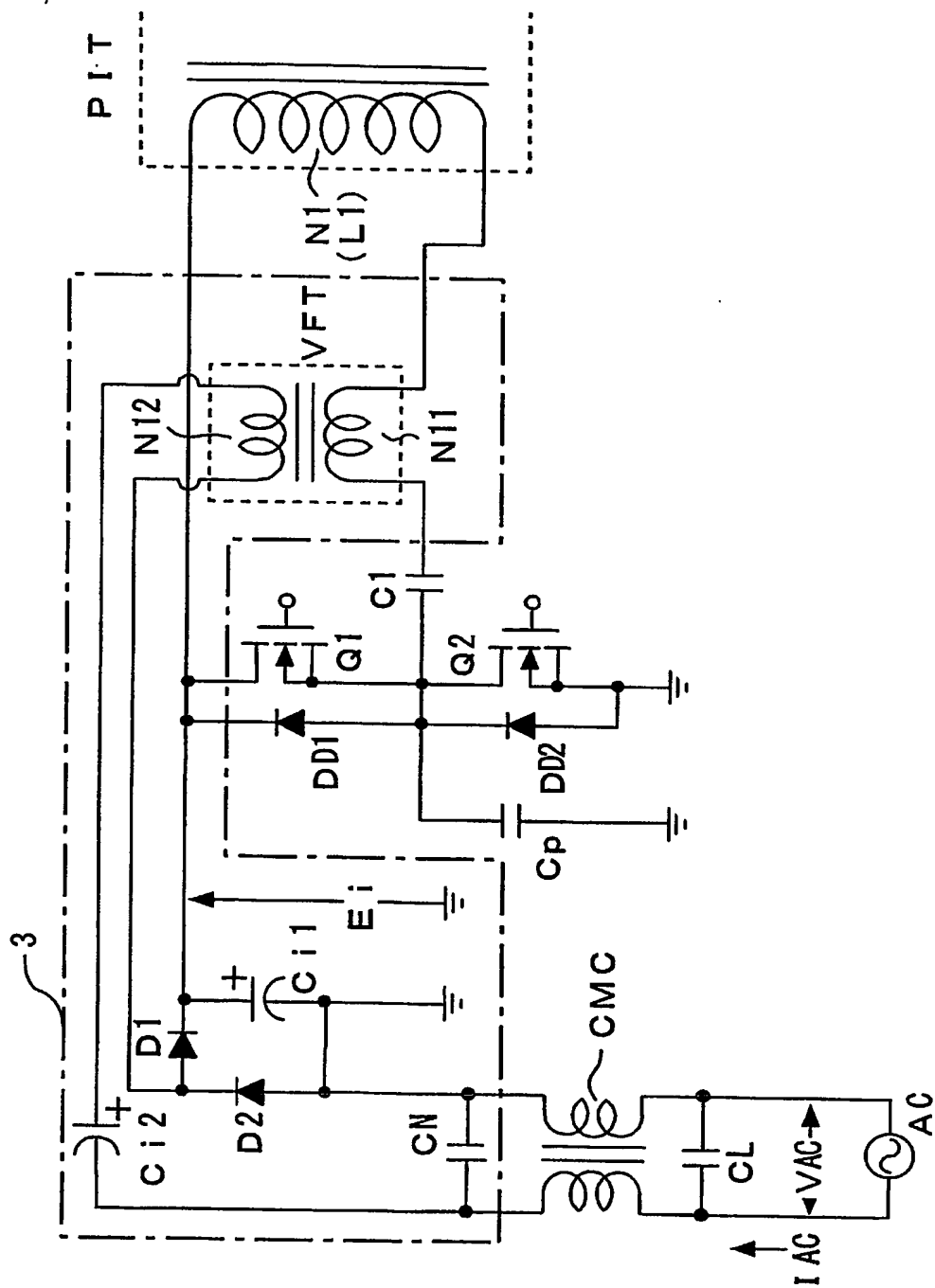


Fig.19

18/28

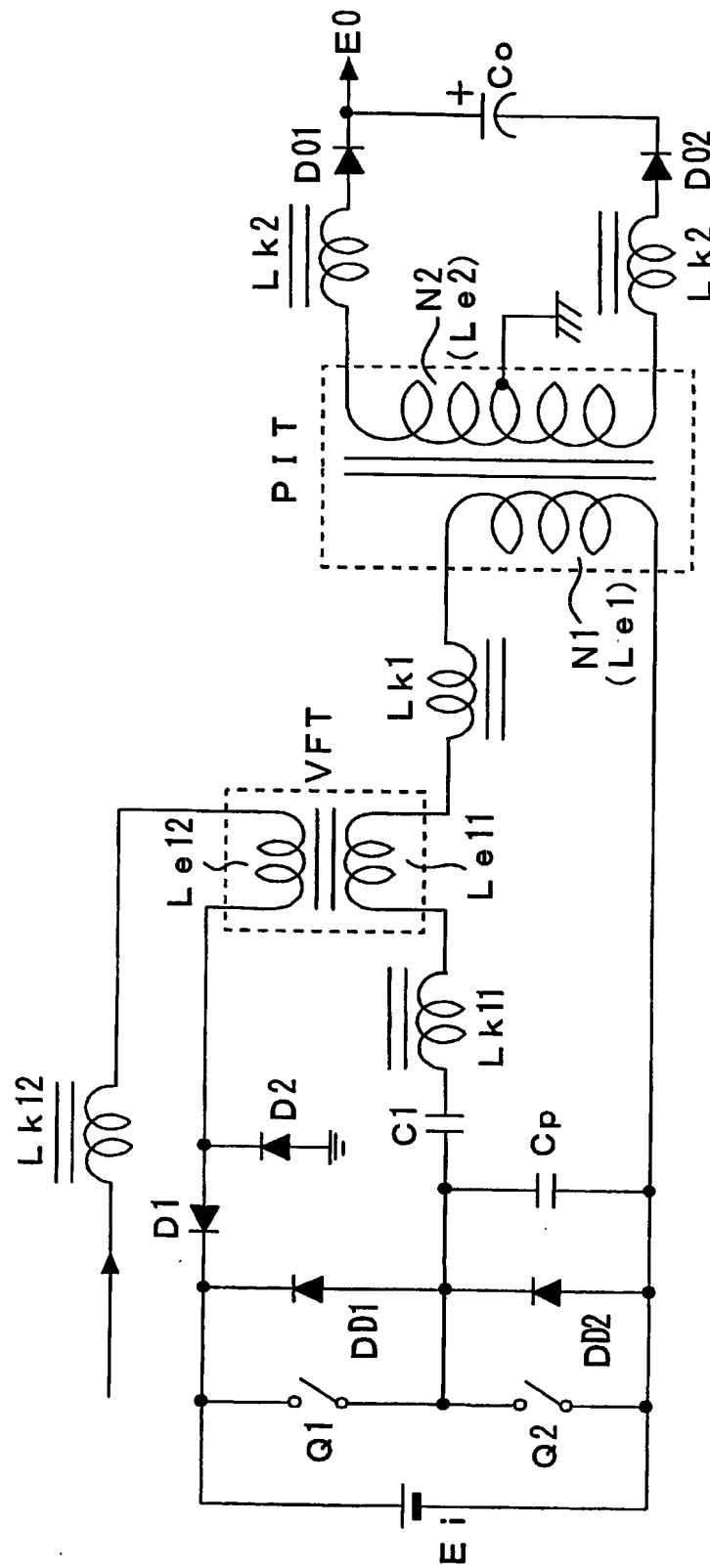


Fig.20

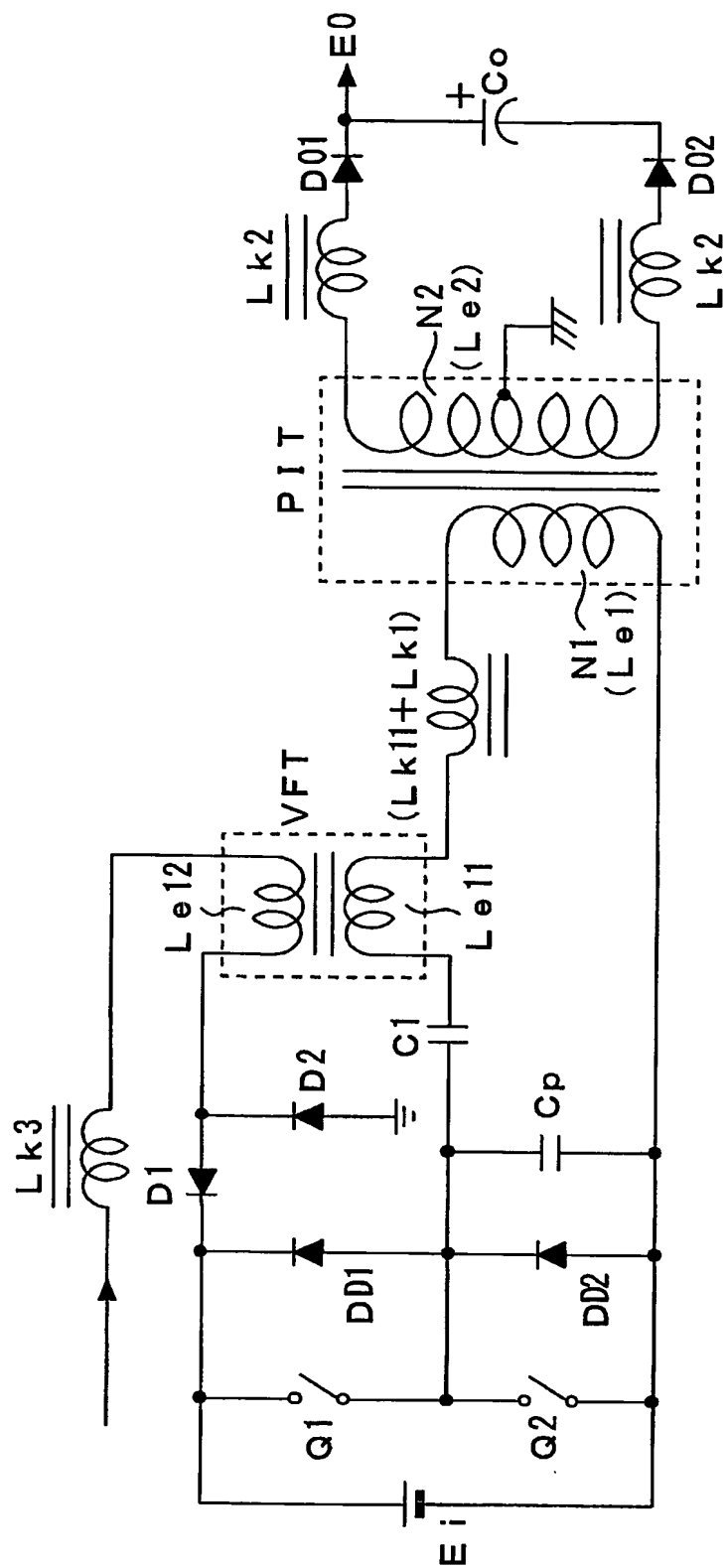


Fig.21

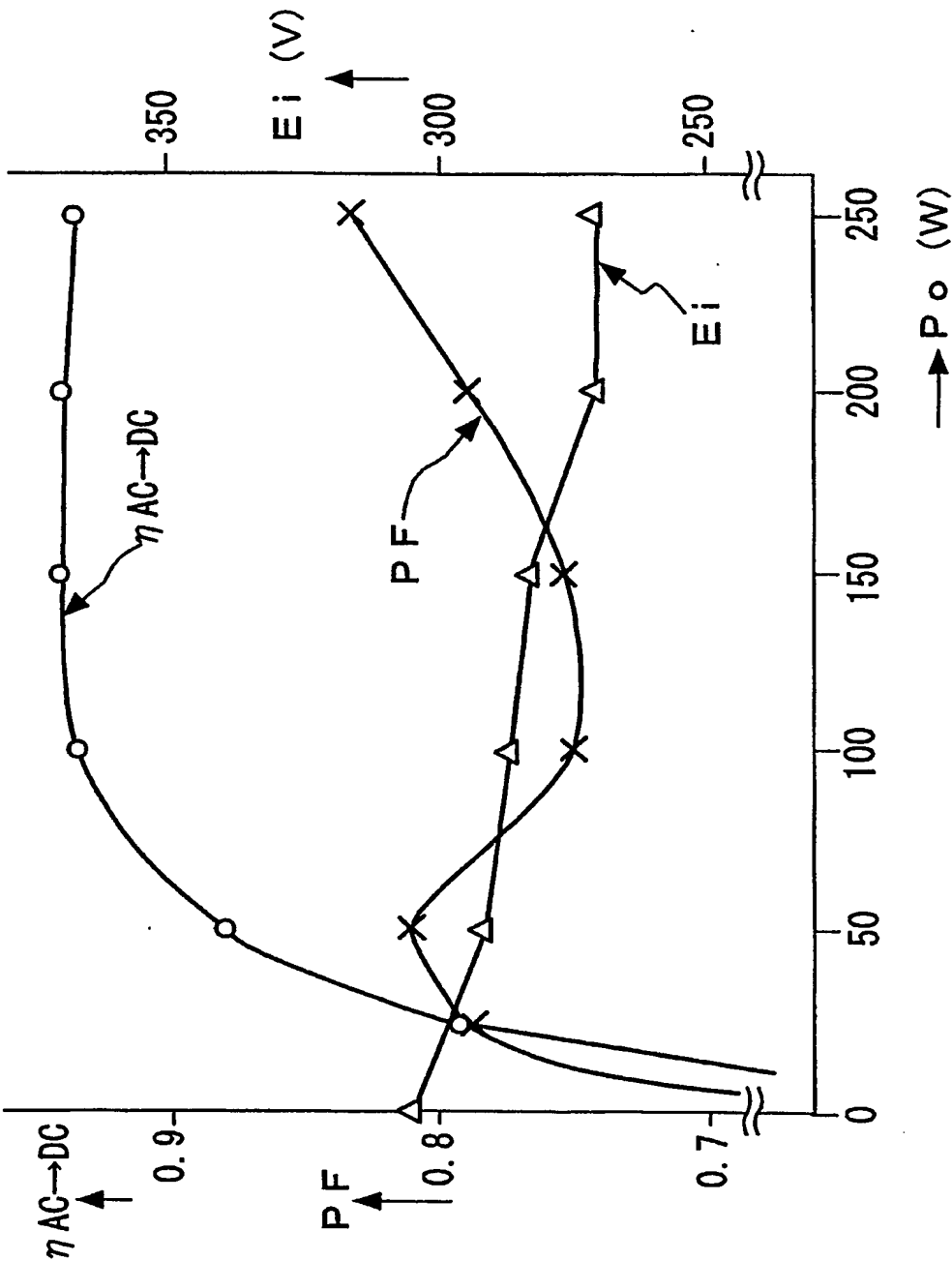


Fig.22

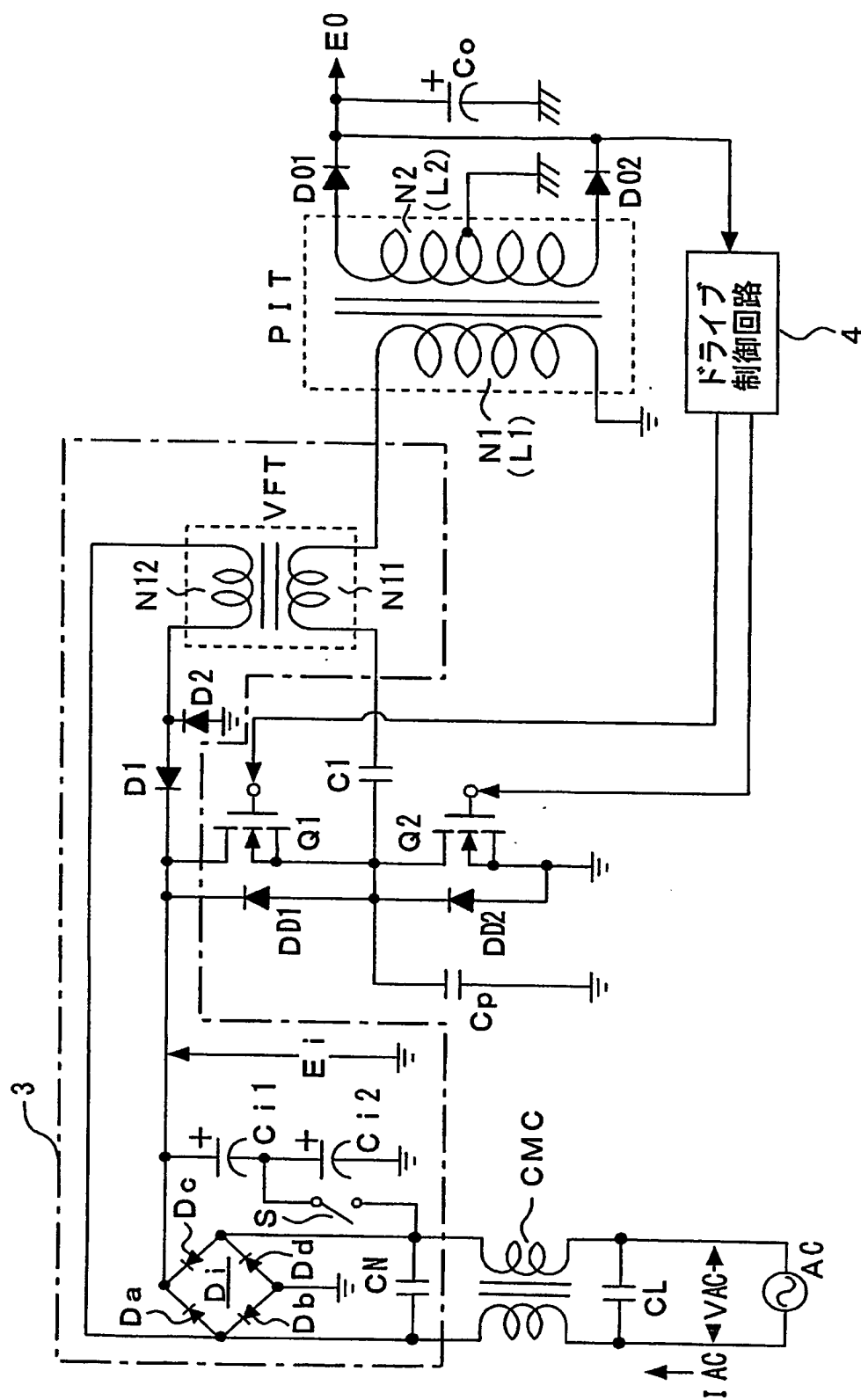


Fig. 23

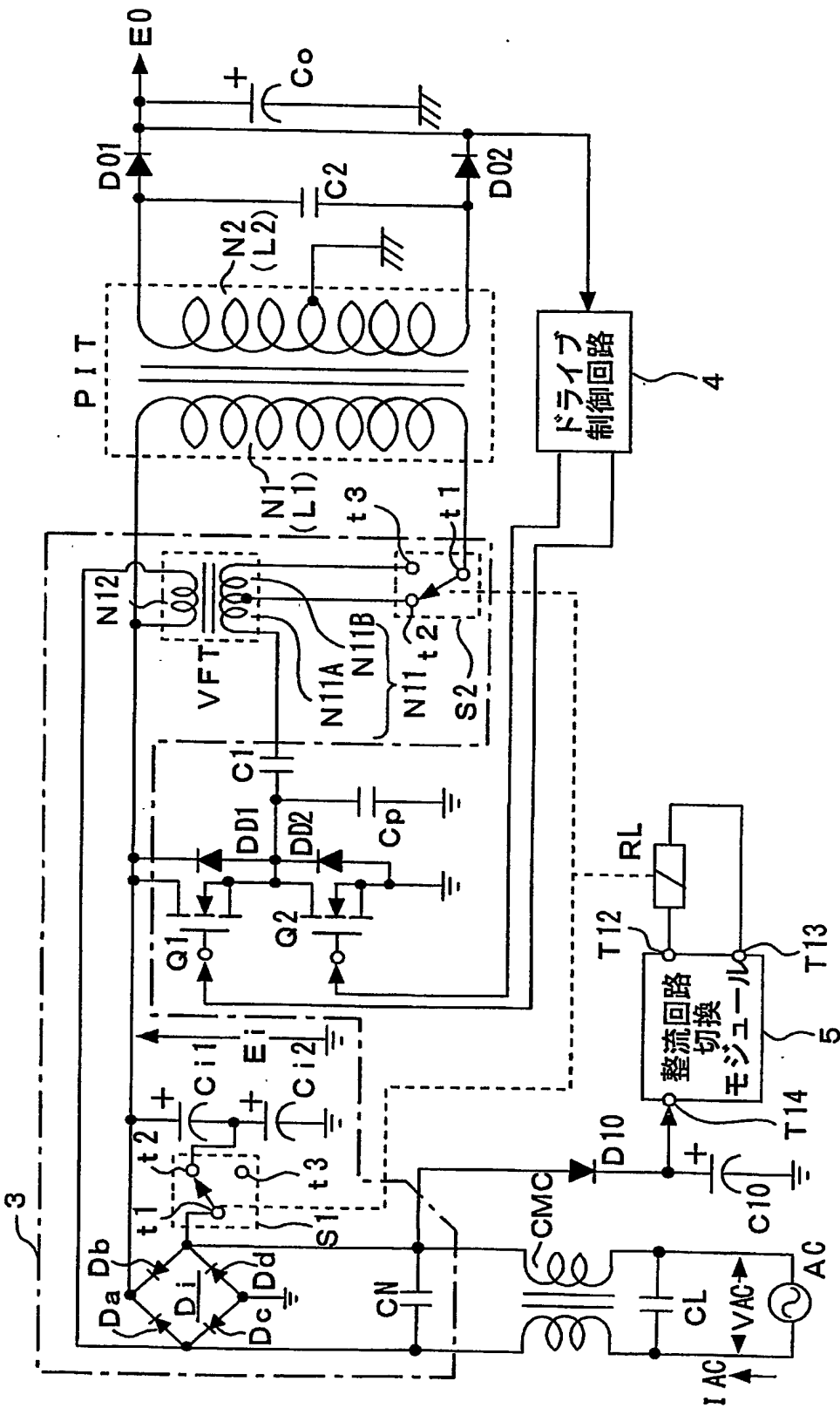


Fig.24

23/28

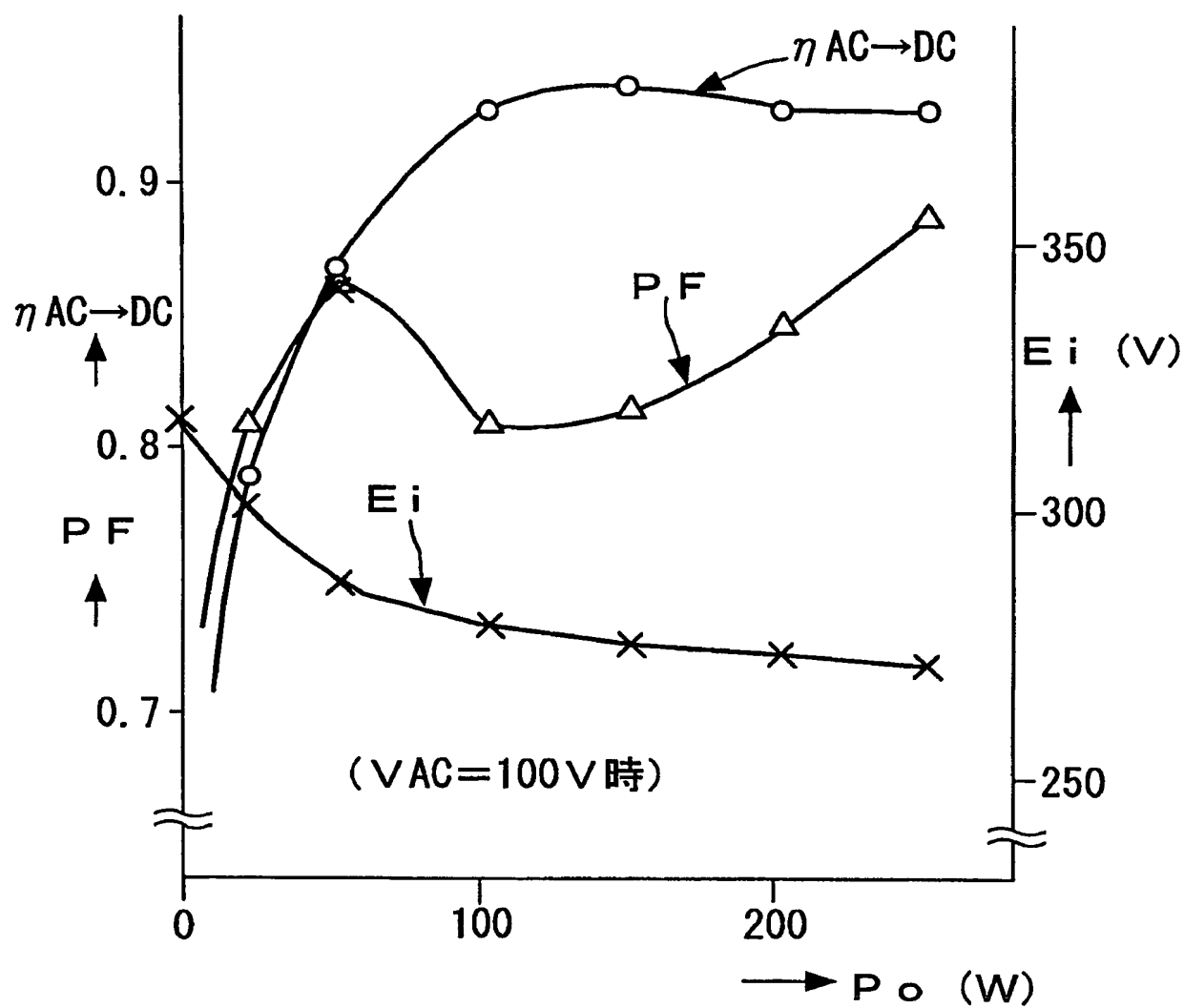


Fig.25

24/28

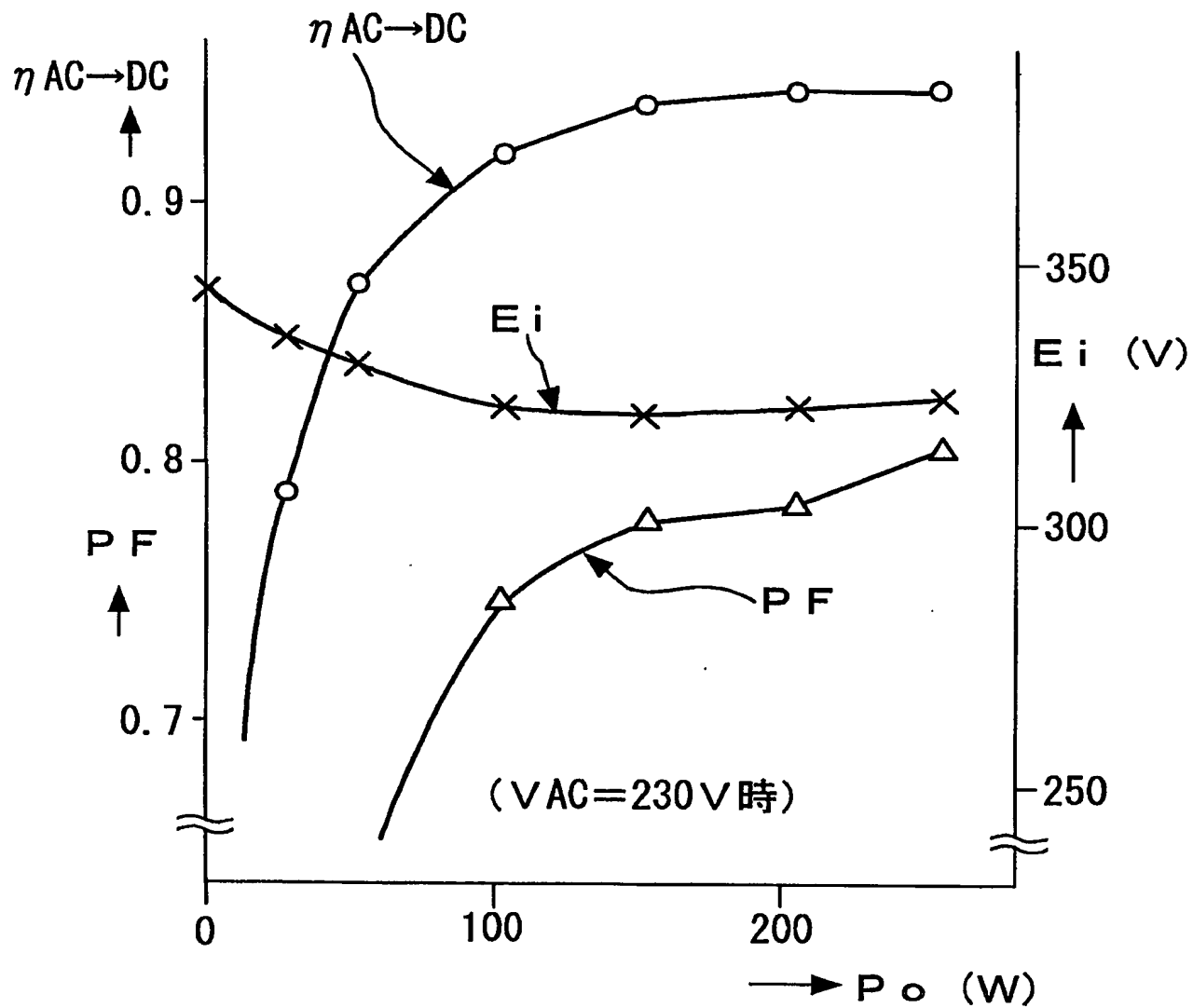


Fig.26

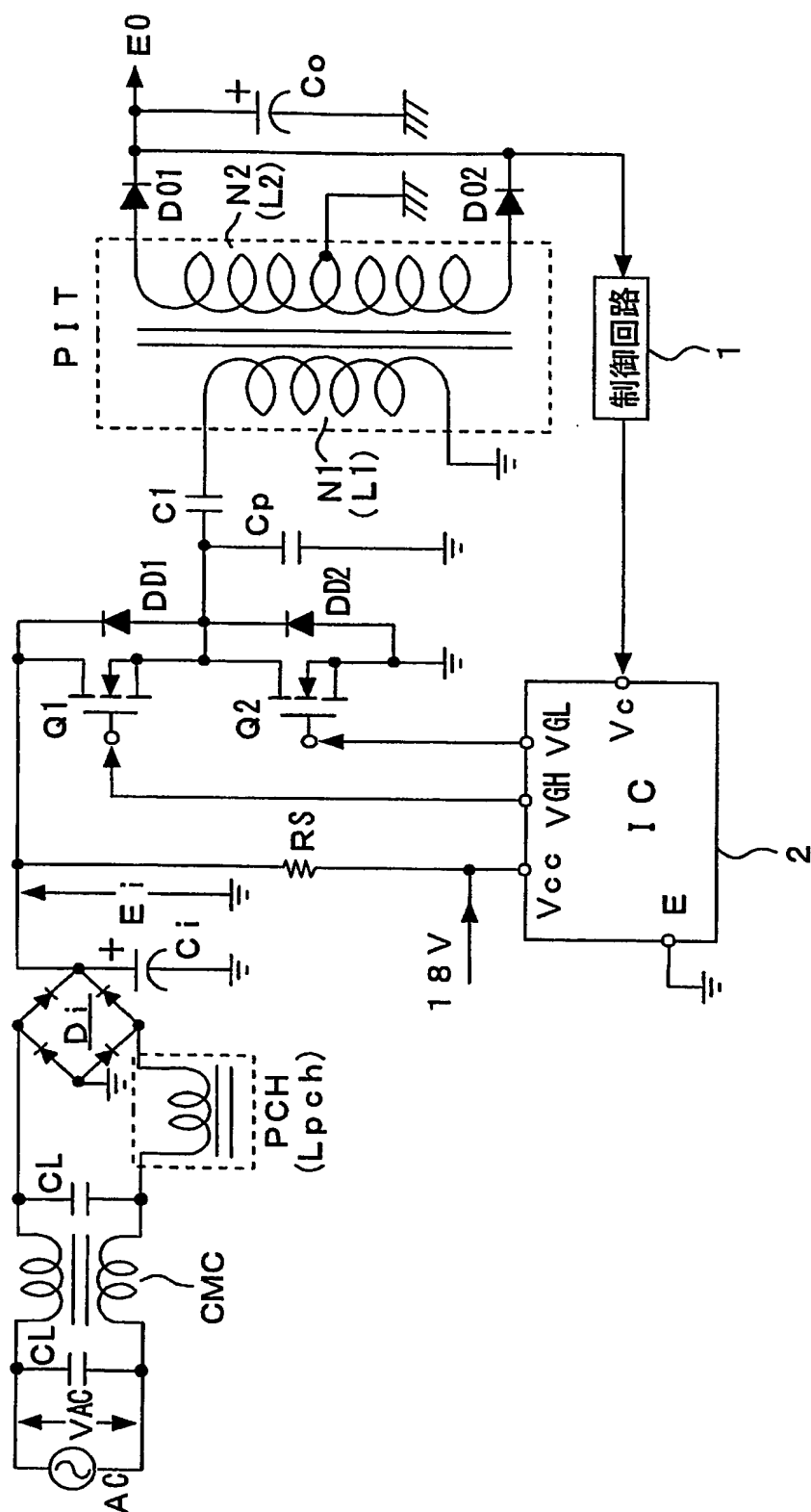


Fig. 27

26/28

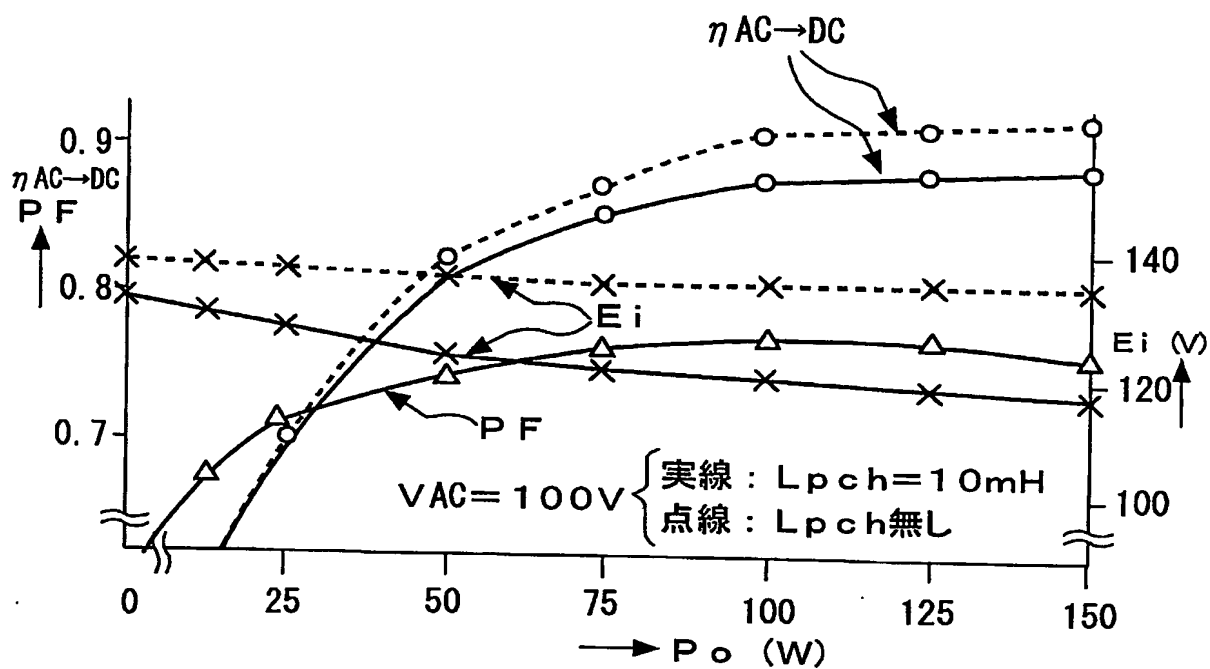


Fig.28

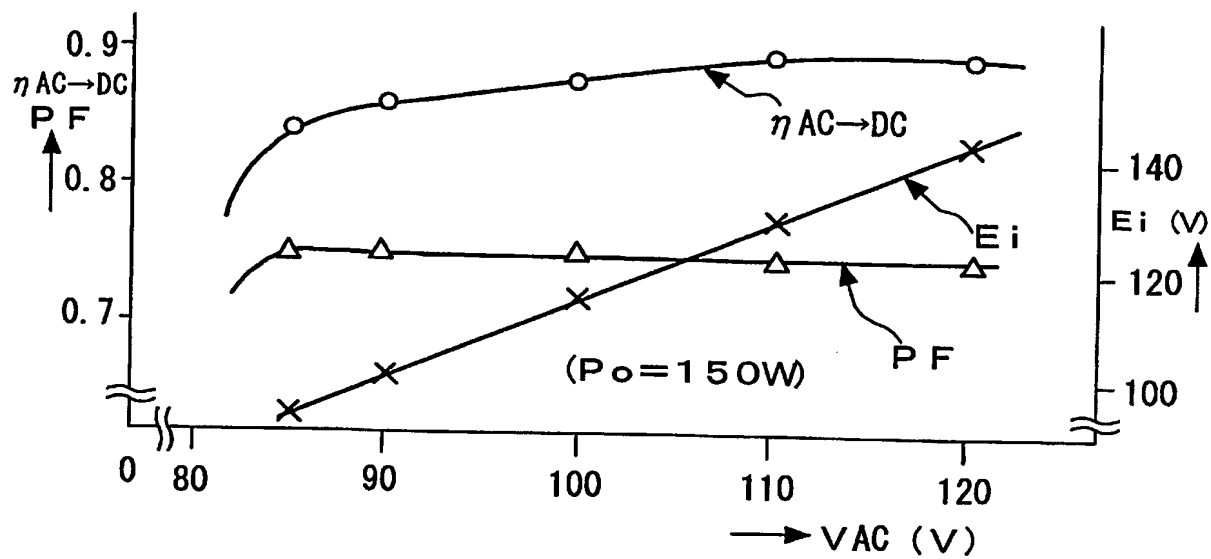


Fig.29

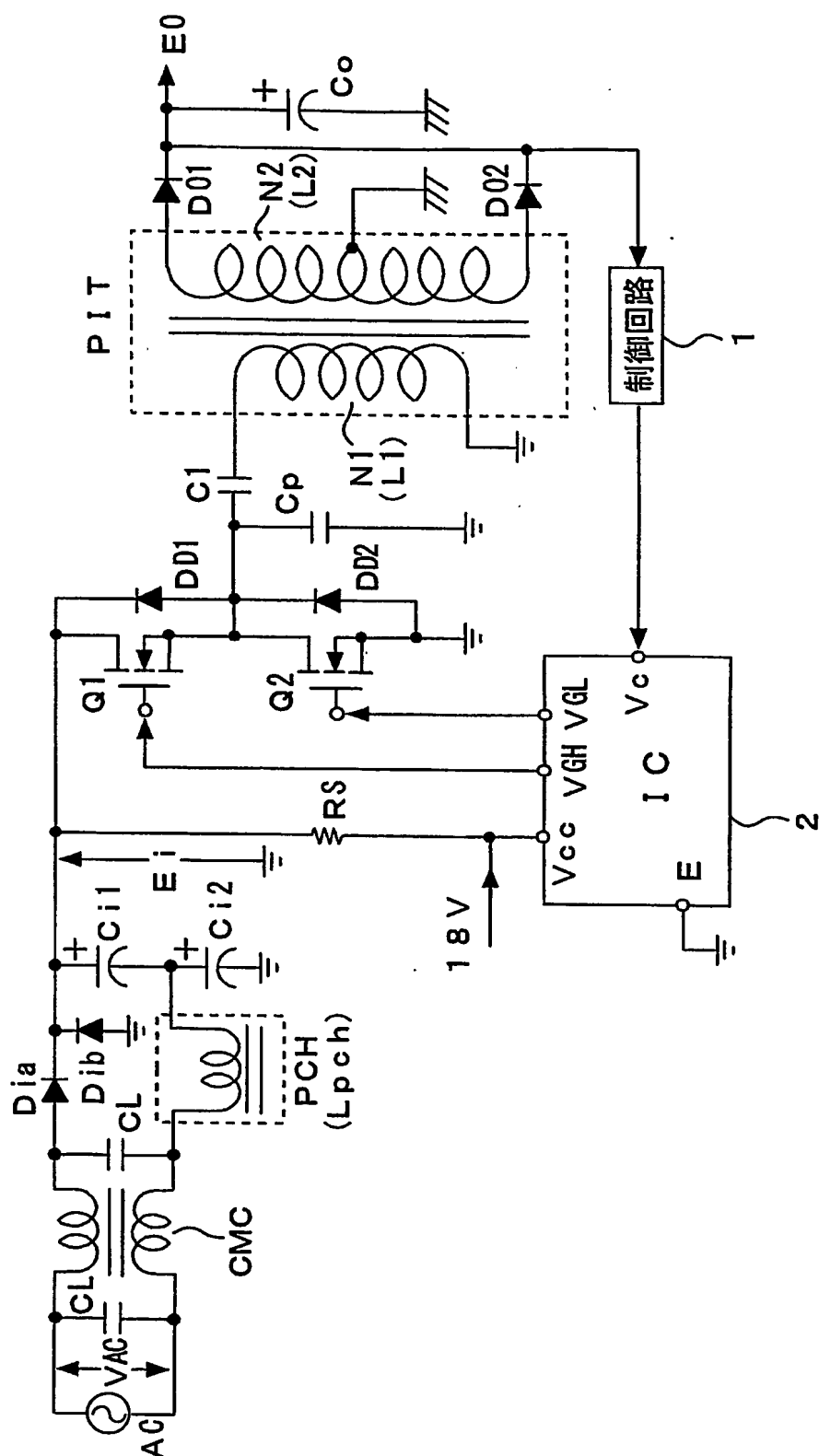


Fig. 30

28/28

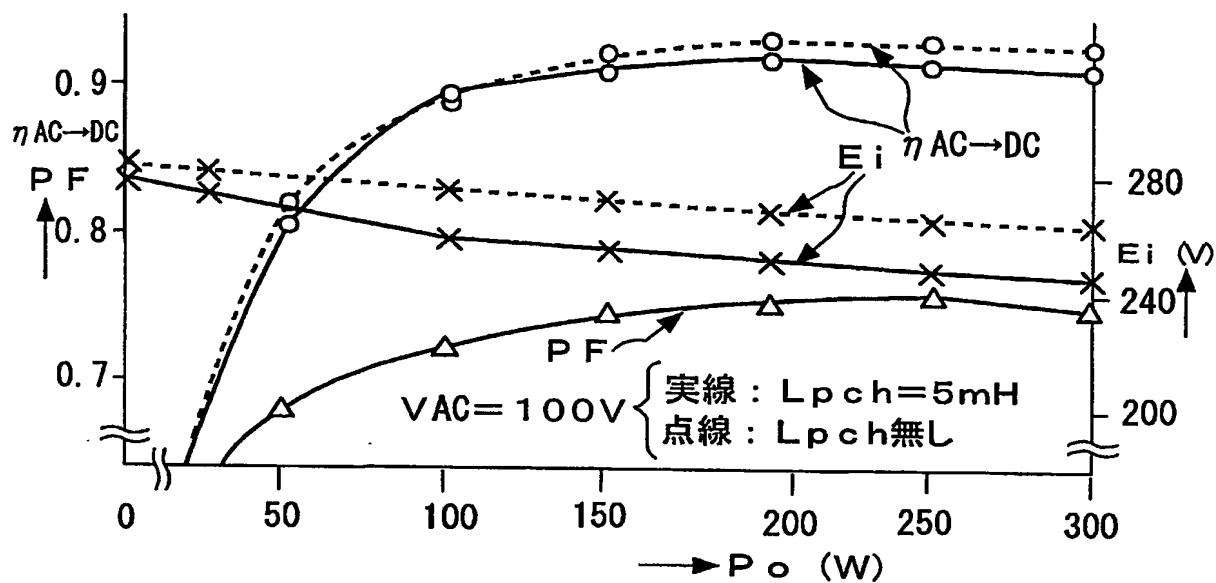


Fig.31

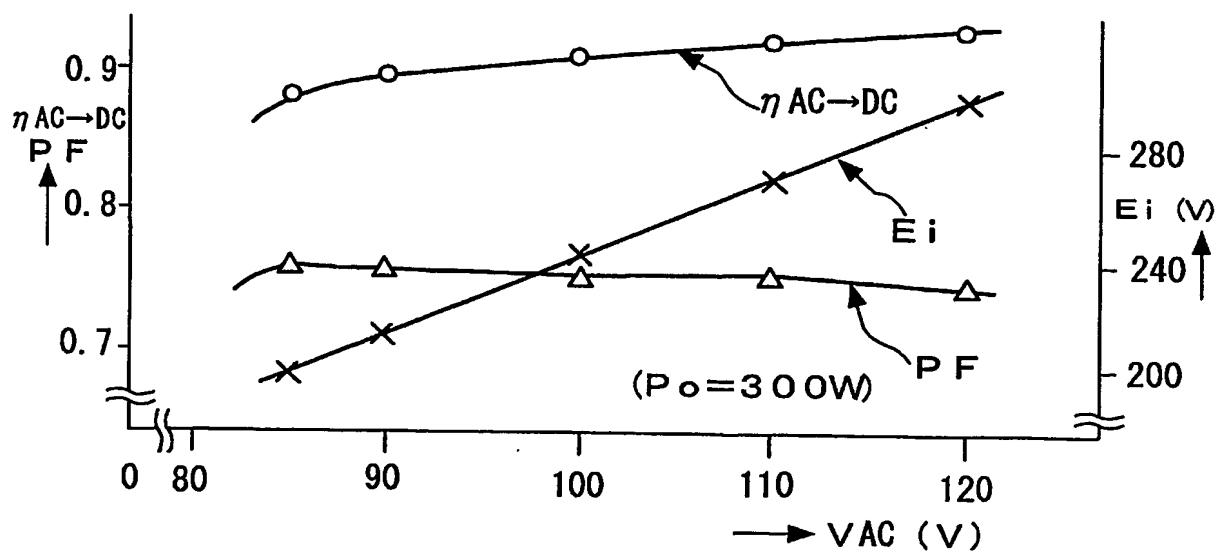


Fig.32

INTERNATIONAL SEARCH REPORT

International application No.
PCT/JP03/15236

A. CLASSIFICATION OF SUBJECT MATTER

Int.Cl⁷ H02M3/28

According to International Patent Classification (IPC) or to both national classification and IPC

B. FIELDS SEARCHED

Minimum documentation searched (classification system followed by classification symbols)
Int.Cl⁷ H02M3/00-3/44, 7/00-7/40

Documentation searched other than minimum documentation to the extent that such documents are included in the fields searched

Jitsuyo Shinan Koho	1922-1996	Toroku Jitsuyo Shinan Koho	1994-2004
Kokai Jitsuyo Shinan Koho	1971-2004	Jitsuyo Shinan Toroku Koho	1996-2004

Electronic data base consulted during the international search (name of data base and, where practicable, search terms used)

C. DOCUMENTS CONSIDERED TO BE RELEVANT

Category*	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No.
X Y A	JP 8-37778 A (Sony Corp.), 06 February, 1996 (06.02.96), Par. Nos. [0035] to [0037]; Fig. 10 (Family: none)	1, 7 2, 6 3-5, 8, 9
Y	JP 8-103078 A (Sony Corp.), 16 April, 1996 (16.04.96), Par. No. [0026]; Fig. 4 (Family: none)	2
Y	JP 2002-34249 A (Sony Corp.), 31 January, 2002 (31.01.02), Par. No. [0057]; Fig. 1 (Family: none)	6

☒ Further documents are listed in the continuation of Box C. ☐ See patent family annex.

* Special categories of cited documents:	"T" later document published after the international filing date or priority date and not in conflict with the application but cited to understand the principle or theory underlying the invention
"A" document defining the general state of the art which is not considered to be of particular relevance	"X" document of particular relevance; the claimed invention cannot be considered novel or cannot be considered to involve an inventive step when the document is taken alone
"E" earlier document but published on or after the international filing date	"Y" document of particular relevance; the claimed invention cannot be considered to involve an inventive step when the document is combined with one or more other such documents, such combination being obvious to a person skilled in the art
"L" document which may throw doubts on priority claim(s) or which is cited to establish the publication date of another citation or other special reason (as specified)	"&" document member of the same patent family
"O" document referring to an oral disclosure, use, exhibition or other means	
"P" document published prior to the international filing date but later than the priority date claimed	

Date of the actual completion of the international search
23 February, 2004 (23.02.04)

Date of mailing of the international search report
09 March, 2004 (09.03.04)

Name and mailing address of the ISA/
Japanese Patent Office

Authorized officer

Facsimile No.

Telephone No.

INTERNATIONAL SEARCH REPORT

International application No.

PCT/JP03/15236

C (Continuation). DOCUMENTS CONSIDERED TO BE RELEVANT

Category*	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No.
A	JP 8-289553 A (Sony Corp.), 01 November, 1996 (01.11.96), Full text; Figs. 1 to 8 (Family: none)	1-9
A	EP 1172924 A2 (Sony Corp.), 16 January, 2002 (16.01.02), Full text; Figs. 1 to 14 & JP 2002-34248 A & JP 2002-34251 A & US 2002-0012259 A1 & CN 1333593 A	1-9

A. 発明の属する分野の分類 (国際特許分類 (IPC))

Int. Cl⁷ H02M 3/28

B. 調査を行った分野

調査を行った最小限資料 (国際特許分類 (IPC))

Int. Cl⁷ H02M 3/00-3/44, 7/00-7/40

最小限資料以外の資料で調査を行った分野に含まれるもの

日本国実用新案公報	1922-1996年
日本国公開実用新案公報	1971-2004年
日本国登録実用新案公報	1994-2004年
日本国実用新案登録公報	1996-2004年

国際調査で使用した電子データベース (データベースの名称、調査に使用した用語)

C. 関連すると認められる文献

引用文献の カテゴリー*	引用文献名 及び一部の箇所が関連するときは、その関連する箇所の表示	関連する 請求の範囲の番号
X Y A	J P 8-37778 A (ソニー株式会社) 06.02.1996, 【0035】-【0037】, 図10 (ファミリーなし)	1, 7 2, 6 3-5, 8, 9
Y	J P 8-103078 A (ソニー株式会社) 16.04.1996, 【0026】, 図4 (ファミリーなし)	2

☒ C欄の続きにも文献が列挙されている。☐ パテントファミリーに関する別紙を参照。

* 引用文献のカテゴリー

「A」 特に関連のある文献ではなく、一般的技術水準を示すもの
「E」 国際出願日前の出願または特許であるが、国際出願日以後に公表されたもの
「L」 優先権主張に疑義を提起する文献又は他の文献の発行日若しくは他の特別な理由を確立するために引用する文献 (理由を付す)
「O」 口頭による開示、使用、展示等に言及する文献
「P」 国際出願日前で、かつ優先権の主張の基礎となる出願

の日の後に公表された文献

「T」 国際出願日又は優先日後に公表された文献であって出願と矛盾するものではなく、発明の原理又は理論の理解のために引用するもの
「X」 特に関連のある文献であって、当該文献のみで発明の新規性又は進歩性がないと考えられるもの
「Y」 特に関連のある文献であって、当該文献と他の1以上の文献との、当業者にとって自明である組合せによって進歩性がないと考えられるもの
「&」 同一パテントファミリー文献

国際調査を完了した日

23.02.2004

国際調査報告の発送日

09.3.2004

国際調査機関の名称及びあて先

日本国特許庁 (ISA/J P)
郵便番号100-8915
東京都千代田区霞が関三丁目4番3号

特許庁審査官 (権限のある職員)

櫻田 正紀

3V

2917

電話番号 03-3581-1101 内線 3356

C (続き). 関連すると認められる文献

引用文献の カテゴリー*	引用文献名 及び一部の箇所が関連するときは、その関連する箇所の表示	関連する 請求の範囲の番号
Y	JP 2002-34249 A (ソニー株式会社) 31.01.2002, 【0057】, 図1 (ファミリーなし)	6
A	JP 8-289553 A (ソニー株式会社) 01.11.1996, 全文, 図1-8 (ファミリーなし)	1-9
A	EP 1172924 A2 (SONY CORPORATION) 16.01.2002, 全文, 図1-14 & JP 2002-34248 A & JP 2002-34251 A & US 2002-0012259 A1 & CN 1333593 A	1-9